



Technische Unterlagen

ARCUS CD 45

BA C 320



Tecnicas Unidas

ARCS CD 45

BY C 320

INHALT

	Seite
A. ZIELSETZUNG	5
B. TECHNISCHES KONZEPT	5
I. Die herkömmlichen Orgelsysteme	5
1. Analog-Orgeln	5
2. Quasi-Digital-Orgeln	5
3. Digital-Systeme mit abgespeicherten Originalklängen	5
II. Das CD-System mit voll digitaler Tonerzeugung	6
III. Das CD-System im Blockschaltbild	6
1. Die komplette Orgel	6
2. Slave Prozessor	8
3. NF-Blockschaltbild	9
4. Digitale Rhythmusinstrumente	10
5. Digitalhall	10
6. Anschlußfelder	10
C. SCHALTBILDER	11
I. Zentralelektronik	11
1. MB 40 (Basisplatine)	11
2. MST 8 (Master)	16
3. SL 5 (Slave)	20
4. CO 1 (CO-Master)	24
5. DSP 160 (Schlagzeugplatine)	28
6. DH 50 (Digitalhall 16/24 Bit)	32
7. DH 100 (Digitalhall 16 Bit)	35
8. IF 40 (Steuerspannungen, Steuerbits)	39
9. EF 40 (Effekte und Routing)	43
10. WV 30 (Wersivoice)	47
11. AF 40 (NF-Platine)	51
II. Bedienfelder	55
1. KD 11 (Manualplatine)	55
2. KD 2/KD 4 (Manualverlängerungsplatine)	60
3. CB 340 (Zugriegel)	63
CB 341 (Hauptbedienfeld links)	66
CB 342 (Hauptbedienfeld Mitte)	70
CB 343 (Hauptbedienfeld rechts)	72
CB 344 (Rhythmus, Mikrofon, VCF, Touch, Glide)	74
4. EM 1 (Extern Memory)	76
III. Peripherie	78
1. PS 30 (Netzteil)	79
2. CB 350 (Anschlußfeld)	83
3. PA 90 (Leistungsverstärker)	87

TINNALT

Seite

2

3

4

5

6

7

8

9

10

11

12

13

14

15

16

17

18

19

20

21

22

23

24

25

26

27

28

29

30

A. ZERSETZUNG

B. TECHNISCHE KONZEPT

C. Die Herstellungsmöglichkeiten

D. Verteilung der technischen Lösungen

E. Die CD-Geräte mit höchster Zuverlässigkeit

F. Die CD-Geräte mit geringer Kosten

G. Die CD-Geräte mit niedrigem Preis

H. Die CD-Geräte mit niedrigem Gewicht

I. Die CD-Geräte mit niedriger Kosten

J. Die CD-Geräte mit niedrigem Preis

K. Die CD-Geräte mit niedrigem Gewicht

L. Die CD-Geräte mit niedrigem Preis

M. Die CD-Geräte mit niedrigem Gewicht

N. Die CD-Geräte mit niedrigem Preis

O. Die CD-Geräte mit niedrigem Gewicht

P. Die CD-Geräte mit niedrigem Preis

Q. Die CD-Geräte mit niedrigem Gewicht

R. Die CD-Geräte mit niedrigem Preis

S. Die CD-Geräte mit niedrigem Gewicht

T. Die CD-Geräte mit niedrigem Preis

U. Die CD-Geräte mit niedrigem Gewicht

V. Die CD-Geräte mit niedrigem Preis

W. Die CD-Geräte mit niedrigem Gewicht

X. Die CD-Geräte mit niedrigem Preis

Y. Die CD-Geräte mit niedrigem Gewicht

Z. Die CD-Geräte mit niedrigem Preis

AA. Die CD-Geräte mit niedrigem Gewicht

A. ZIELSETZUNG

Die vorliegende Schrift soll neben den Bau- und Bedienungsanleitungen Ihre Unterlagen in technischer Hinsicht erweitern. Zum Aufbau der Orgel ist sie nicht erforderlich, jedoch kann sie durch Einführung in die technischen Zusammenhänge einmal das Verständnis noch weiter fördern, und zum anderen als Grundlage einer - hoffentlich nicht erforderlichen - Fehlersuche dienen.

B. TECHNISCHES KONZEPT

I. DIE HERKÖMMLICHEN ORGELSYSTEME

Um das WERSI-CD-Digitalorgel-Konzept besser einordnen zu können, seien kurz die anderen gängigen Orgel-Systeme erklärt.

1. Analog-Orgeln

Bei diesem Typ werden die Töne in Form von elektrischen Schwingungen in einem Tongenerator erzeugt, über Manuale und Pedal mit mechanischer oder elektronischer Tastung ausgewählt, in Filterschaltungen entsprechend klanglich geformt, dem Endverstärker zugeführt und über den Lautsprecher in hörbare Schwingungen umgesetzt.

Wie zu erkennen ist, bestimmt hier allein die Hardware (= Summe aller Bau- und Bedienteile) die Möglichkeiten eines solchen Instrumentes.

2. Quasi-Digital-Orgeln

Oft werden - vor allem in der Werbung - Orgeln als digital bezeichnet, die dieses "Prädikat" gar nicht verdienen. Sie besitzen in den Bereichen Tonerzeugung und elektronischer Tastung zwar digitale Unterstützung (z.B. serielle Datenübermittlung) mit komplexen IC-Bausteinen, verarbeiten und formen die Töne jedoch nach wie vor analog.

Die Art der Darstellung wendet sich nicht so sehr an den versierten Elektrospezialisten, als vielmehr an den interessierten Laien; es werden weniger die letzten fein ausgetüftelten Schaltungsdetails erläutert, als ein Gesamtbild über das Zusammenwirken der einzelnen Baugruppen gezeichnet.

3. Digital-Systeme mit abgespeicherten Originalklängen

Digital gespeicherte Klänge sind - vor allem in der Musikelektronik - von den digitalen Synthesizern und digitalen Rhythmusgeräten her bekannt. Genauso wie ein Becken oder eine Kuhglocke lassen sich Trompete, Geigen, Klaviere, usw. speichern, allerdings - mit vernünftigem technischen Aufwand - nur für wenige Einzeltöne.

Diese Originaltöne werden bei der Wiedergabe ausgelesen und dabei über die Taktfrequenz - die von den Manualtasten aus gesteuert wird - in die entsprechende Tonlage geschoben; die Umsetzung erfolgt in einem Digital-Analog-Wandler. Doch klingen diese Töne dann nur noch um den Originalbereich herum echt und werden, je größer die Entfernung davon ist, mehr und mehr verfälscht, weil die Formanten nicht wie beim Originalinstrument konstant erhalten bleiben, sondern abhängig von der gespielten Tonhöhe über das ganze Manual mitlaufen.

II. DAS CD - SYSTEM MIT VOLL DIGITALER TONERZEUGUNG

In dieser WERSI-Technik werden alle Klänge von einem Mikroprozessorsystem berechnet und über Digital-Analog - Wandler in elektrische Schwingungen umgesetzt. Das Prozessorsystem besteht aus einem Masterprozessor und (bis zu 8) Slave-Prozessoren. Letztere sind für die eigentliche Tonerzeugung zuständig. Die hierzu erforderlichen Daten wie Tonhöhe, Lautstärkeverlauf (Amplitudenhüllkurve), Frequenzverlauf, Vibrato, Formanten, usw. erhalten die Slaves vom Master. Nach jeder Änderung (Registrierungsänderung oder neuer Tastenanschlag) schickt der Master neue Daten an die Slaves.

Der entscheidende Vorteil dieses Systems liegt darin, daß mit immer gleichbleibender Hardware eine sehr große Bandbreite musikalischer Darstellungsformen erreicht werden kann. Man ist in der Lage, Klänge per Computer einzulesen oder durch Austausch der Speicher total zu verändern. Von Sakral-Orgel über Synthesizer bis zu konventionellen Musikinstrumenten ist alles per Software machbar.

Ein weiterer Vorteil ist, daß eine einmal erarbeitet Klangqualität (durch entsprechend ausgefeilte Software) bei Reproduktion in der Serie bei allen Orgeln die gleiche ist, daß Hardware-Toleranzen auf die Klangeigenschaften praktisch keinen Einfluß mehr haben.

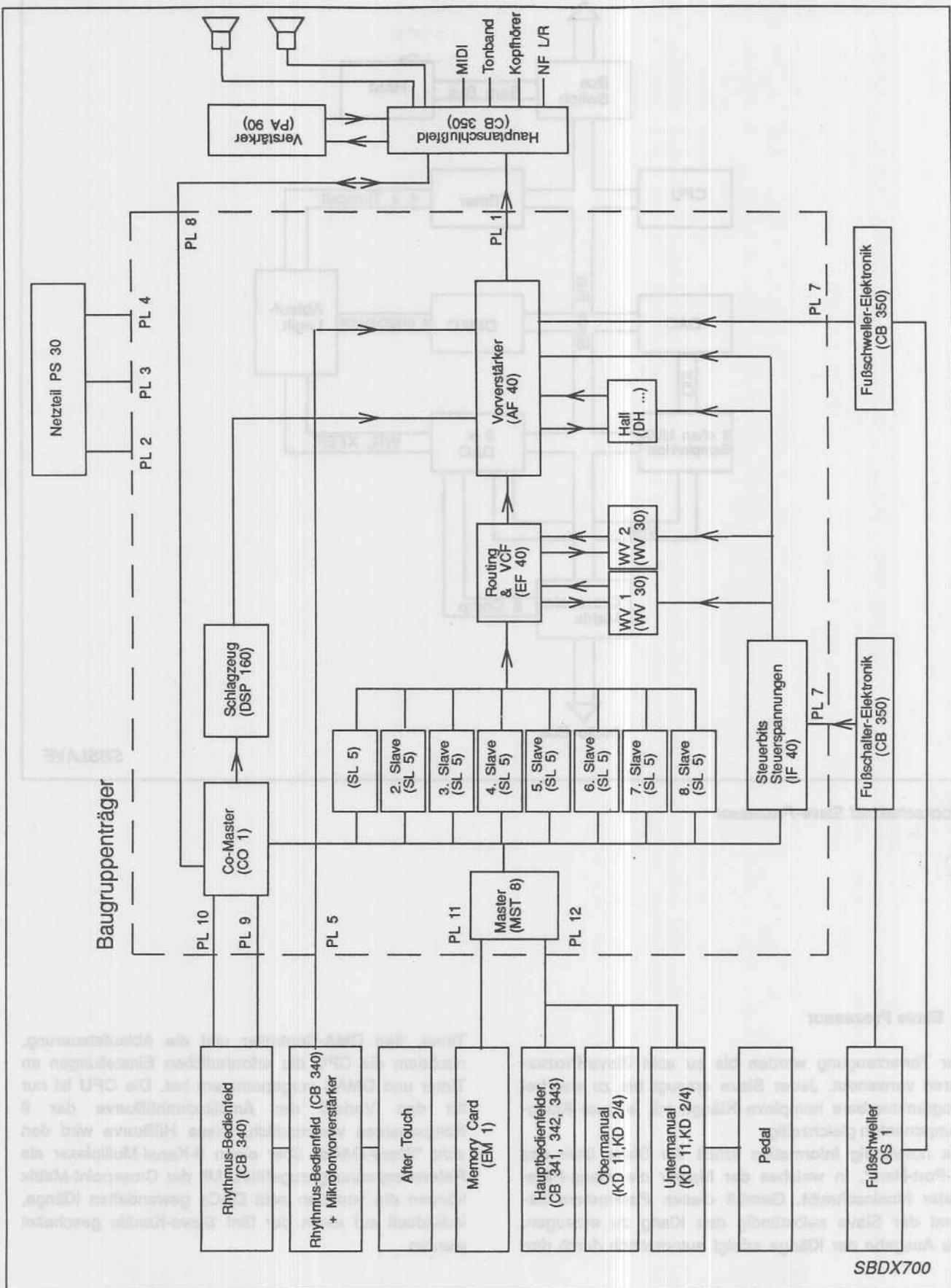
Für zusätzliche Effekte kann eine Nachbehandlung der digital erzeugten Stimmen über VCF (Voltage Controlled Filter) und Phasenvibrato (WERSIVOICE) erfolgen.

Wie aus der Gegenüberstellung der Orgel-Systeme zu erkennen ist, bietet das CD-Konzept sowohl klanglich als auch funktionell die meisten Möglichkeiten und ist in der Darstellung der einzelnen Klangfarben wohl die flexibelste Lösung, auch für die Zukunft gesehen.

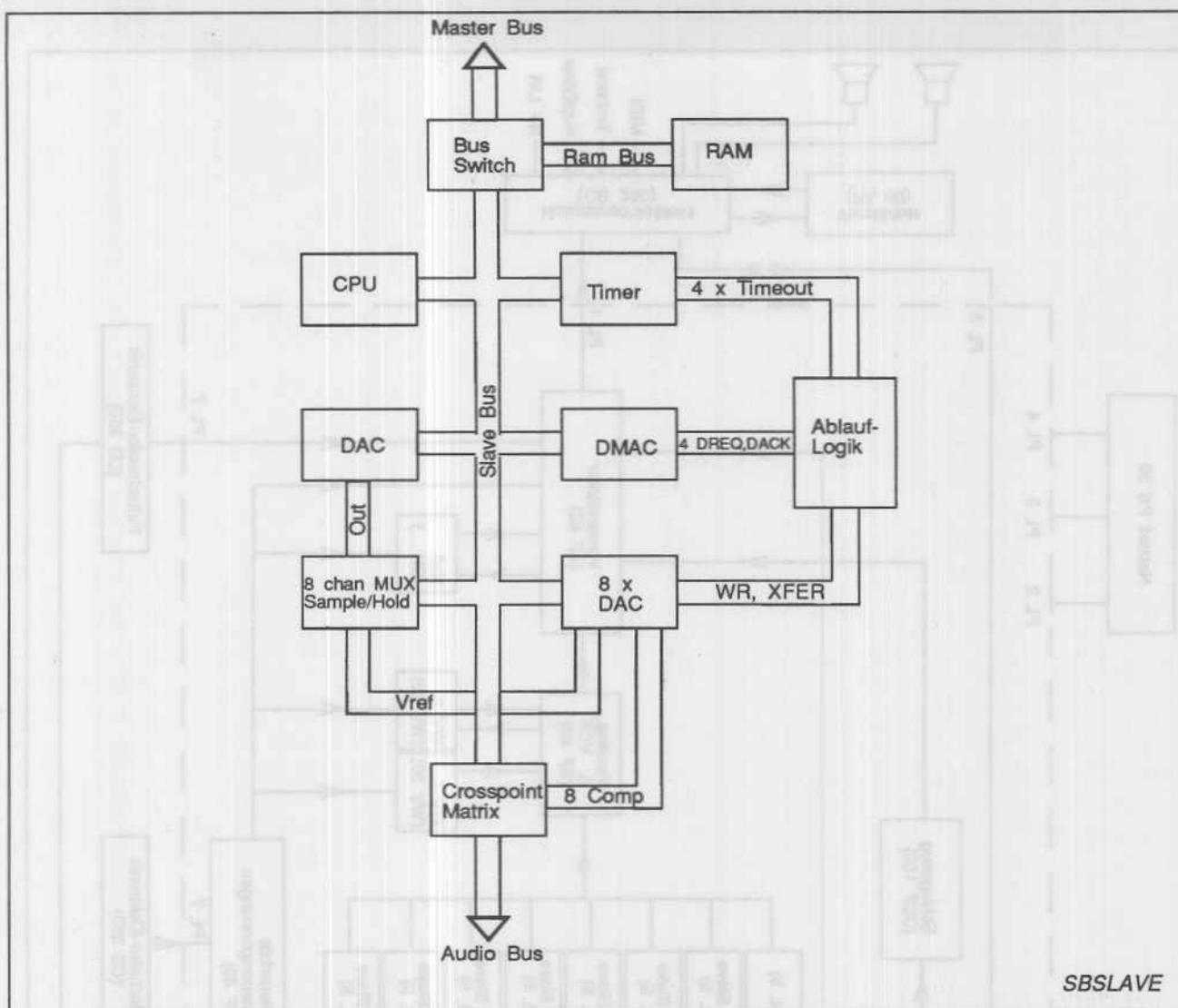
III. DAS CD-SYSTEM IM BLOCKSCHALTBILD

1. Die komplette Orgel

Der Master (MST8) ist die zentrale Steuereinheit der Orgel. Er sorgt dafür, daß nach Anschlagen einer Manual- bzw. Pedal-Taste, das in der Registrierung eingestellte Instrument in der richtigen Tonhöhe erklingt. Die eigentliche Tonerzeugung geschieht in den Slaves (SL5), die vom Master gesteuert, selbstständig die Klänge erzeugen. Diese Klänge können dann, unter Masterkontrolle, noch analog nachbehandelt werden (VCF, Wersivoice, etc). Dem Master steht noch ein CO-Master (CO1) zur Seite, der für die Abfrage aller Regler und Zugriegel sowie des Rhythmusbedienfeldes zuständig ist. Weiterhin ist er für den Rhythmus und die Begleitung verantwortlich. Auch die MIDI-Schnittstelle wird von ihm verwaltet.



Blockschaltbild CD 700



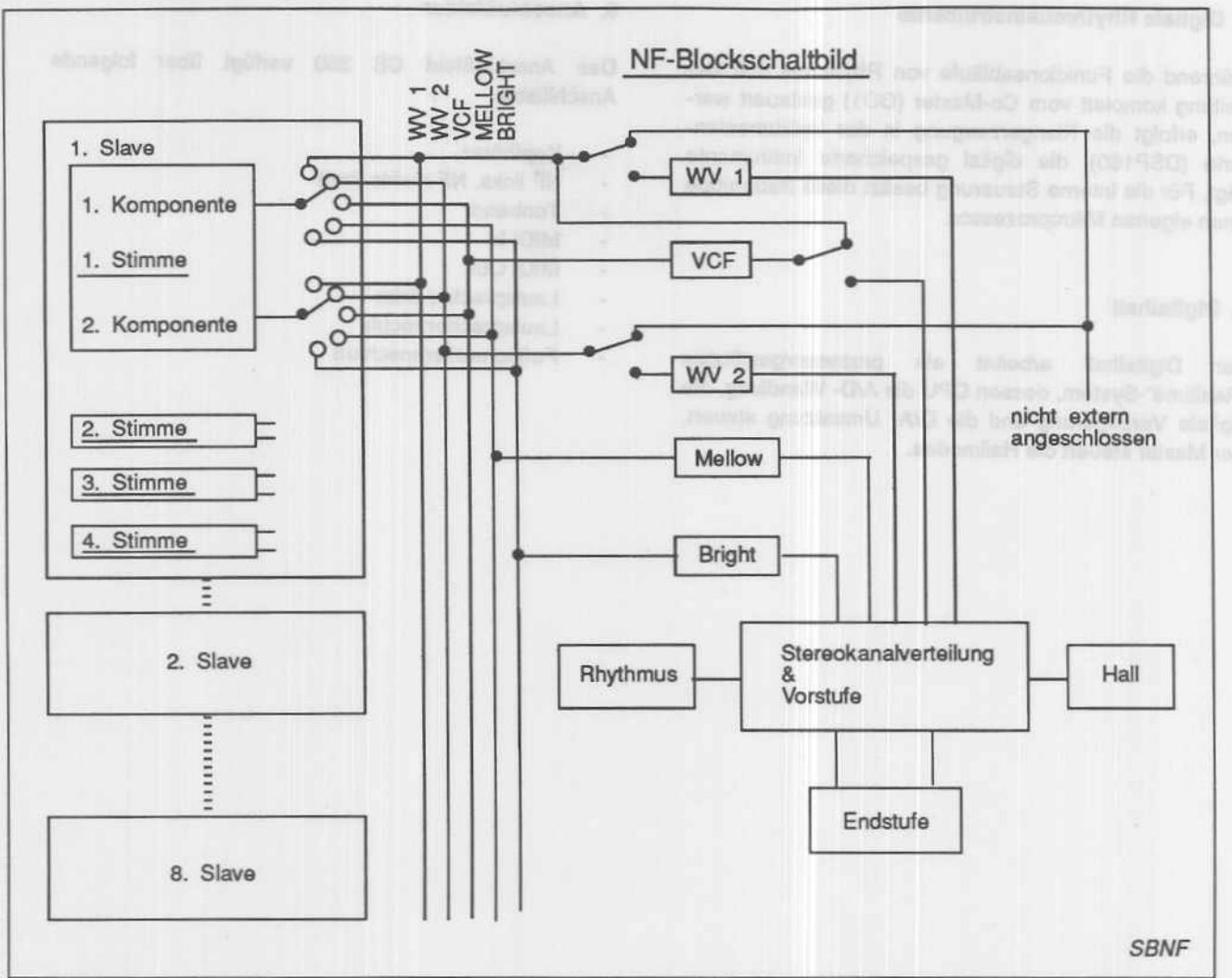
Blockschaltbild Slave-Prozessor

2. Slave Prozessor

Zur Tonerzeugung werden bis zu acht Slave-Prozessoren verwendet. Jeder Slave erzeugt bis zu vier frei programmierbare komplexe Klänge mit je zwei Klangkomponenten gleichzeitig.

Die notwendige Information erhält der Slave über das "2-Port-Ram", in welches der Master die Klangparameter hineinschreibt. Gemäß diesen Parametern beginnt der Slave selbstständig den Klang zu erzeugen. Die Ausgabe der Klänge erfolgt automatisch durch den

Timer, den DMA-Controller und die Ablaufsteuerung, nachdem die CPU die erforderlichen Einstellungen an Timer und DMAC vorgenommen hat. Die CPU ist nur für den Verlauf der Amplitudenhüllkurve der 8 Komponenten verantwortlich. Diese Hüllkurve wird den acht "Wave-DACs" über einen 8-Kanal-Multiplexer als Referenzspannung zugeführt. Mit der Crosspoint-Matrix können die von den acht DACs gewandelten Klänge, individuell auf einen der fünf Slave-Kanäle geschaltet werden.



NF - Blockschaltbild

3. NF-Blockschaltbild

Die von den Slaves gelieferten NF-Signale werden auf fünf Audio-Kanäle geleitet, wo sie unterschiedliche Nachbehandlung erfahren :

- Bright - Slavesignal gelangt unverändert zum Verstärker
- Mellow - Slavesignal gelangt über einen Tiefpaß zum Verstärker (für "rund" klingende Register, z.B. Zugriegel)
- WV1 - Slavesignal wird auf Wersivoice 1 geschaltet
- WV2 - Slavesignal wird auf Wersivoice 2 geschaltet
- VCF - Nachbehandlung für VCF-Effekte.

d) WV2 - Slavesignal wird auf Wersivoice 2 geschaltet

e) VCF - Nachbehandlung für VCF-Effekte.

Die Effektkanäle WV1, WV2 und VCF können individuell auf den linken oder rechten Audiokanal geschaltet werden, während Mellow-/ Bright-Kanal immer auf Links und Rechts geschaltet sind.

4. Digitale Rhythmusinstrumente

Während die Funktionsabläufe von Rhythmus und Begleitung komplett vom Co-Master (CO1) gesteuert werden, erfolgt die Klangerzeugung in der Instrumentenkarte (DSP160), die digital gespeicherte Instrumente trägt. Für die interne Steuerung besitzt diese Baugruppe einen eigenen Mikroprozessor.

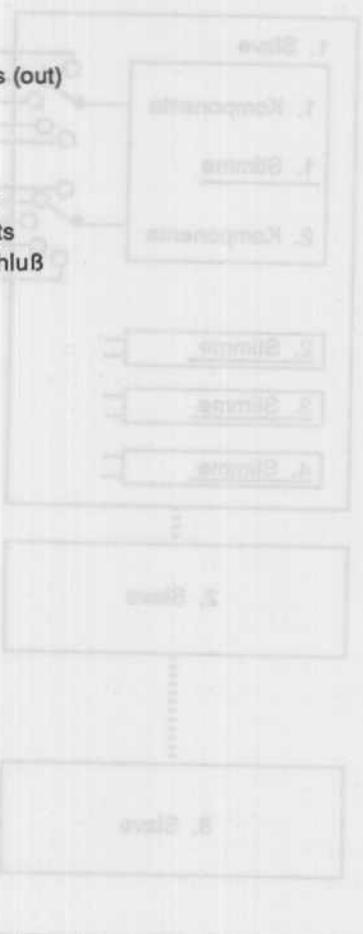
5. Digitalhall

Der Digitalhall arbeitet als prozessorgestütztes "Realtime"-System, dessen CPU die A/D- Wandlerung, die digitale Verzögerung und die D/A- Umsetzung steuert. Der Master steuert die Hallmodes.

6. Anschlußfelder

Das Anschlußfeld CB 350 verfügt über folgende Anschlüsse:

- Kopfhörer
- NF links, NF rechts (out)
- Tonband
- MIDI In
- MIDI Out
- Lautsprecher links
- Lautsprecher rechts
- Fußschwelleranschluß



S. 100V/12V 10A 100V 100V 100V
Tonband
analog-RDV 100V 100V 100V

Rechteckige Leiterplatte RDV bzw. SWV, VWV, VVW, VVVV mit
Rechteckigem Formfaktor mit einer rechten Seite und
einer linken Seite sowie einem zentralen Bereich.
Links befindet sich ein rechteckiger Bereich mit dem
Text "RDV".

Rechteckige Leiterplatte RDV, VWV, VVW, VVVV mit
Rechteckigem Formfaktor mit einer rechten Seite und
einer linken Seite sowie einem zentralen Bereich.
Links befindet sich ein rechteckiger Bereich mit dem
Text "VWV".

Rechteckige Leiterplatte RDV, VWV, VVW, VVVV mit
Rechteckigem Formfaktor mit einer rechten Seite und
einer linken Seite sowie einem zentralen Bereich.
Links befindet sich ein rechteckiger Bereich mit dem
Text "VWV".

Rechteckige Leiterplatte RDV, VWV, VVW, VVVV mit
Rechteckigem Formfaktor mit einer rechten Seite und
einer linken Seite sowie einem zentralen Bereich.
Links befindet sich ein rechteckiger Bereich mit dem
Text "VWV".

C. SCHALTBILDER

In diesem Kapitel finden Sie detaillierte Schaltbilder, Funktionserläuterungen und nützliche Hinweise für die Praxis. Zur besseren Übersicht sind die Schaltbilder in drei Gruppen aufgeteilt:

- I. Zentralelektronik
- II. Bedienfelder
- III. Peripherieplatinen

I. ZENTRALELEKTRONIK

In diesem Abschnitt finden Sie die Pinbelegung und Schaltung der Basisplatine MB40 und die Schaltbilder aller Steckkarten.

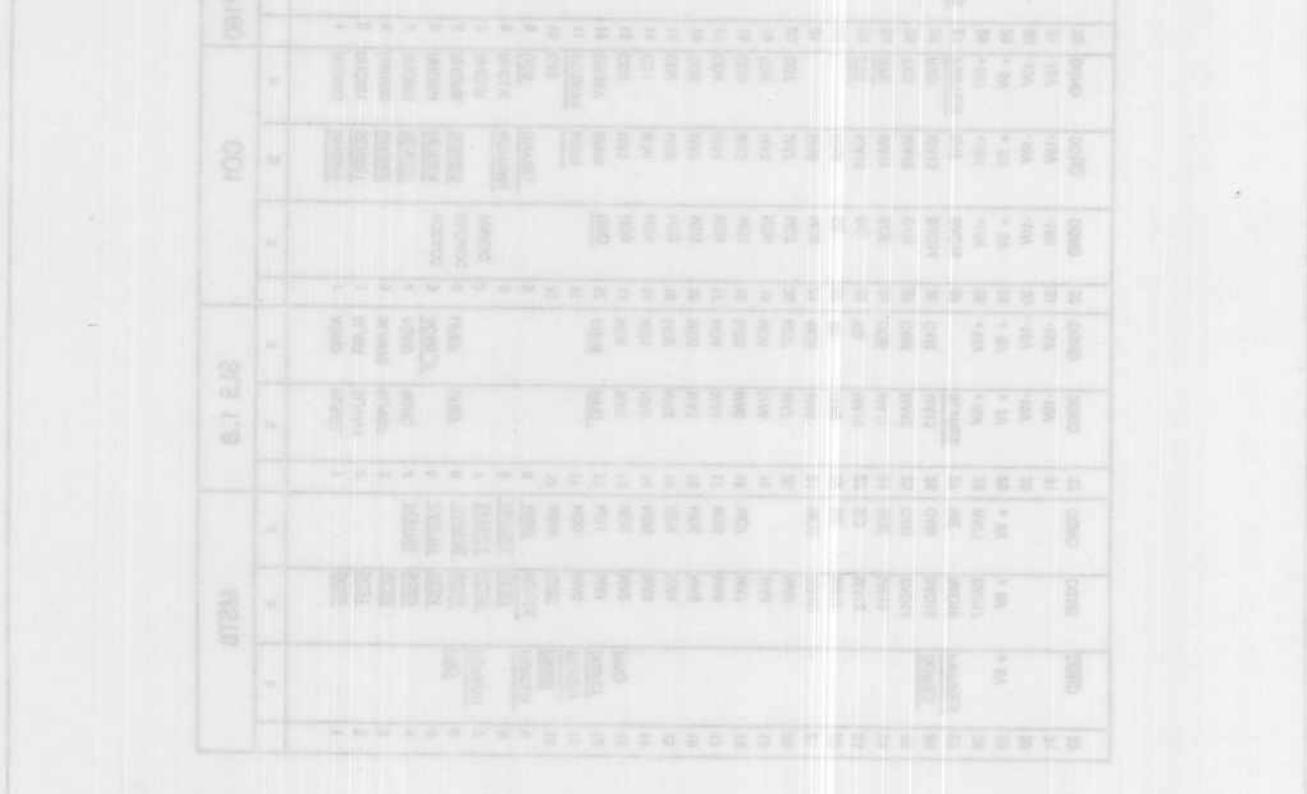
1. MB 40 (Basisplatine)

Diese Platine hat im wesentlichen drei Funktionen:- sie ist mechanischer Träger für alle Steckkarten- sie verbindet die Steckkarten elektrisch- sie trägt alle Stiftleisten zum Anschluß der peripheren Baugruppen über Flachkabel.

Die nachstehenden Übersichten zeigen die Belegung der Messerleisten, die Belegung der Stiftleisten, die Verkabelung der Stromversorgung und die auf der MB 40 befindliche Schaltung.

Tip:

Zur Steckkartenüberprüfung oder Fehlersuche, die zu prüfende Karte aus dem Baugruppenträger herausziehen, die Extenderkarte EXT 10 (= Prüfadapter) in den Einbauplatz der Steckkarte einstecken und den Prüfling hinten auf die EXT 10 aufstecken. Über die Lötstifte auf der EXT10 sind alle Anschlüsse herausgeführt und an den nun zugänglichen Bauteilen und Leiterbahnen der Steckkarte können Messungen durchgeführt werden. Außer den acht Slave- (SL5) und den zwei WERSI-VOICE-Steckkarten (WV30), welche auf ihren Plätzen beliebig austauschbar sind, darf keine Steckkarte auf einen "fremden" Platz gesteckt werden !

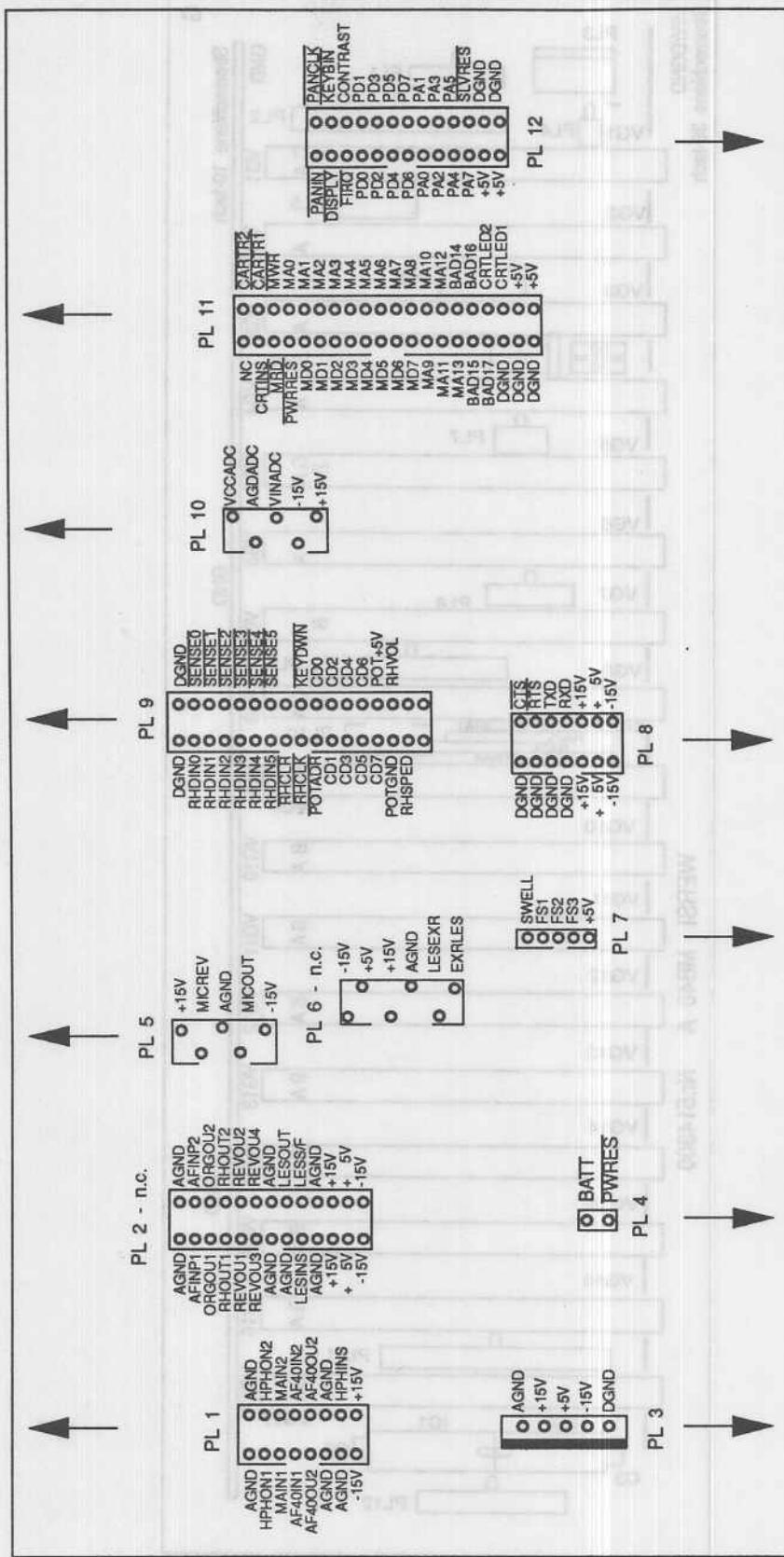


AF40		WV30		WV30		EF40		IF40		DH...		DSP160		CO1		SL5 1.8		MST8		
c	d	e	f	g	h	i	j	k	l	m	n	o	p	q	r	s	t	u	v	w
AGND	AGND	1	AGND	1	AGND	1	AGND	1	AGND	1	AGND	1	RH010	1	AGND	1	SUMEL	1	SC50	1
AFINP1	REV1N1	2	AGND	2	AGND	2	WVIN	2	SUML	2	RH011	2	SENSE1	2	SUML	2	SC51	2	SC51	2
AFINP2	REV1Z	3	WVIN	3	WVIN	3	WVIN	3	SUBR	3	RH012	3	SENSE2	3	SUML	3	SC52	3	SC52	3
ORGOUT1	REV1	4	WV2OUT	4	WV2OUT	4	WV1OUT	4	UREF	4	UREF	4	RH013	4	SENSE3	4	AGND	4	PORTIN	4
ORGOUT2	REV2	5	WFAT	5	WFAT	5	WFAT	5	WFAT	5	WFAT	5	RH014	5	APRH	5	SC53	5	SC53	5
RHOUT1	REV3	6	WDDEEP	6	WDDEEP	6	WDDEEP	6	WDDEEP	6	WDDEEP	6	RH015	6	RH015	6	TDATRZ	6	TDATRZ	6
RHOUT2	REV4	7	WISTRG	7	WISTRG	7	WISTRG	7	WISTRG	7	WISTRG	7	RH016	7	AGND	7	EFFECT	7	EFFECT	7
REVOUL1	AFRH1	8	WISLOW	8	WISLOW	8	WISLOW	8	WISLOW	8	WISLOW	8	RH017	8	AGND	8	KEYDOWN	8	PERADA	8
REVOUL2	AFRH2	9	WISH	9	WISH	9	WISH	9	WISH	9	WISH	9	RH018	9	DCS	9	PHYSL	9	THYSEL	9
REVOUL3	WLES	10	WLES	10	WLES	10	WLES	10	WLES	10	WLES	10	RH019	10	CAD	10	CAO	10	MWR	10
REVOUL4	WLES	11	WLES	11	WLES	11	WLES	11	WLES	11	WLES	11	RH020	11	POTADR	11	DBUSY	11	BRW	11
LESOUT	ORGAN1	12	ORGAN1	12	ORGAN1	12	ORGAN1	12	ORGAN1	12	ORGAN1	12	RH021	12	REVMD	12	DBUSY	12	MRD	12
ORGAN2	ORGAN2	13	ORGAN2	13	ORGAN2	13	ORGAN2	13	ORGAN2	13	ORGAN2	13	RH022	13	MD0	13	MD0	13	MD0	13
HPPON1	LESEX1	14	VFO	14	VFO	14	VFO	14	VFO	14	VFO	14	RH023	14	CD1	14	MD1	14	MD1	14
HPPON2	EXLES	15	VFFF	15	VFFF	15	VFFF	15	VFFF	15	VFFF	15	RH024	15	CD2	15	MD2	15	MD2	15
MAIN1	MCIN	16	VOLPN	16	VOLPN	16	VOLPN	16	VOLPN	16	VOLPN	16	RH025	16	CD3	16	MD3	16	MD3	16
MAIN2	MCREV	17	VOLPN	17	VOLPN	17	VOLPN	17	VOLPN	17	VOLPN	17	RH026	17	EFFECT	17	CD4	17	MD4	17
AF401	VOLREV	18	VOLPN2	18	VOLPN2	18	VOLPN2	18	VOLPN2	18	VOLPN2	18	RH027	18	PORTIN	18	CD5	18	MD5	18
AF402	VOLHT	19	WICH1	19	WICH1	19	WICH1	19	WICH1	19	WICH1	19	RH028	19	MD6	19	MD6	19	MD6	19
AF4001	REL0F	20	WICH2	20	WICH2	20	WICH2	20	WICH2	20	WICH2	20	RH029	20	MD7	20	MD7	20	MD7	20
AF4002	SWELL	21	WIPON	21	WIPON	21	WIPON	21	WIPON	21	WIPON	21	RH030	21	MD8	21	MD8	21	MD8	21
		22	W2BR	22	W2BR	22	W2BR	22	W2BR	22	W2BR	22	RH031	22	MD7	22	MD7	22	MD7	22
		23	W2CH1	23	W2CH1	23	W2CH1	23	W2CH1	23	W2CH1	23	RH032	23	MD8	23	MD8	23	MD8	23
		24	W2CH2	24	W2CH2	24	W2CH2	24	W2CH2	24	W2CH2	24	RH033	24	REVBSY	24	OBUSY	24	RTS	24
		25	WPON	25	WPON	25	WPON	25	WPON	25	WPON	25	RH034	25	REVPG0	25	TXD	25	TXD	25
		26	W1-LES	26	W1-LES	26	W1-LES	26	W1-LES	26	W1-LES	26	RH035	26	REVPG1	26	RX0	26	MA13	26
		27	WP2-LES	27	WP2-LES	27	WP2-LES	27	WP2-LES	27	WP2-LES	27	RH036	27	PWRES	27	BAT	27	BA014	27
		28	+15V	28	+15V	28	+15V	28	+15V	28	+15V	28	RH037	28	+15V	28	+15V	28	+15V	28
		29	+5V	29	+5V	29	+5V	29	+5V	29	+5V	29	RH038	29	+5V	29	+5V	29	+5V	29
		30	-10V	30	-10V	30	-10V	30	-10V	30	-10V	30	RH039	30	-10V	30	-10V	30	-10V	30
		31	-15V	31	-15V	31	-15V	31	-15V	31	-15V	31	RH040	31	-15V	31	-15V	31	-15V	31
		32	DGND	32	DGND	32	DGND	32	DGND	32	DGND	32	RH041	32	DGND	32	DGND	32	DGND	32

Basisplatine MB 40, Belegung der Messerleisten

MB 40, Belegung der Stiftleisten

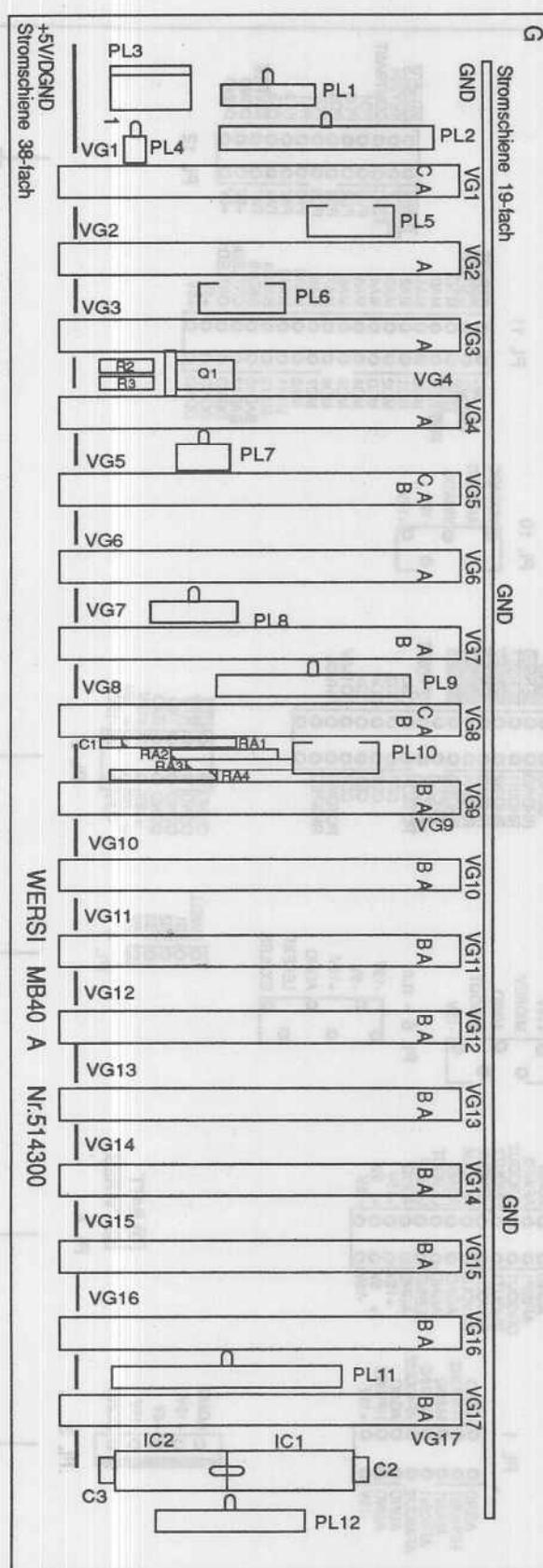
CB 350, PL 3 CB 344, PL 1 CB 340, PL 4 CB 340, PL 2 EM 1, PL 1

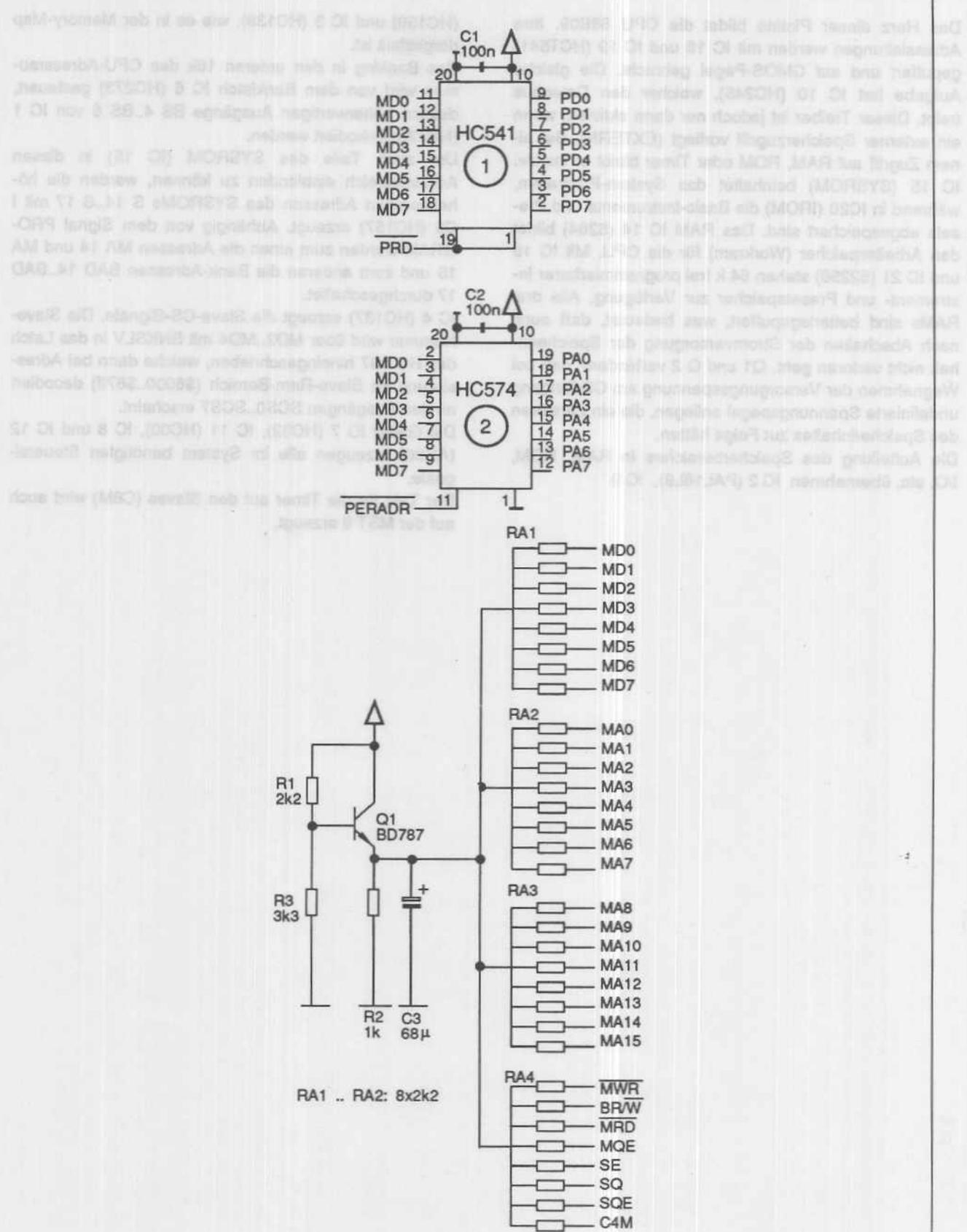


TAMB40S

KD 11/OM, PL 5
KD 11/UM, PL 5
CB 343, PL 2

PS 30, PL 2,3,4 PS 30, PL 1 CB 350, PL 1 CB 350, PL 4





MB 40, Schaltbild

2. MST 8 (Master)

Das Herz dieser Platine bildet die CPU 68B09. Ihre Adressleitungen werden mit IC 18 und IC 19 (HCT541) gepuffert und auf CMOS-Pegel gebracht. Die gleiche Aufgabe hat IC 10 (HC245), welcher den Datenbus treibt. Dieser Treiber ist jedoch nur dann aktiviert, wenn ein externer Speicherzugriff vorliegt (EXTERN). Bei einem Zugriff auf RAM, ROM oder Timer bleibt er inaktiv. IC 15 (SYSROM) beinhaltet das System-Programm, während in IC20 (IROM) die Basic-Instrumente und Presets abgespeichert sind. Das RAM IC 14 (6264) bildet den Arbeitsspeicher (Workram) für die CPU. Mit IC 16 und IC 21 (62256) stehen 64 k frei programmierbarer Instrument- und Presetspeicher zur Verfügung. Alle drei RAMs sind batteriegepuffert, was bedeutet, daß auch nach Abschalten der Stromversorgung der Speicherinhalt nicht verloren geht. Q1 und Q2 verhindern, daß bei Wegnehmen der Versorgungsspannung am CS-Eingang undefinierte Spannungspegel anliegen, die ein Zerstören des Speicherinhaltes zur Folge hätten.

Die Aufteilung des Speicherbereiches in RAM, ROM, I/O, etc. übernehmen IC 2 (PAL16L8), IC 9

(HC139) und IC 3 (HC139), wie es in der Memory-Map dargestellt ist.

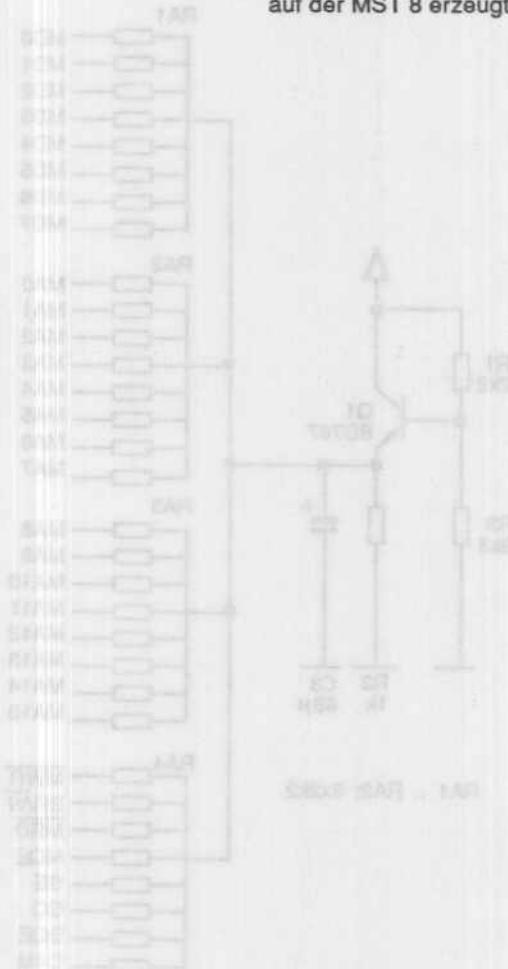
Das Banking in den unteren 16k des CPU-Adressraumes wird von dem Banklatch IC 6 (HC273) gesteuert, dessen höherwertigen Ausgänge BS 4..BS 6 von IC 1 (HC138) dekodiert werden.

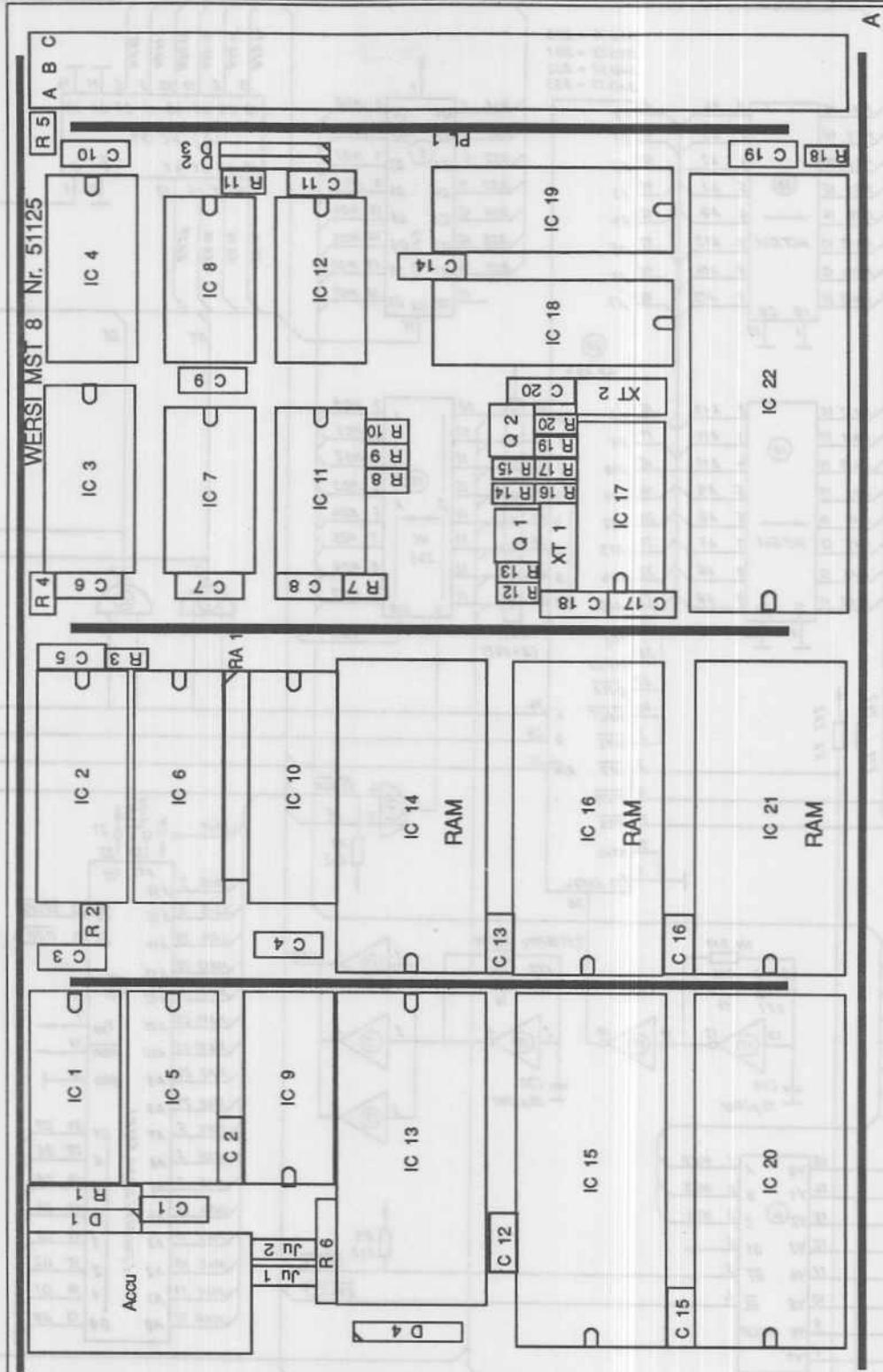
Um auch Teile des SYSROM (IC 15) in diesen Adressbereich einblenden zu können, werden die höherwertigen Adressen des SYSROMs S 14..S 17 mit IC 5 (HC157) erzeugt. Abhängig von dem Signal PROGRAM werden zum einen die Adressen MA 14 und MA 15 und zum anderen die Bank-Adressen BAD 14..BAD 17 durchgeschaltet.

IC 4 (HC137) erzeugt die Slave-CS-Signale. Die Slave-Nummer wird über MD2..MD4 mit BNKSLV in das Latch des HC 137 hineingeschrieben, welche dann bei Adressierung im Slave-Ram-Bereich (\$6000..\$67ff) decodiert an den Ausgängen SCS0..SCS7 erscheint.

Die Gatter IC 7 (HC32), IC 11 (HC00), IC 8 und IC 12 (AC00) erzeugen alle im System benötigten Steuersignale.

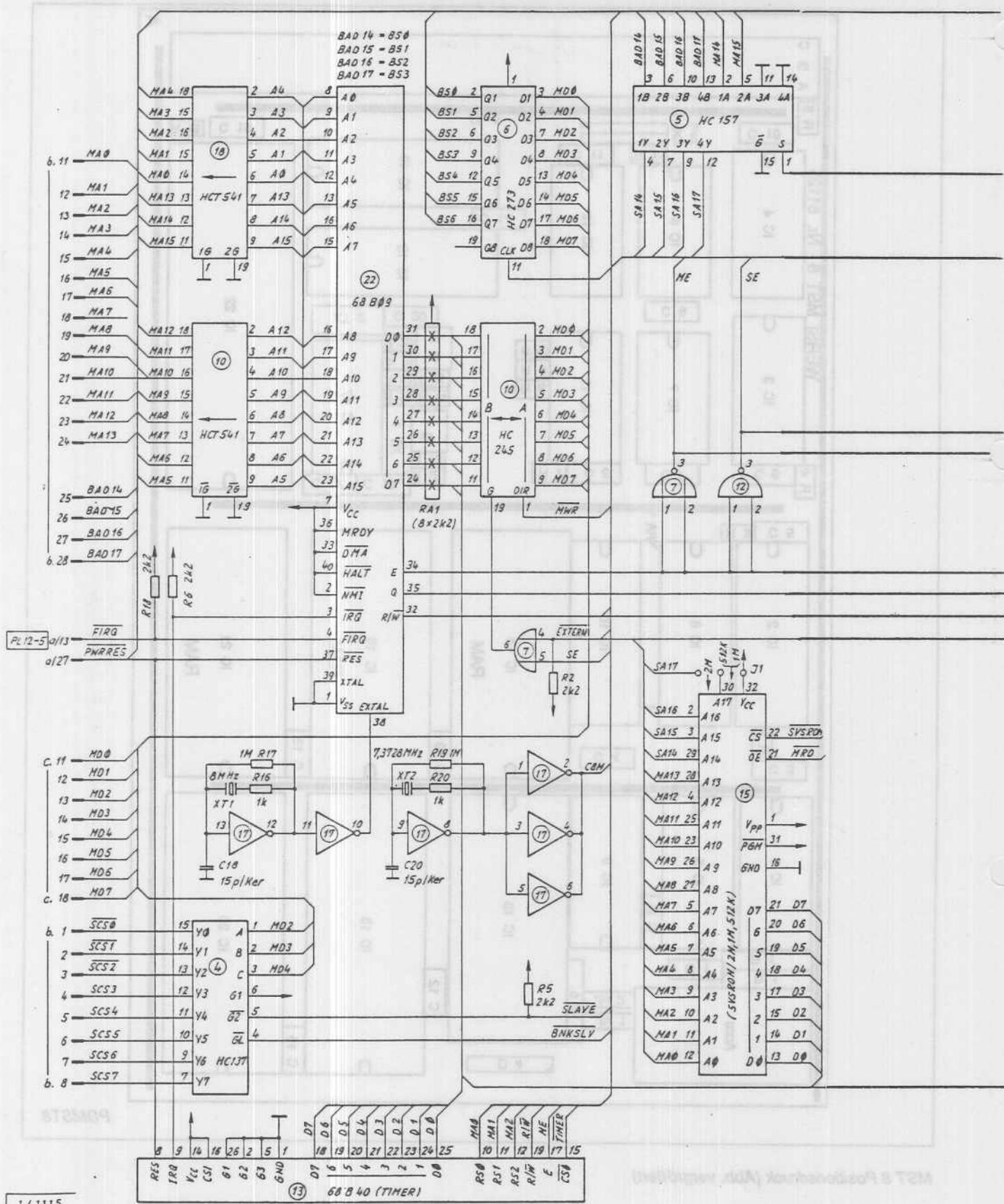
Der Takt für die Timer auf den Slaves (C8M) wird auch auf der MST 8 erzeugt.



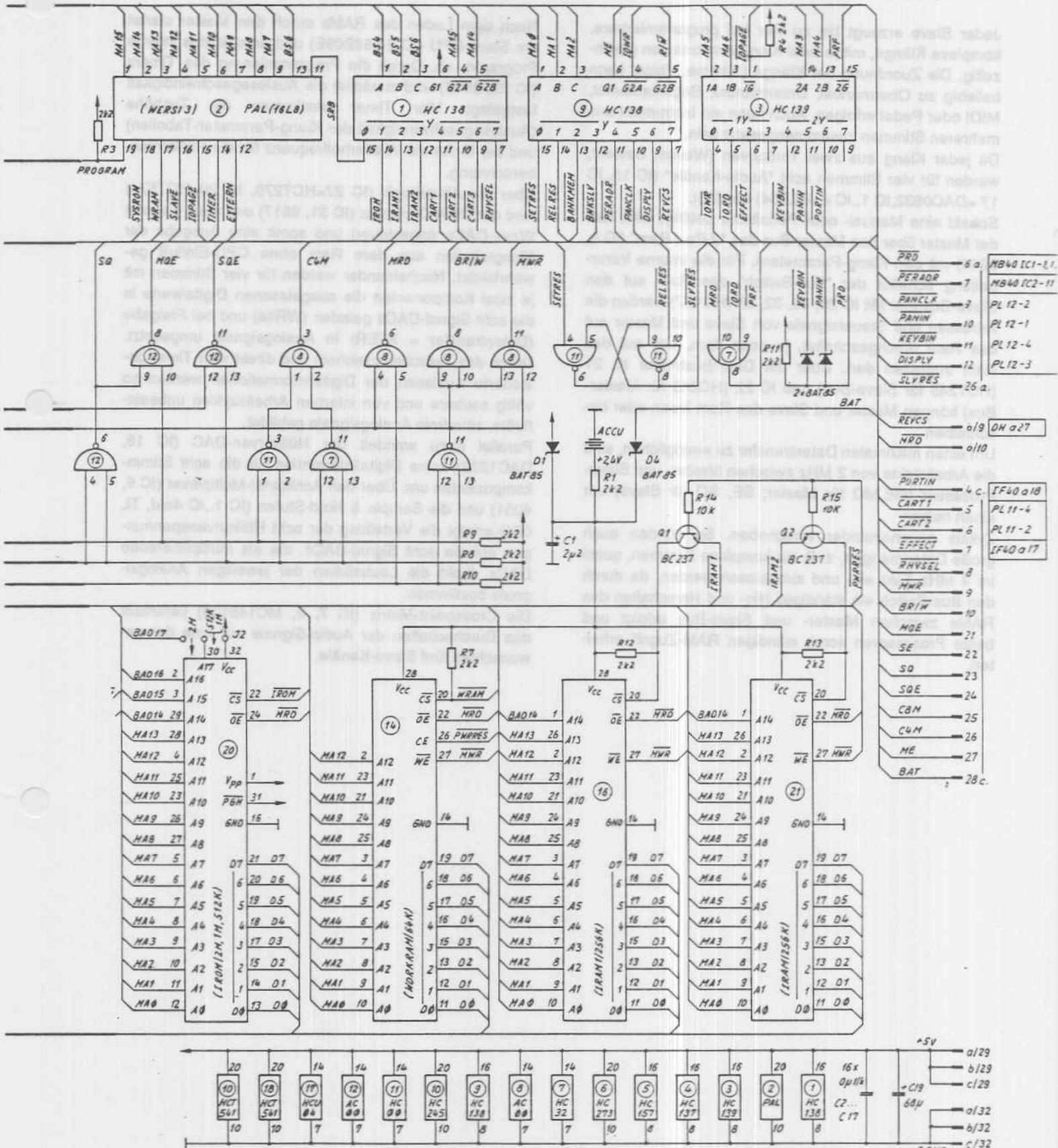


PDMST8

MST 8 Positionsdruck (Abb. vergrößert)



MST 8, Schaltbild



3. SL 5 (Slave)

Jeder Slave erzeugt bis zu vier frei programmierbare, komplexe Klänge, mit je zwei Klangkomponenten gleichzeitig. Die Zuordnung der Klänge (Stimme, Voice) kann beliebig zu Obermanual, Untermanual, Begleitautomat, MIDI oder Pedal erfolgen. Auch kann ein Instrument aus mehreren Stimmen zusammengesetzt sein.

Da jeder Klang aus zwei Tonkurven (Waves) besteht, werden für vier Stimmen acht "Audio-Kanäle" (IC 10..IC 17 =DAC0832, IC 1..IC 4 =TL084) benötigt.

Sobald eine Manual- oder Pedaltaste betätigt wird, lädt der Master über den Master-Bus das "2-Port-Ram" (IC 9, 6264) mit den Klang-Parametern. Für die interne Verarbeitung schaltet der "Bus-Switch" das Ram auf den Slave-Bus um: Mit IC 25, 26, 32, 33 (HC157) werden die Adressen und Steuersignale von Slave und Master auf das Ram durchgeschaltet, je nach dem, wer auf das Ram zugreifen darf. Über die Datenbustreiber IC 21 (HCT245 für Slave-Bus) und IC 22 (HC245 für Master-Bus) können Master und Slave das Ram lesen oder beschreiben.

Um einen maximalen Datentransfer zu ermöglichen, sind die Arbeitstakte von 2 MHz zwischen Master- und Slave-Prozessor (ME,MQ für Master; SE, SQ für Slave) um einen halben

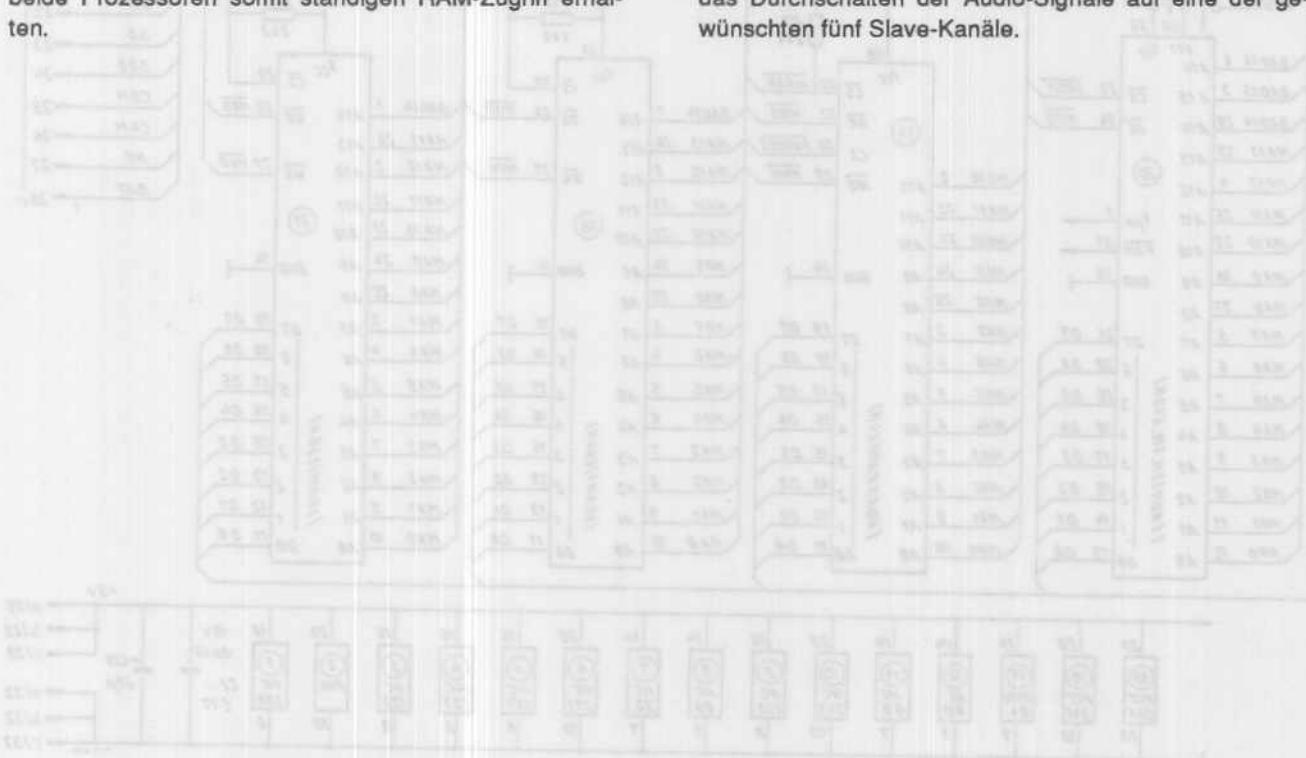
Zyklus gegeneinander verschoben. So können auch große Datenmengen, z. B. für komplexe Stimmen, quasi im 4 MHz Takt ein- und ausgelesen werden, da durch den Bus-Switch ein ständiges Hin- und Herschalten des RAMs zwischen Master- und Slave-Bus erfolgt und beide Prozessoren somit ständigen RAM-Zugriff erhalten.

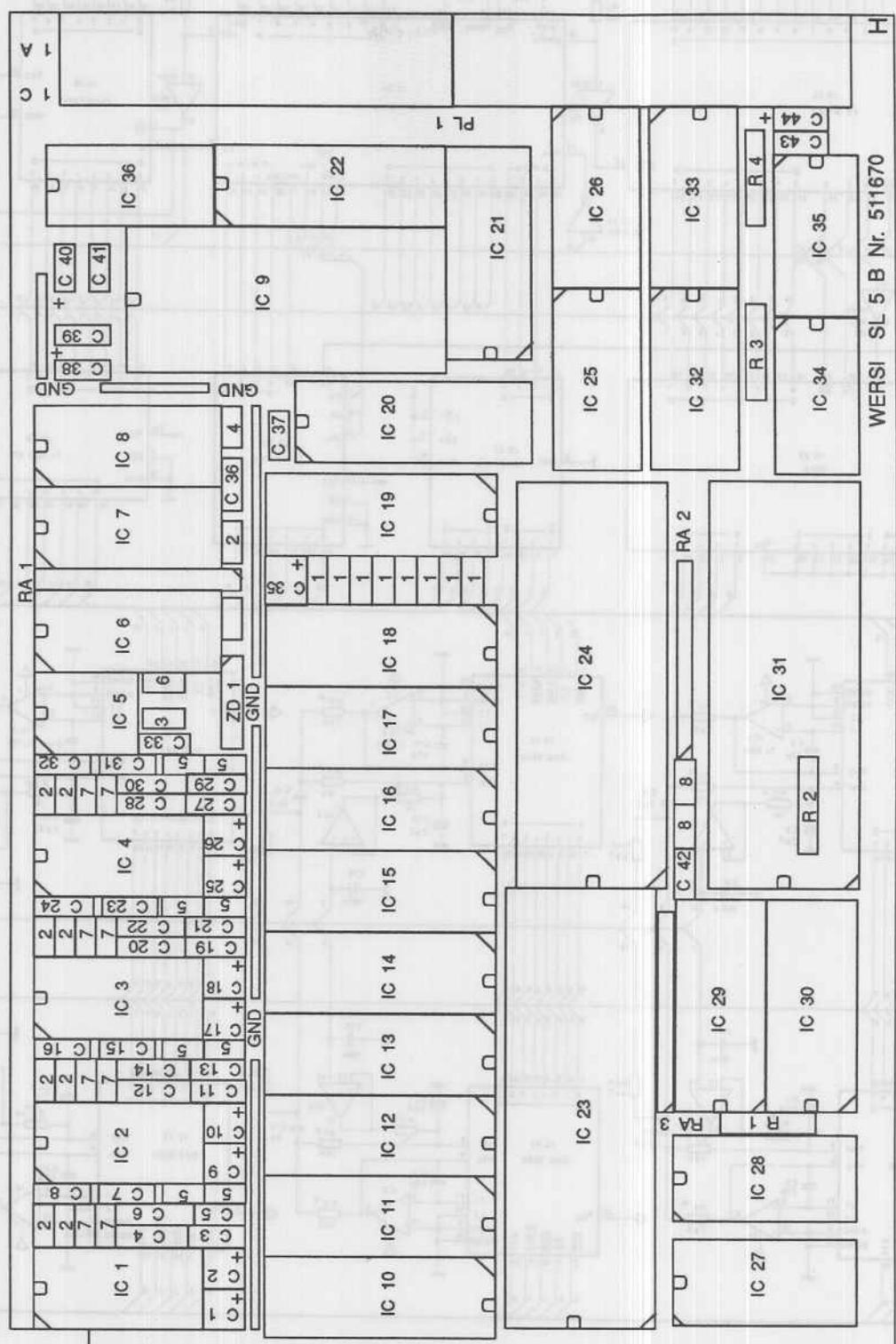
Nach dem Laden des RAMs durch den Master startet die Slave-CPU (IC 24,68B09E) und arbeitet das interne Programm ab. Durch die Programmierung des Timers (IC 23, 9513) wird zunächst die Auslesegeschwindigkeit festgelegt. Vier Timer bestimmen die Tonhöhe (Auslesegeschwindigkeit der Klang-Parameter-Tabellen) und der fünfte die Wiederholfrequenz für die Hüllkurvenberechnung.

Über die Ablauflogik (IC 27=HCT279, IC 20=HCT574) wird der DMA-Controller (IC 31, 9517) und auch die acht Wave-DACs angesteuert und somit eine Ausgabe der Klangtabellen aus dem Ram ohne CPU-Einfluß gewährleistet. Nacheinander werden für vier Stimmen mit je zwei Komponenten die ausgelesenen Digitalwerte in die acht Signal-DACs geladen (WRite) und bei Freigabe (Datentransfer = XFER) in Analogsignale umgesetzt. Durch das Zwischenspeichern und direkt vom Timer gesteuerte Auslesen der Digitalinformationen werden so völlig saubere und von internen Arbeitszyklen unbeeinflusste, zitterfreie Analogsignale gebildet.

Parallel dazu wandelt der Hüllkurven-DAC (IC 18, DAC1232) seine Digitalinformation für die acht Stimmkomponenten um. Über den Achtkanal-Multiplexer (IC 6, 4051) und die Sample & Hold-Stufen (IC 1..IC 4a,d, TL 084) erfolgt die Verteilung der acht Hüllkurvenspannungen auf die acht Signal-DACs, die als multiplizierende DACs direkt die Lautstärken der jeweiligen Analogsignale bestimmen.

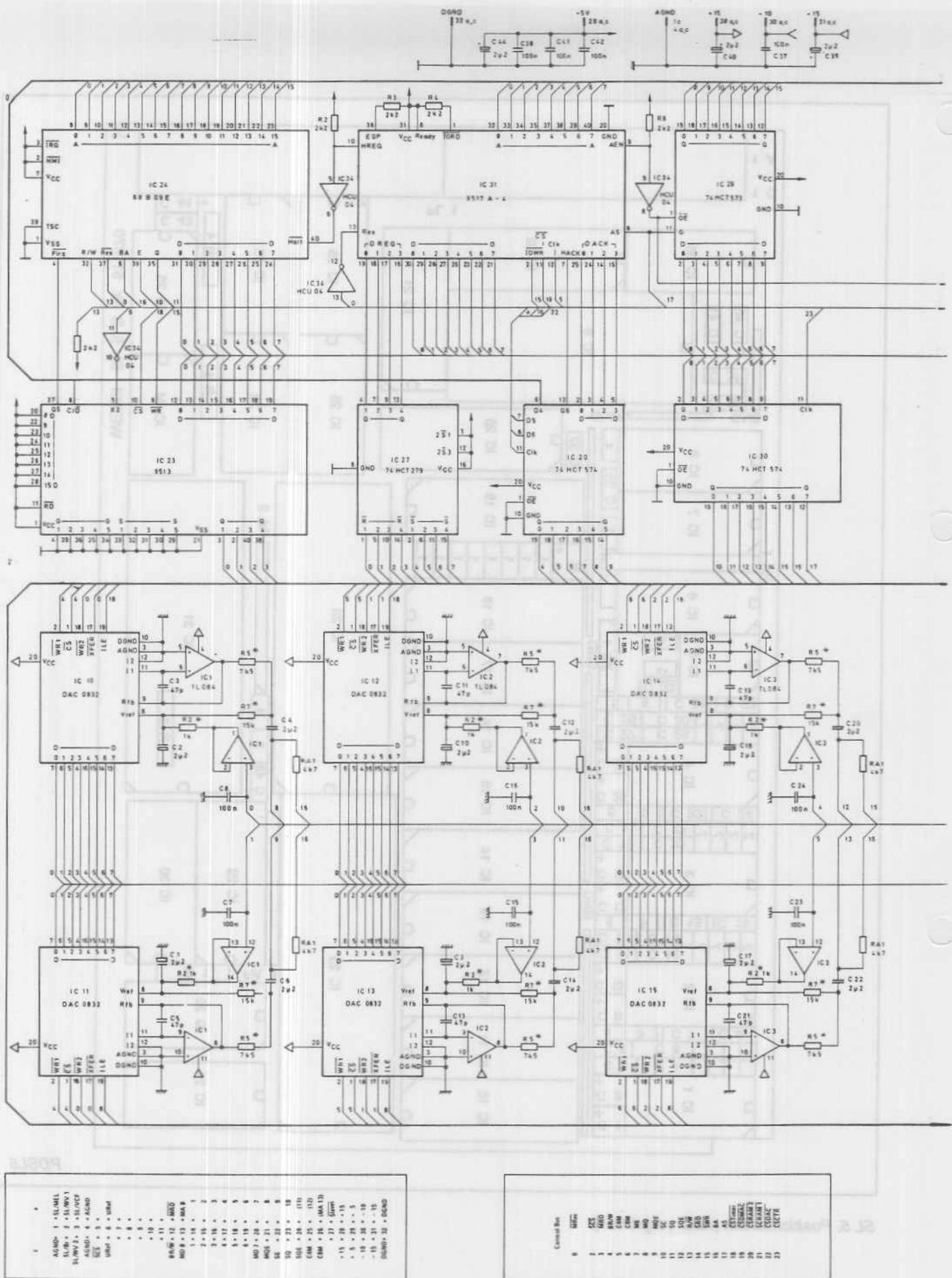
Die Crosspoint-Matrix (IC 7, 8, MC145100) veranlaßt das Durchschalten der Audio-Signale auf eine der gewünschten fünf Slave-Kanäle.



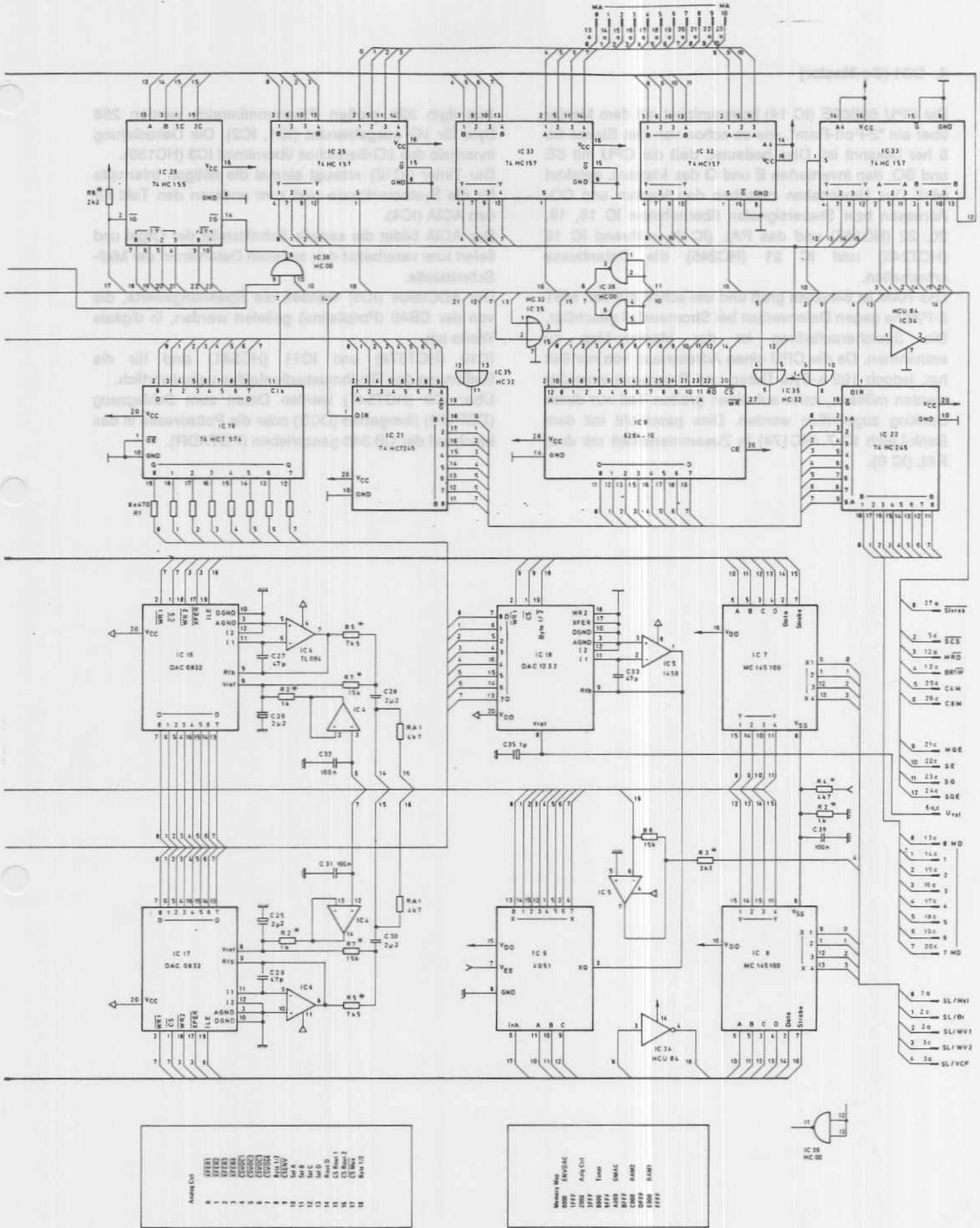


SL 5. Positionsdruck (Abb. vergrößert)

PDSL5



SL 5 Schaltbild



4. CO1 (Co-Master)

Die CPU 68B09E (IC 14) kommuniziert mit dem Master über ein "2-Port-Ram", wie es schon von den Slaves SL 5 her bekannt ist. Dies bedeutet, daß die CPU mit SE und SQ, den invertierten E und Q des Masters, getaktet wird. Das Umschalten zwischen den Master- und CO-Adressen bzw Steuersignalen übernehmen IC 16, 18, 20, 22 (HC157) und das PAL (IC 6), während IC 15 (HCT245) und IC 21 (HC245) die Datenbusse umschalten.

Das RAM ist 64k-Byte groß und wie schon auf der MST 8-Platine gegen Datenverlust bei Stromausfall geschützt. Die Speicheraufteilung ist der Memory-Map zu entnehmen. Da die CPU einen Adressraum von nur 64k hat, jedoch 192 k-Byte Daten und Programm verwaltet werden müssen, kann auf einen großen Teil nur durch Banking zugegriffen werden. Dies geschieht mit dem Bank-Latch IC 7 (HC174) in Zusammenarbeit mit dem PAL (IC 6).

Aus dem 32k großen Programmbereich werden 256 Byte für I/O ausgeblendet (IC1, IC2). Die Dekodierung innerhalb des I/O-Bereiches übernimmt IC3 (HC138).

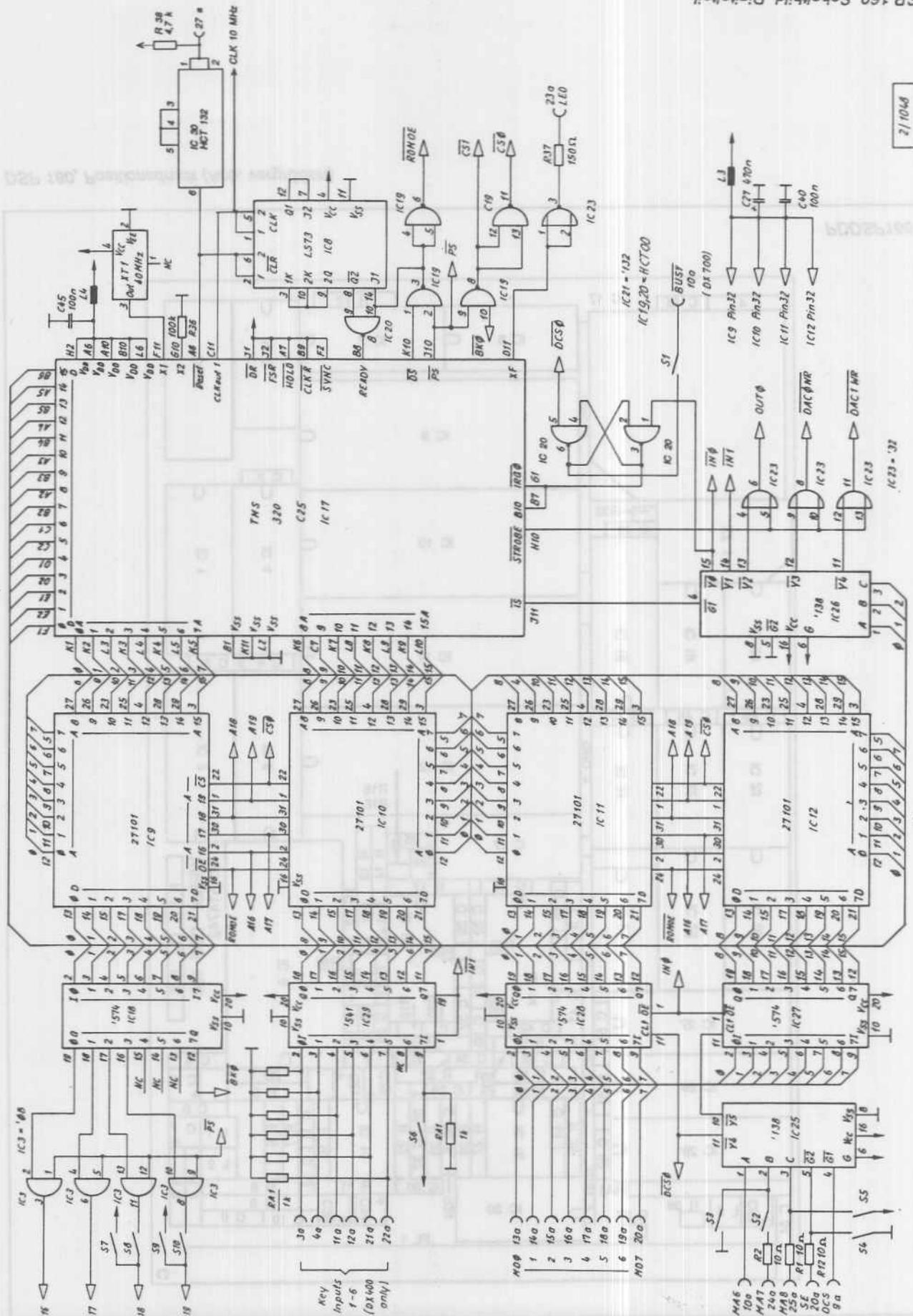
Der Timer (IC12) erzeugt einmal die nötigen Interrupts für die Systemsoftware und zum anderen den Takt für den ACIA (IC4).

Der ACIA bildet die serielle Schnittstelle der Orgel und liefert bzw verarbeitet den seriellen Datenstrom der Midi-Schnittstelle.

Der ADC0804 (IC5) wandelt die Spannungswerte, die von der CB40 (Potiplatine) geliefert werden, in digitale Werte um.

IC10 (HCT574) und IC11 (HC541) sind für die Bedienung des Rhythmusbedienfeldes verantwortlich.

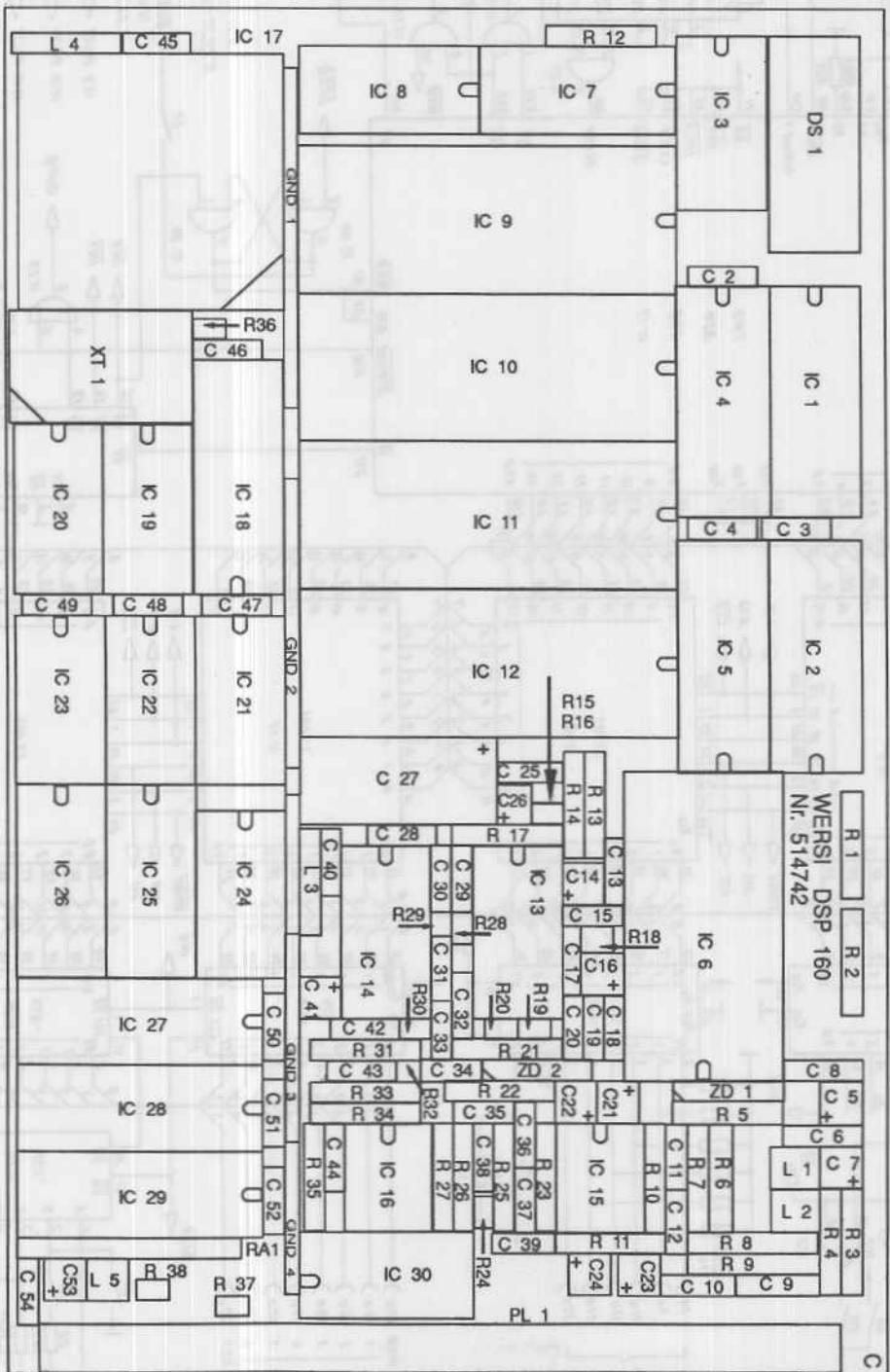
Über IC9 (HCT541) werden Daten zum Schlagzeug (DSP169) übergeben (DCS) oder die Potiadresse in das Latch auf der CB 340 geschrieben (POTADR).



2/1048

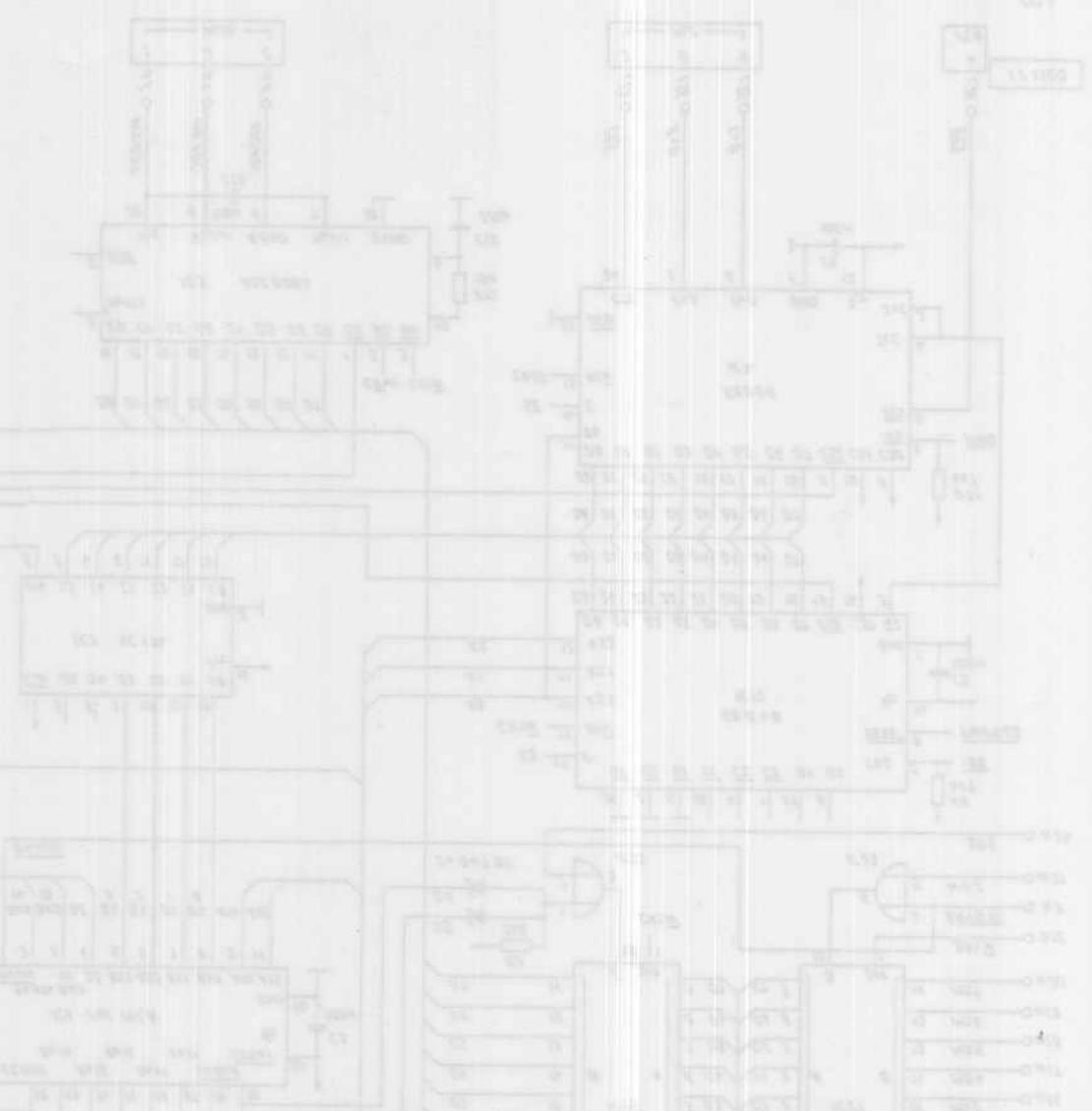
DSP 160, Positionsdruck (Abb. vergrößert)

PDDSP160



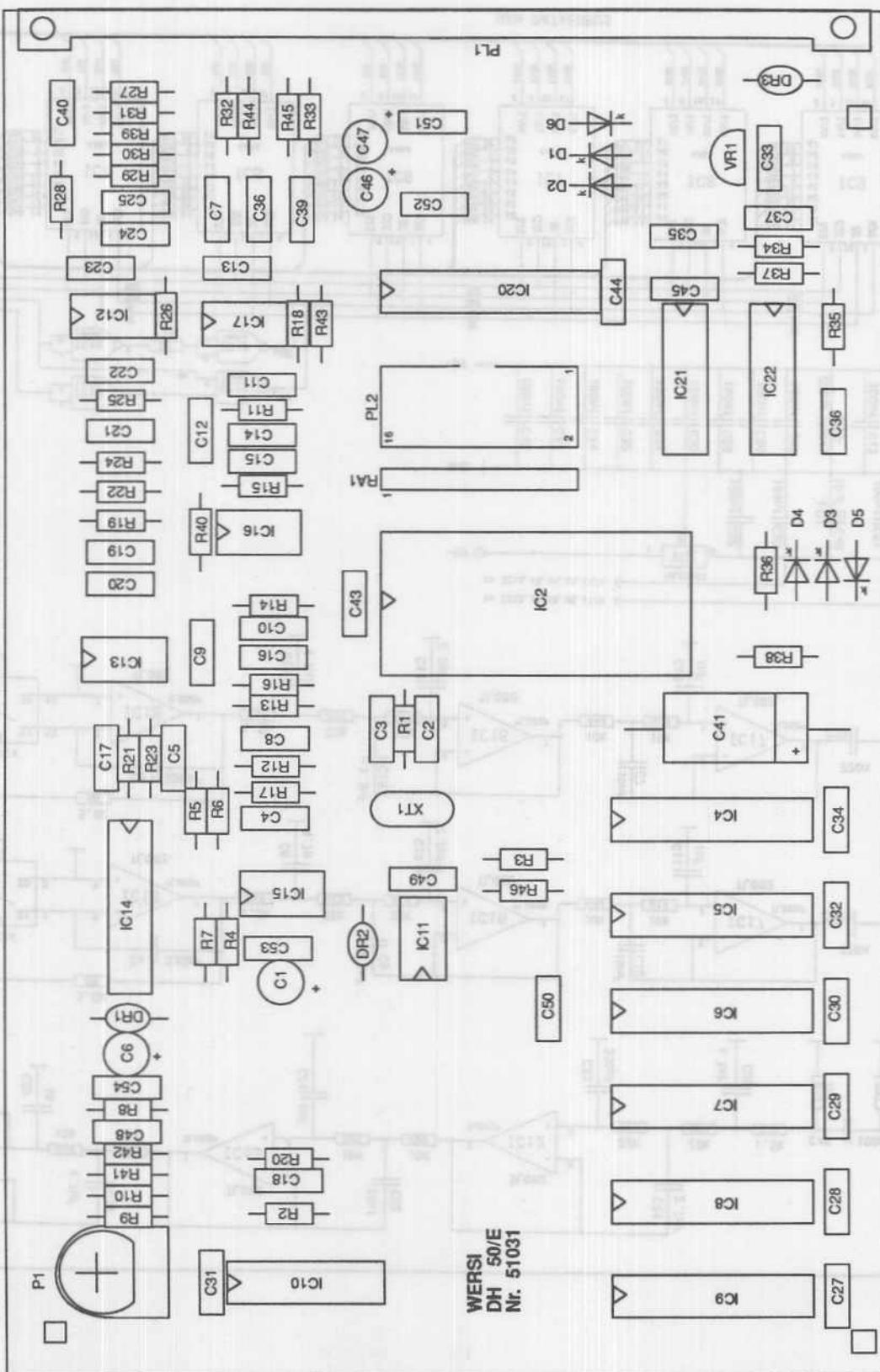
Auf der Platine DSP 160 ist das Komplett-Schlagzeug mit allen Instrumenten wie Bassdrums, Snaredrums, Hi-Hat usw. unregelbar. Die Schlaginstrumente bestimmen, welches Schlaginstrument mit welcher Laufstilze gerade gestartet werden soll. Die zweite Schmittstelle zur Analogwell stellt der Digital-Analog-Wandler IC 6 dar, der über die Latches IC 1, 2, 4, 5 mit der CPU verbunden ist. Der D/A-Wandler setzt die digitale Schlagzeugsounds wiederum in horbare Analogsignale um und zwar mit einer Auflösung von 16 Bit (65535 Stufen Auflösung wie bei der CD). Der nach dem Wandler liegende Analogschalter IC 14 sorgt in Verbindung mit der Abtaststeuerung IC 20, 21, 22, 24, 25 dafür, daß aus dem Digitalausgang am Eingang der Latches IC 1, 2, 4, 5 ein echtes Audio-2-Kanal-Signal entsteht. Dieses Signal wird für beide Kanäle getrennt über Tiefpassfilter geleitet (IC 15 und IC 16), wo unerwünschte Taktfrequenzen ausgesiebt werden.

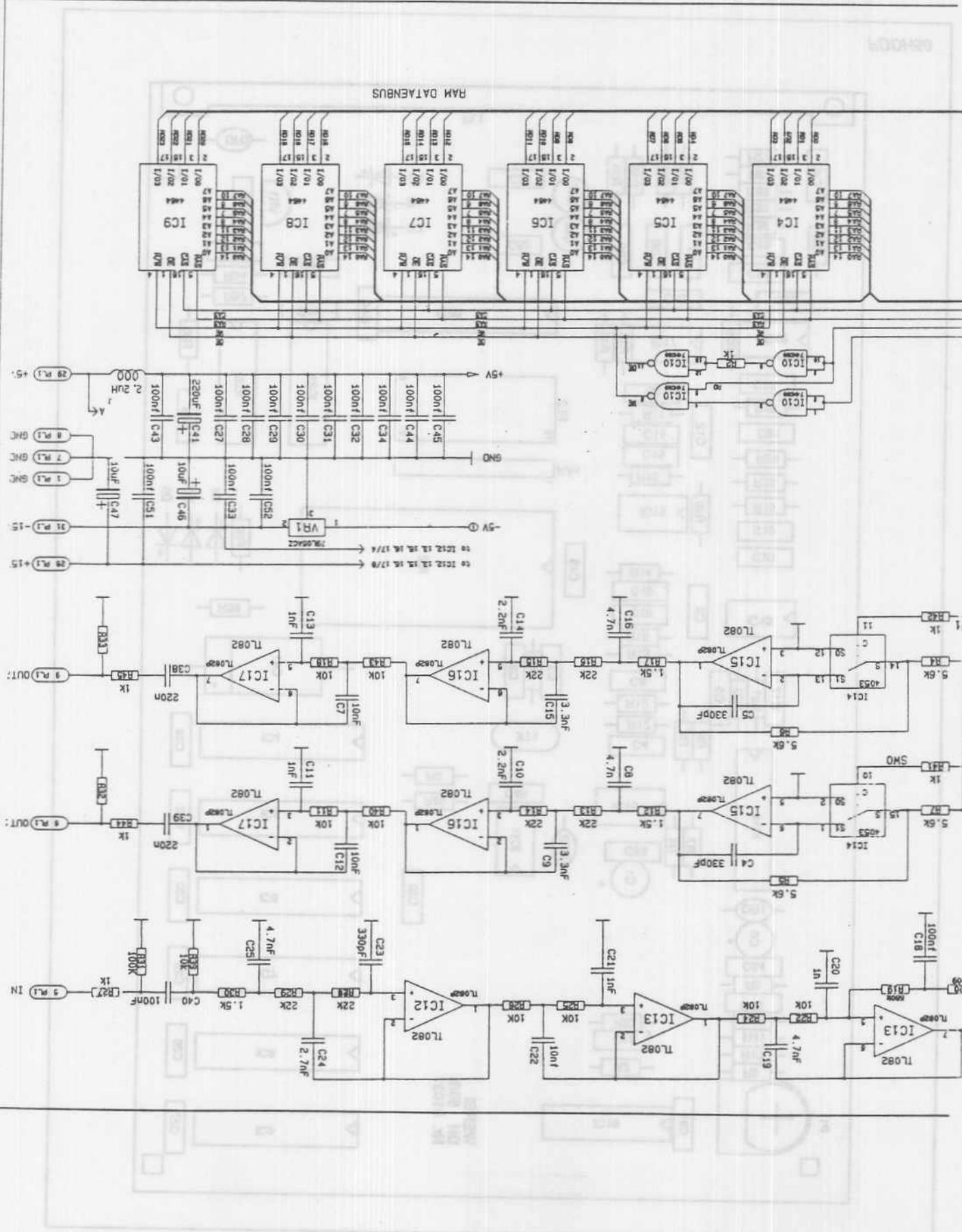
Der Platine DSP 160 stehen derartige Halbleiterspeicher bestimmt Verfahren benötigt oft in einem hörbaren Klang umgesetzt werden. Die ICs 9, 10, 11 und 12 auf der Platine DSP 160 auslesen dieser Speicher (im Prinzip die Wiedergabe der aufgenommenen Schlagzeugklänge) übermittelt der Signaprozessor IC 17 (CPU). Dieser stellt mit den ICs 9, 10, 11, 12 (=Datenspeicher) einen Komplett-16-Bit Computer mit interner 32-Bit Schnittstelle zur Außenwelt. Als Schnittstelle zur Außenwelt dient einmal das 16-Bit Input-Port IC 27AC 28, sonst mit den ICs 9, 10, 11, 12 (=Datenspeicher) einen Übertragbares Auslesen der Halbleiterspeicher kann nach einem der Platten Verfahren benötigt werden. Die ICs 9, 10, 11 und 12 auf der Platine DSP 160 stellen derartige Halbleiterspeicher dar. Dieser Auslesen dieser Speicher kann nach einem Wiedergabe der aufgenommenen Schlagzeugklänge) übermittelt der Signaprozessor IC 17 (CPU). Dieser stellt mit den ICs 9, 10, 11, 12 (=Datenspeicher) einen Komplett-16-Bit Computer mit interner 32-Bit Schnittstelle zur Außenwelt. Als Schnittstelle zur Außenwelt dient einmal das 16-Bit Input-Port IC 27AC 28,

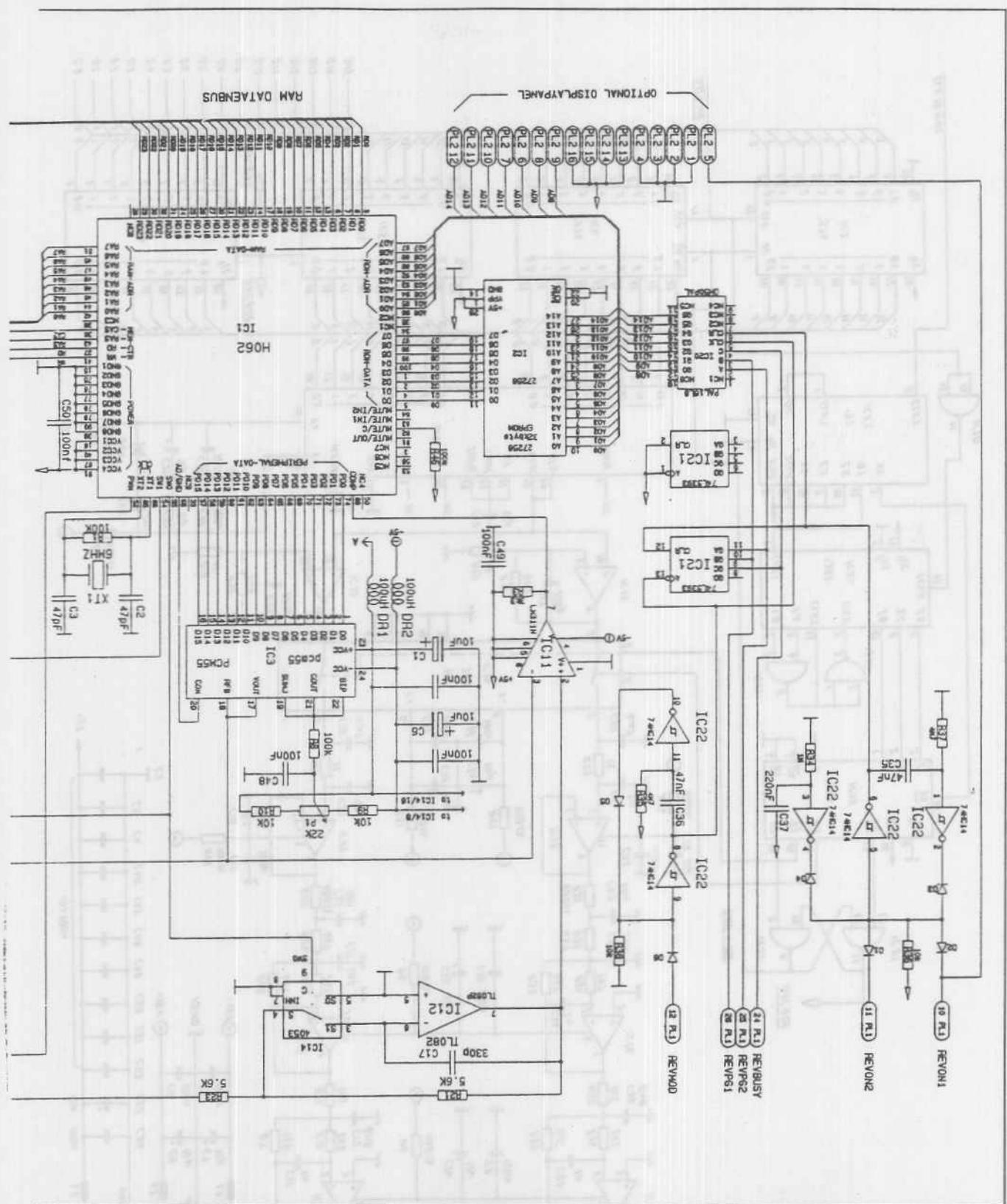


5. DSP 160 (Schlagzeugplatine)

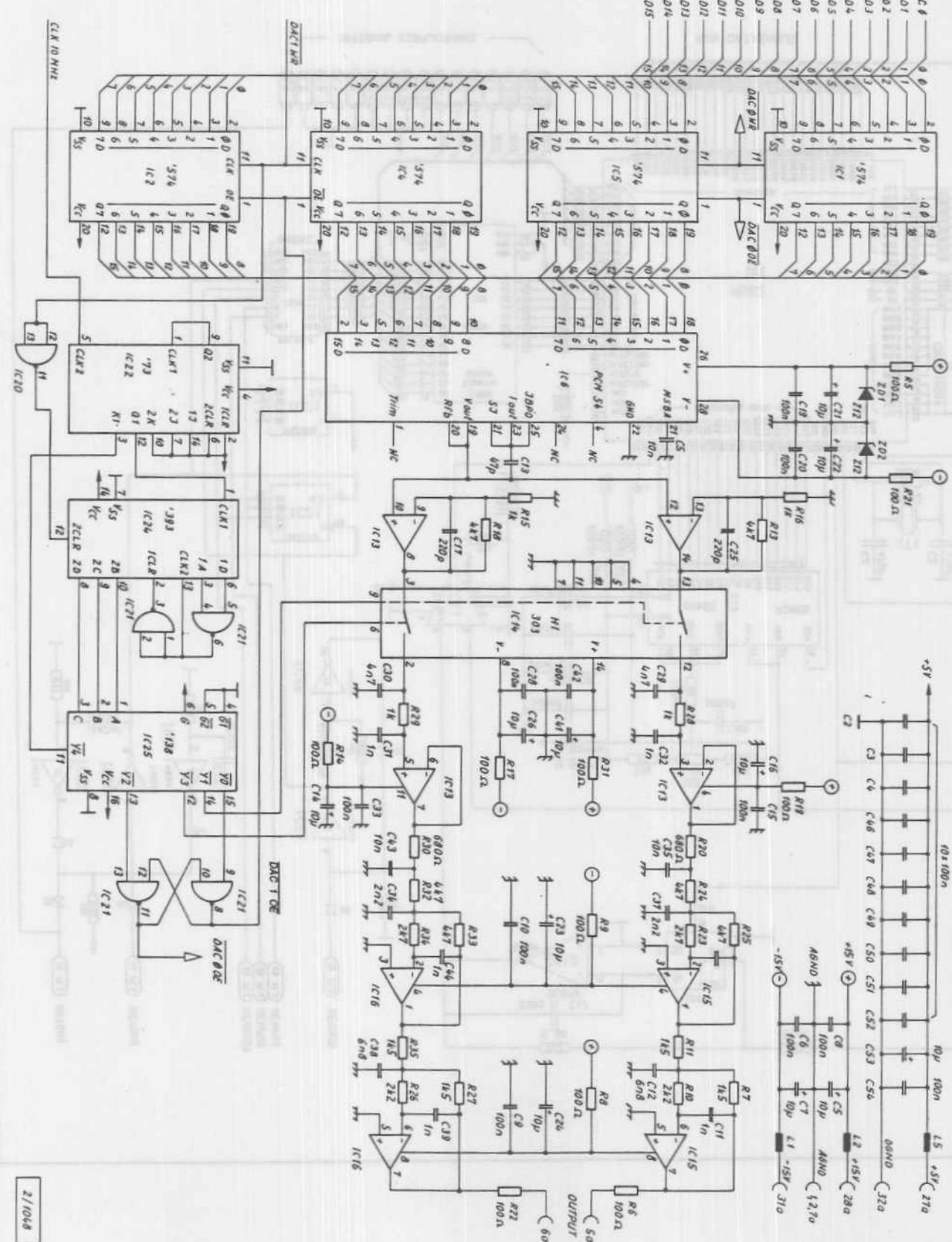
PDDH50

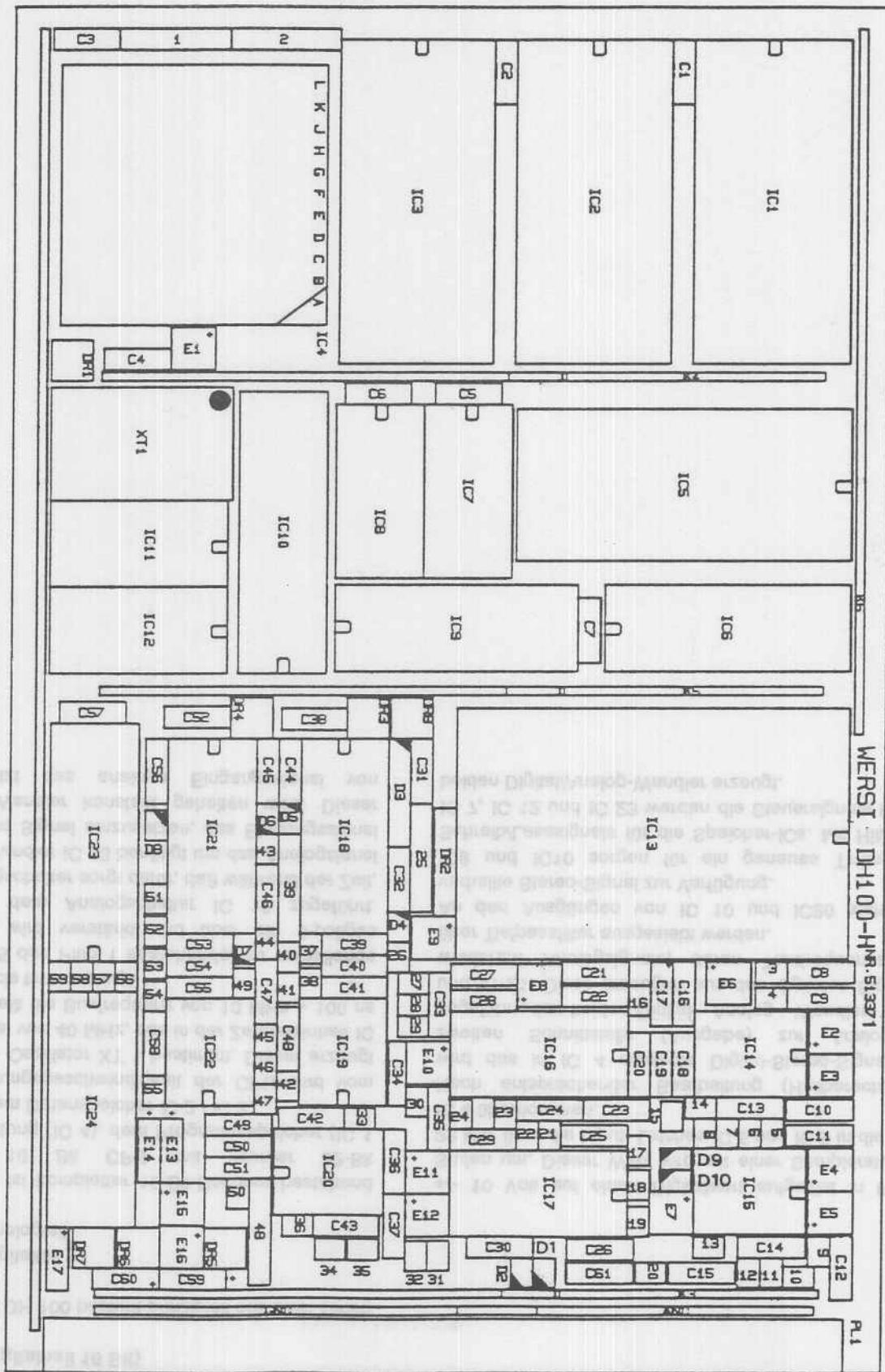






6. DH 50 (Digitalhall 16/24 Bit)







+/- 10 Volt auf einen Digitalwert aufgelöst in 65535 Stufen um. Dieser Wert wird mit einer Sampelrate von 28 kHz über die Input-Latches IC 6 und IC 9 in die CPU. Nach entsprechender Bearbeitung (Halberechnung) wird das in IC 4 erzeugte Digital-Stereo-Signal der zweiten Schmittstelle (Ausgabe) zur Analogseite zugeführt; den beiden Digital - Analog - Wandlern IC 18 und IC 21. Diese erzeugen aus den digitalen Signalein wiederrum Analogsignale, deren Taktreduenzantriebe wiederum Schmittstelle (Ausgabe) zur Analogseite erzeugt. Dieser Punkt am Pin 5 des Plugs 1 anstehtende, zu verhältnisinstanzzeit erzeugt.

Der Digitalteil ist kompletter 16-Bit-Rechner bestehend aus einer 16 Bit CPU mit interner 32-Bit Datenverarbeitung (IC 4), dem Programmspeicher (IC 1 & IC 5) und dem Datenspeicher IC 2 / IC 3. Die Verarbeitungs geschwindigkeit der CPU wird vom Master-Clock - Oszillator XT 1 bestimmt. Dieser erzeugt ein Clocksignal von 40 MHz, das in der Zentraleinheit IC 4 durch 4 geteilt die Busfrequenz von 10 MHz = 100 ns instruktion cycle time erzeugt.

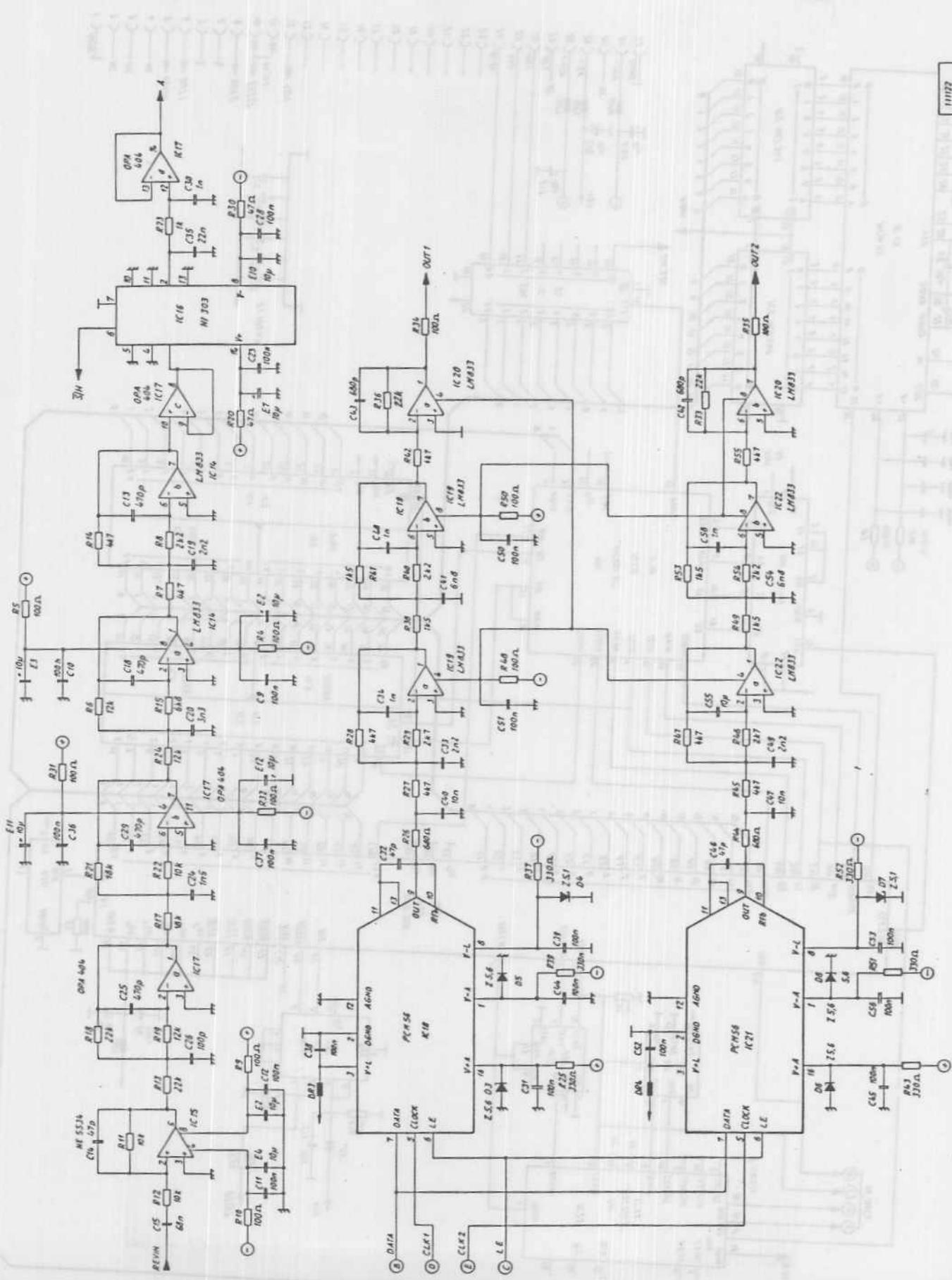
Analogsignal wird verstärkt und über ein 8-Poliges Tiefpassfilter dem Analogschalter IC 16 zugeführt. Dieser Analogschalter sortiert dafür, daß während der Zeit, die der AD-Wandler IC 13 benötigt um das Analogsignal in ein digitales Signal umzusetzen, das Eingangssignal für diesen Wandler gesetzt das analoge Eingangssignal von Wandlern gesetzt werden kann. Dieser Wandler konstant gehalten wird. Dieser Wandler besteht aus zwei Transistoren, die die Spannung auf die Anzahl der eingesetzten Wandler abstimmen. Der Wandler setzt das analoge Eingangssignal von

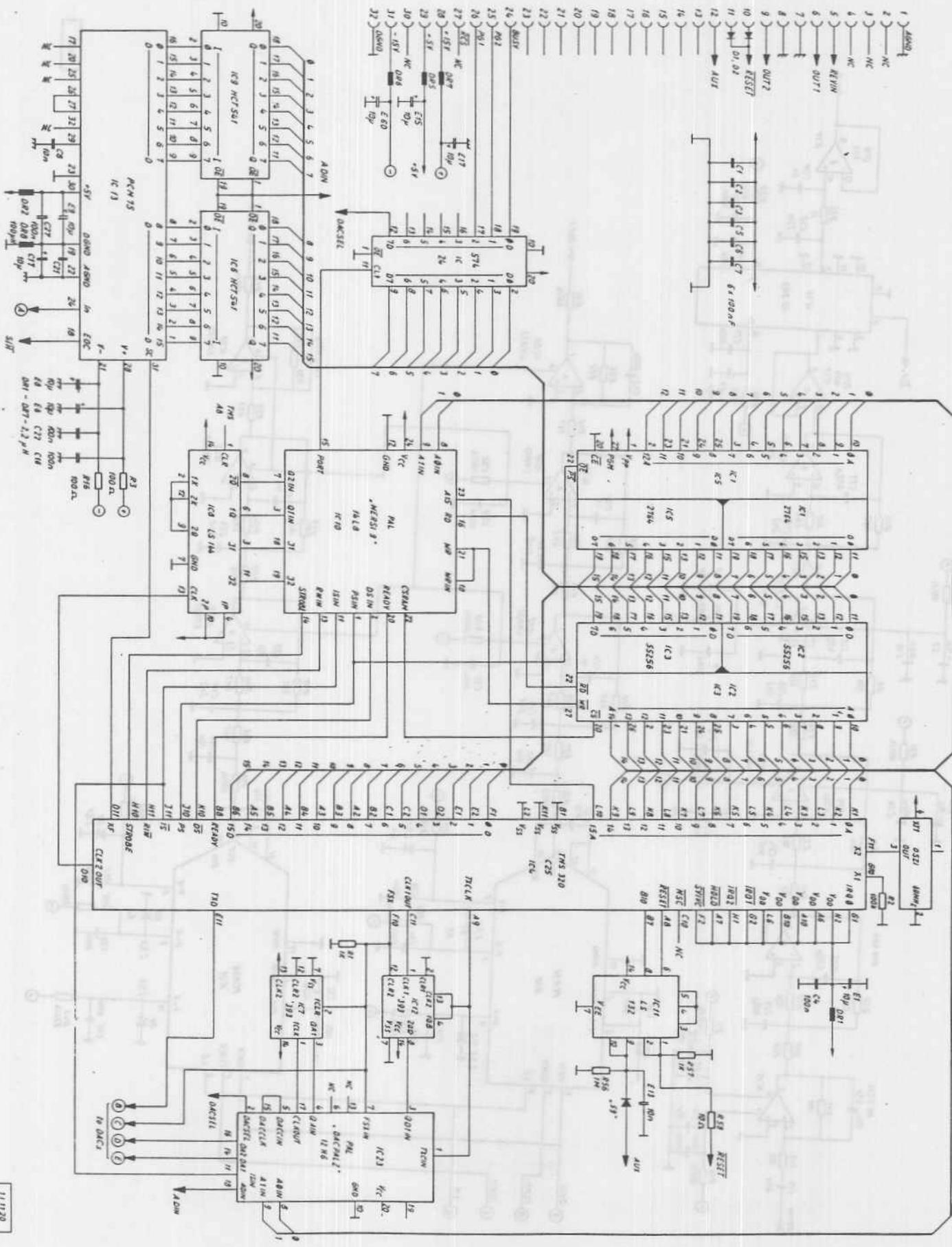
7. DH 100 (Digitalteil 16 Bit)

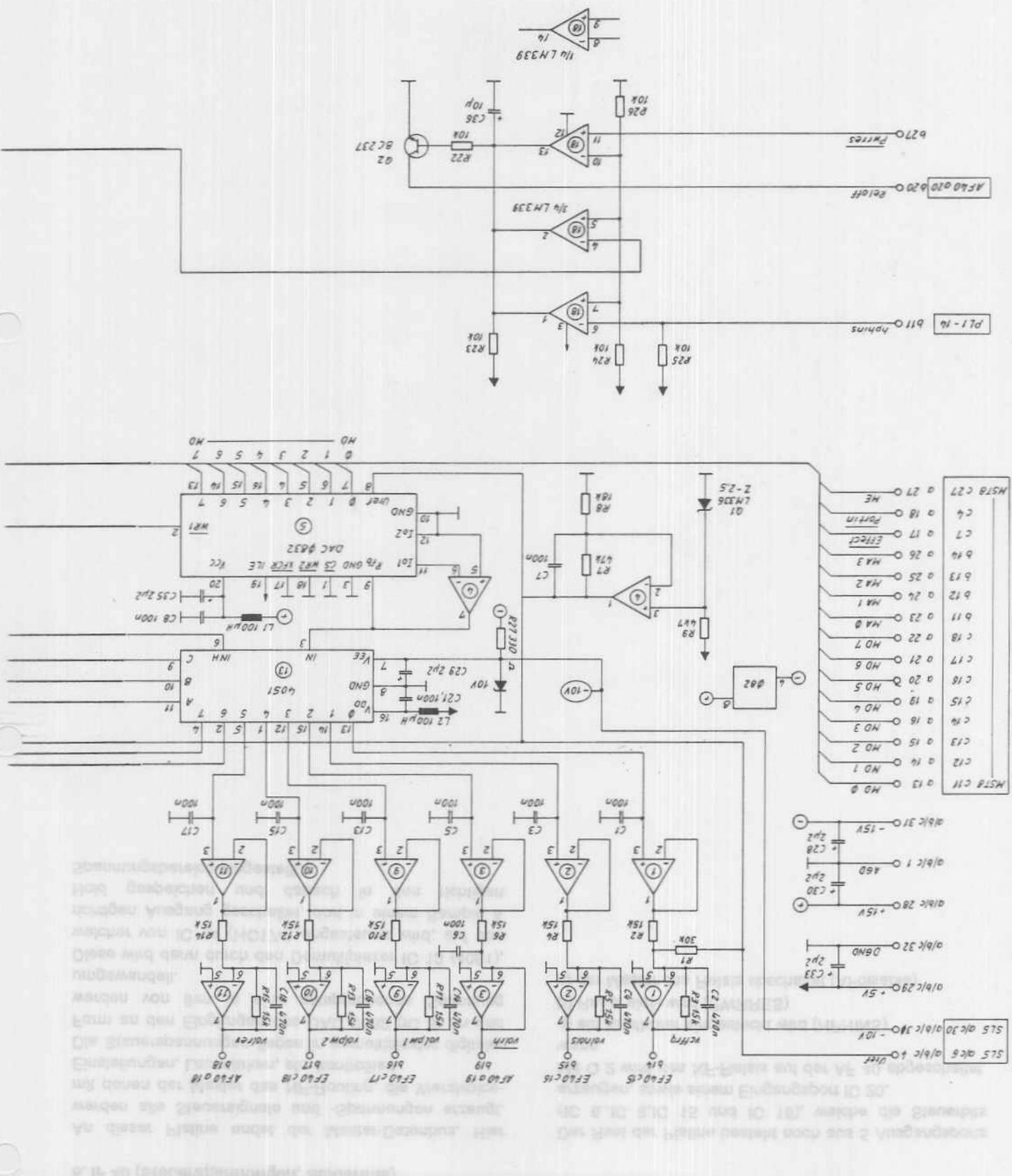
1. Digitalteil

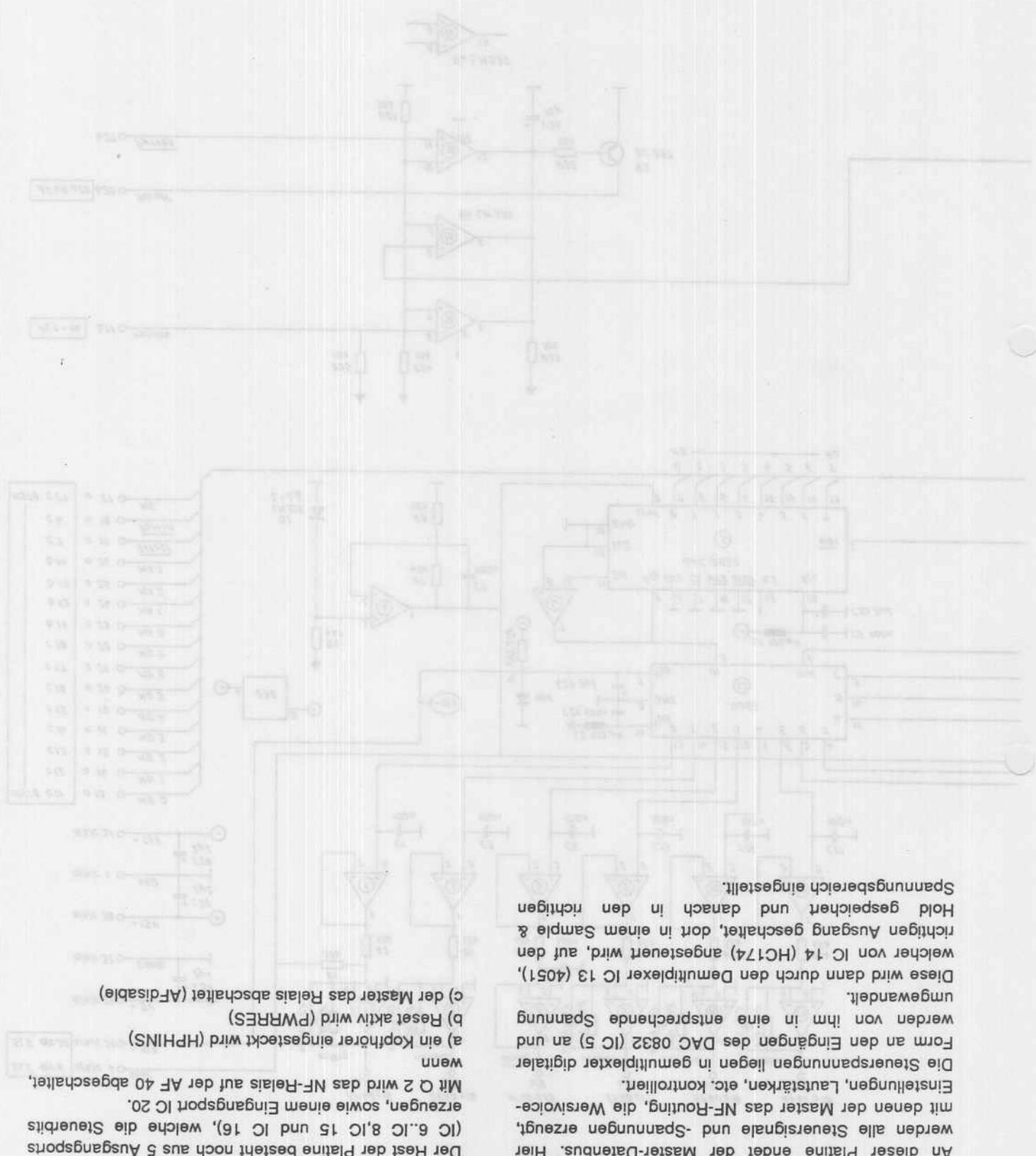
2. Analogteil

Der Digitalteil DH 100 besteht prinzipiell aus zwei Teilen

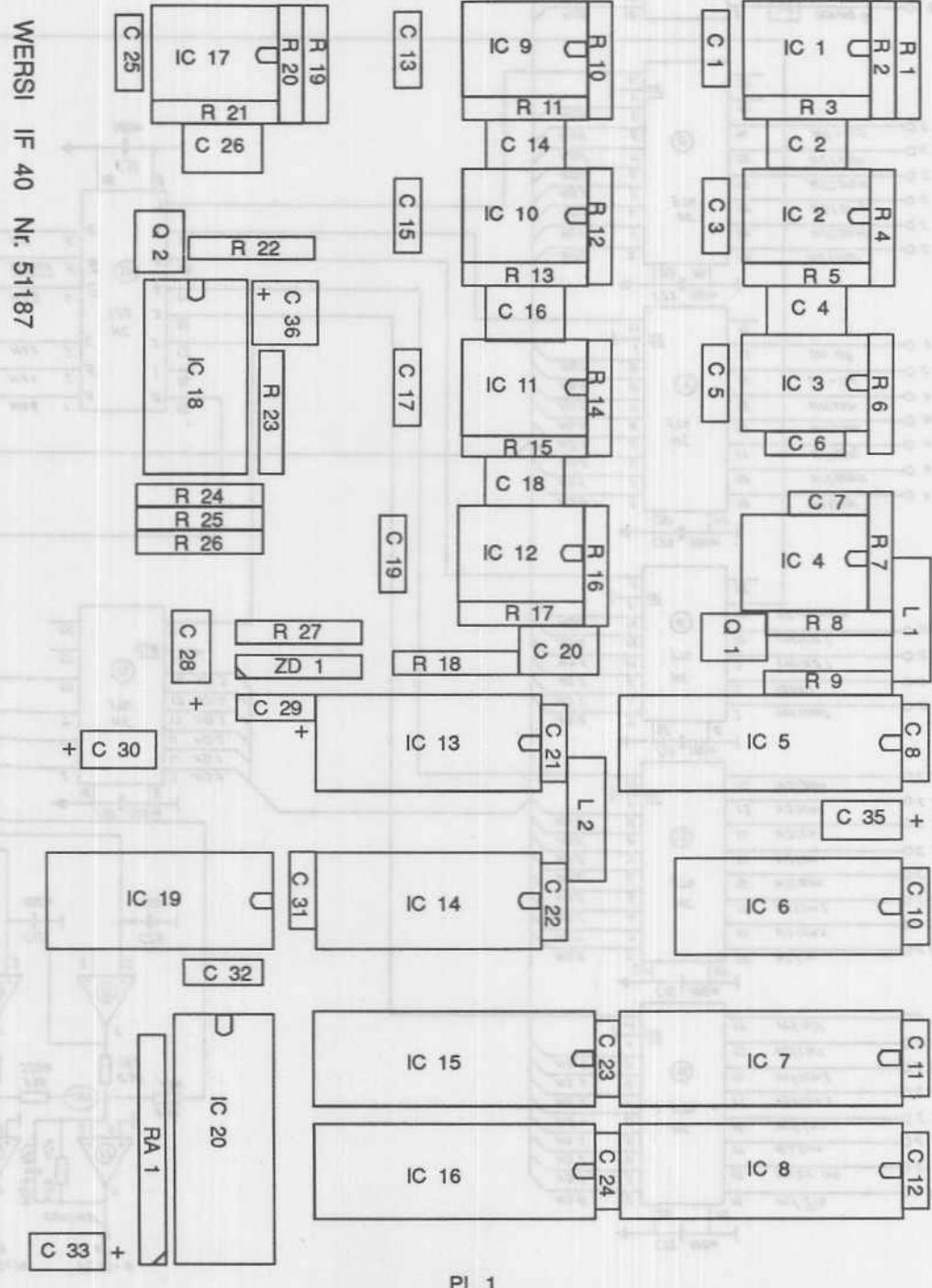




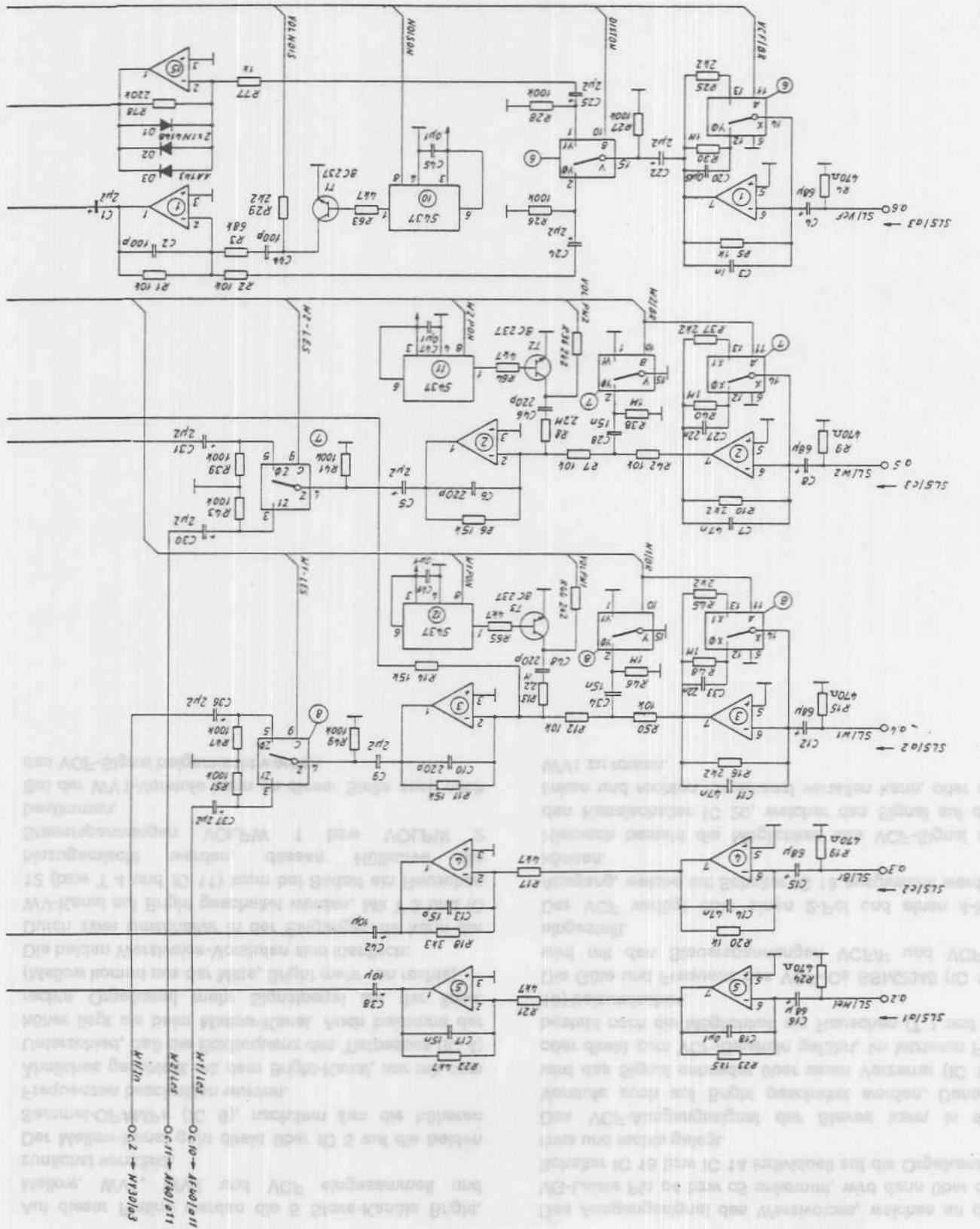


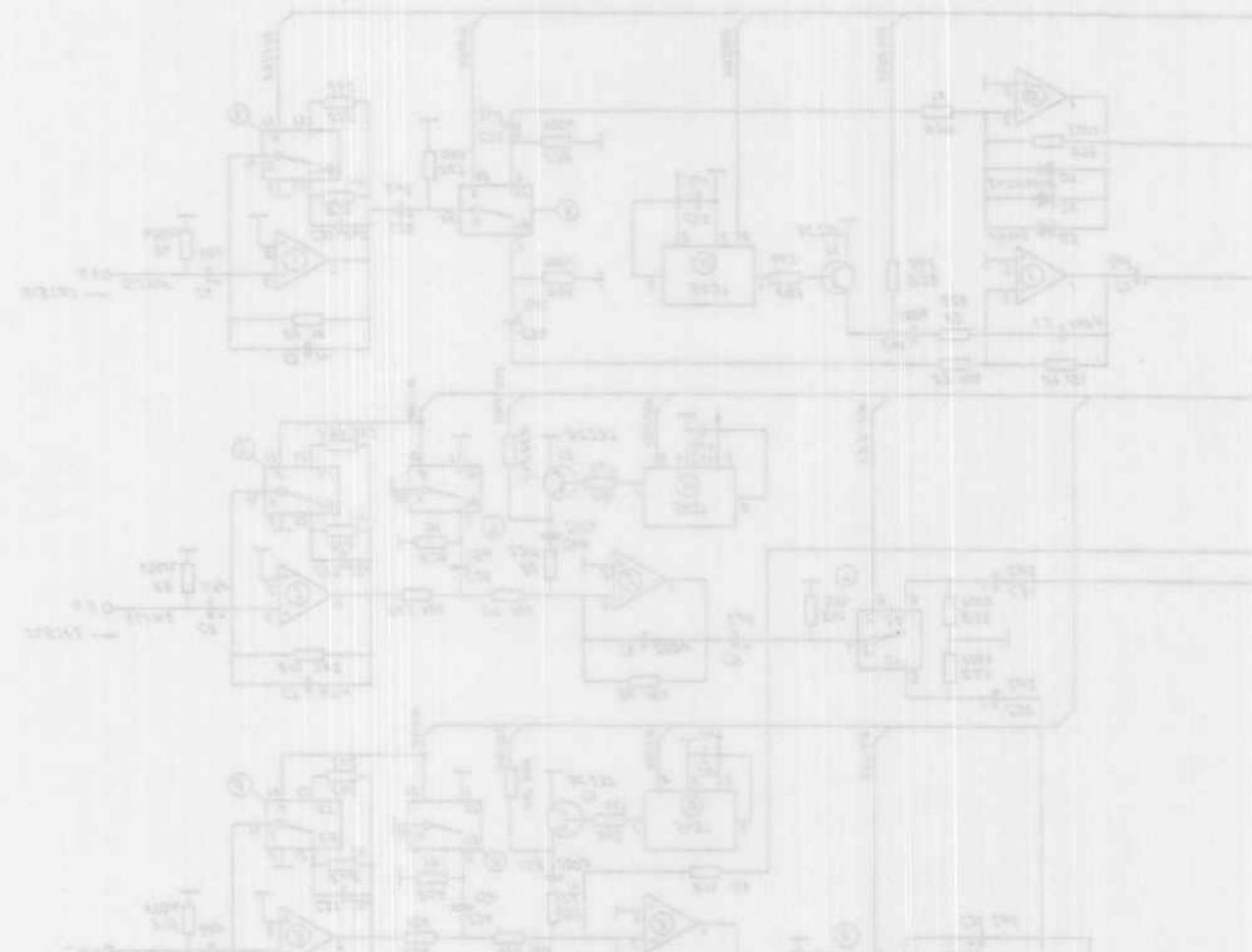


PDI/F40



WERSI IF 40 Nr. 51187





Auf dieser Platine werden die 5 Slave-Kanäle Bright, Mellow, WV1, WV2 und VCF eingesammelt und zu einem Verstärker. Der Mellow-Kanal geht direkt über IC 5 auf die beiden Sammel-QPAMPs (IC 9), nachdem ihm die höheren Frequenzen beigemischt wurden. Amplitudengleichheit mit dem Bright-Kanal, nur mit dem unteren Schmitt-Entweder über einen Verzerrer (IC 15) wird das Signal zum VCF-Baustein geführt. Im letzteren Fall besteht noch die Möglichkeit ein Rauschen (T 1 und IC 10) beizumischen.

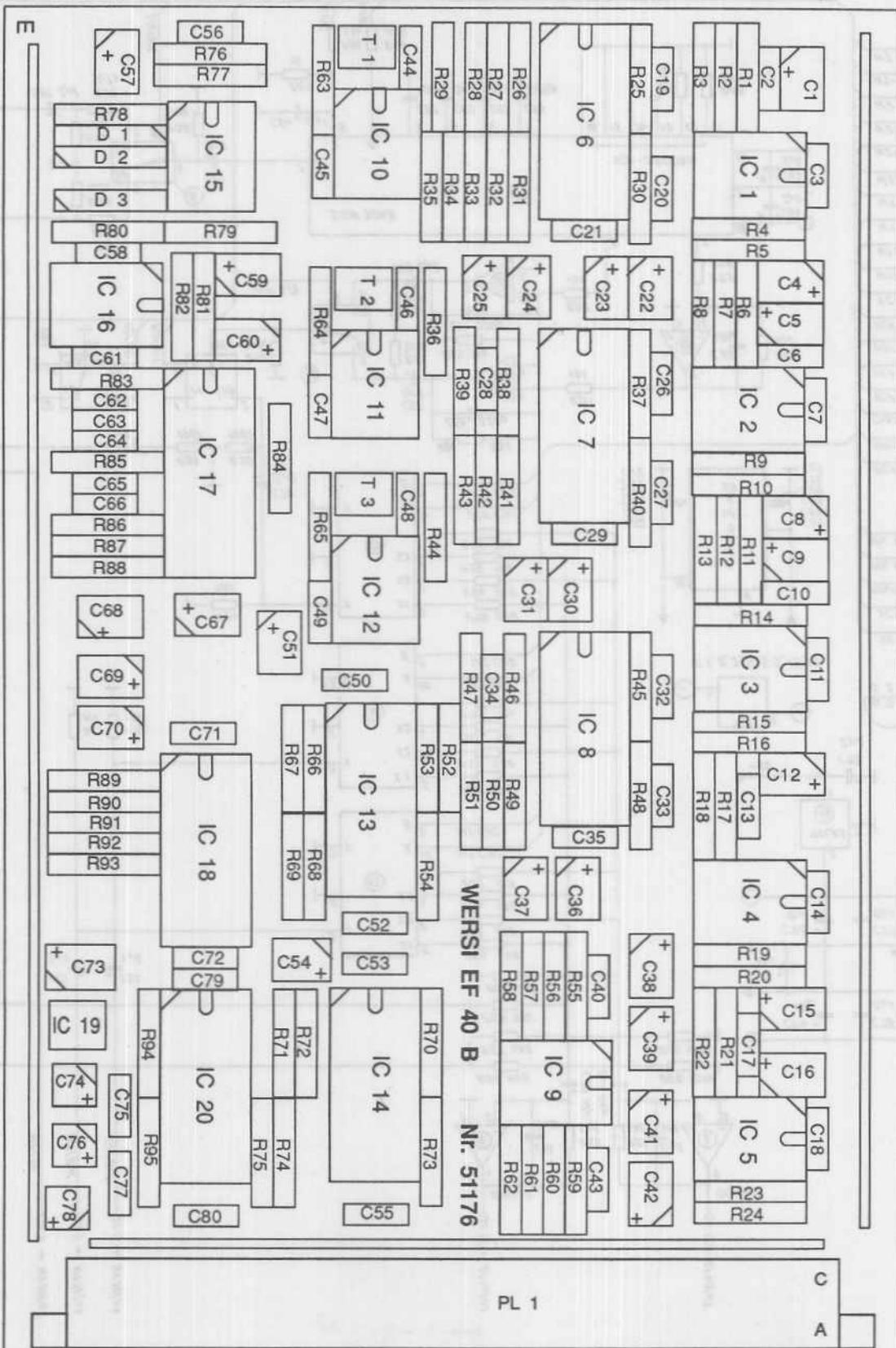
Die Güte und Frequenz des VCF-ICs SSM2045 (IC 17) wird mit den Steuerspannungen VCF/F und VCF/Q eingestellt. Der VCF verzögert über einen 2-Pol und einen 4-Pol Ausgang, welche mit Schalter IC 18 ausgetauscht werden können. Hiermache besteht die Möglichkeit das VCF-Signal auf den den Kanalschalter IC 20, welcher das Signal auf den linken und rechten Oszillatoren verteilen kann, oder auf das VCF-Signal beigemischt werden.

Bei der WV1-Vorstufe kann an dieser Stelle auch noch bestimmen. Beide WV1-Vorstufen kann an die WV-Kanal auf Bright geschaltet werden. Mit T 3 und IC 12 (bzw T 4 und IC 11) kann bei Bedarf ein Rauschen hinzugefügt werden, dessen Hülkurve die Steuerspannung VOLPW 1 bzw VOLPW 2 bestimmen. Durch zwei Umschalter in der Eingangsstufe kann der WV-Kanal auf Bright geschaltet werden. Mit T 3 und IC 12 (bzw T 4 und IC 11) kann bei Bedarf ein Rauschen hinzugefügt werden, dessen Hülkurve die Steuerspannung VOLPW 1 bzw VOLPW 2 bestimmen.

Die beiden Wertspeicher-Vorstufen sind identisch: (Mellow kommt aus der Mitte, Bright mehr von rechts). Die Güte und Frequenz des VCF-ICs SSM2045 (IC 17) wird mit den Steuerspannungen VCF/F und VCF/Q eingestellt. Der VCF verzögert über einen 2-Pol und einen 4-Pol Ausgang, welche mit Schalter IC 18 ausgetauscht werden können. Hiermache besteht die Möglichkeit das VCF-Signal auf den den Kanalschalter IC 20, welcher das Signal auf den linken und rechten Oszillatoren verteilen kann, oder auf das VCF-Signal beigemischt werden.

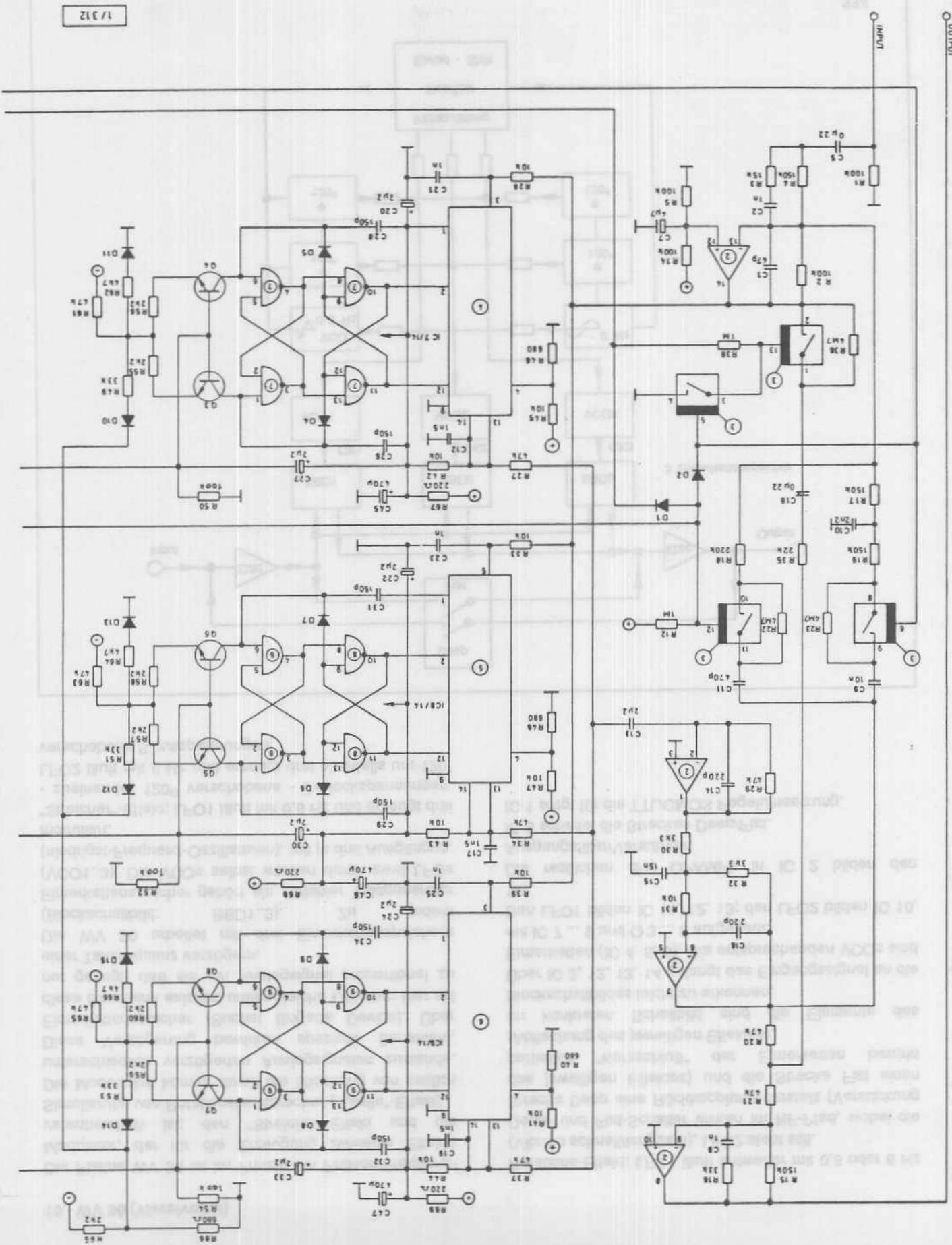
9. EF 40 (Effekte und Routing)

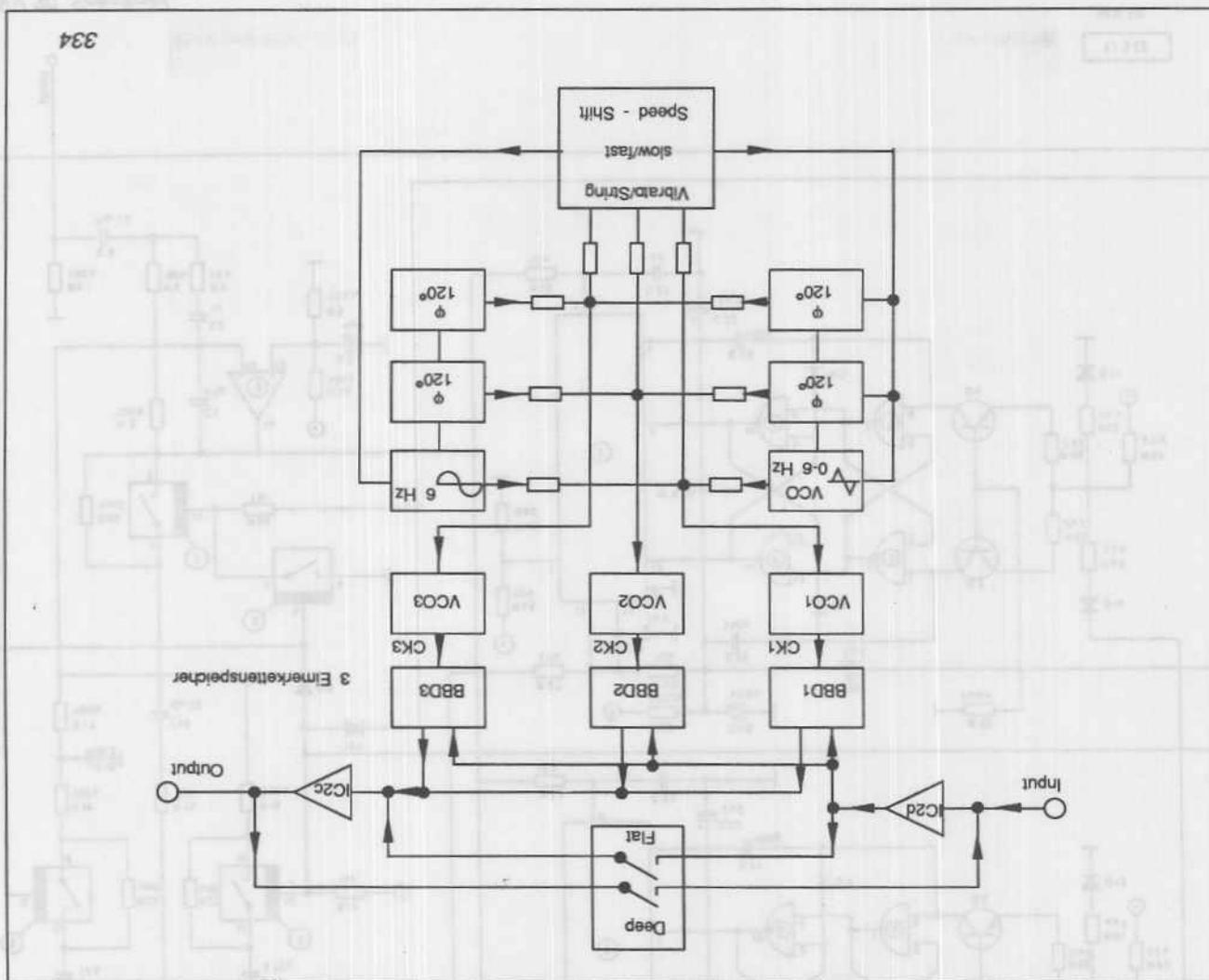
PDEF40



WV30

1/312





Die Platine WV 30 ist im Prinzip ein Phasen/Frequenz-Modulator, der für die Erzeugung zweierlei Effekte verantwortlich ist; den „Streichher“-Effekt und die „Rotations-Effekt“. WV 30 ist im Prinzip ein Phasen/Frequenz-Modulator (Vibrator Schaltung), LFO2 steht still. Deep- und Flat-Schalter wirken im NF-Pfad, wobei die Strecke Deep eine Rückkopplung darstellt (Verstärkung des jeweiligen Effektes) und die Strecke Flat einen parallelien „Kurzschluss“ der Elementen bewirkt (Abflachung des jeweiligen Effektes).

Um konkretieren Schaltbild sind die Elemente des Blockschaltbildes leicht zu erkennen.

Über IC 2, 12, 13, 14 gelangt das Eingangssignal an die Elementen (IC 4, 5, 6). Die entsprechenden VCOs sind über IC 10, 11, 12, 13, 14 mit Q 3 ... 8 aufgebaut. Zudem besteht das Taktgeneratormodul aus drei OPAMPS in IC 2 bilden den AusgangsfILTER/Vertsteller.

IC 3 schaltet die Stufen Deep/Flat.

IC 1 sorgt für die TTL/CMOS Pegelumsetzung.

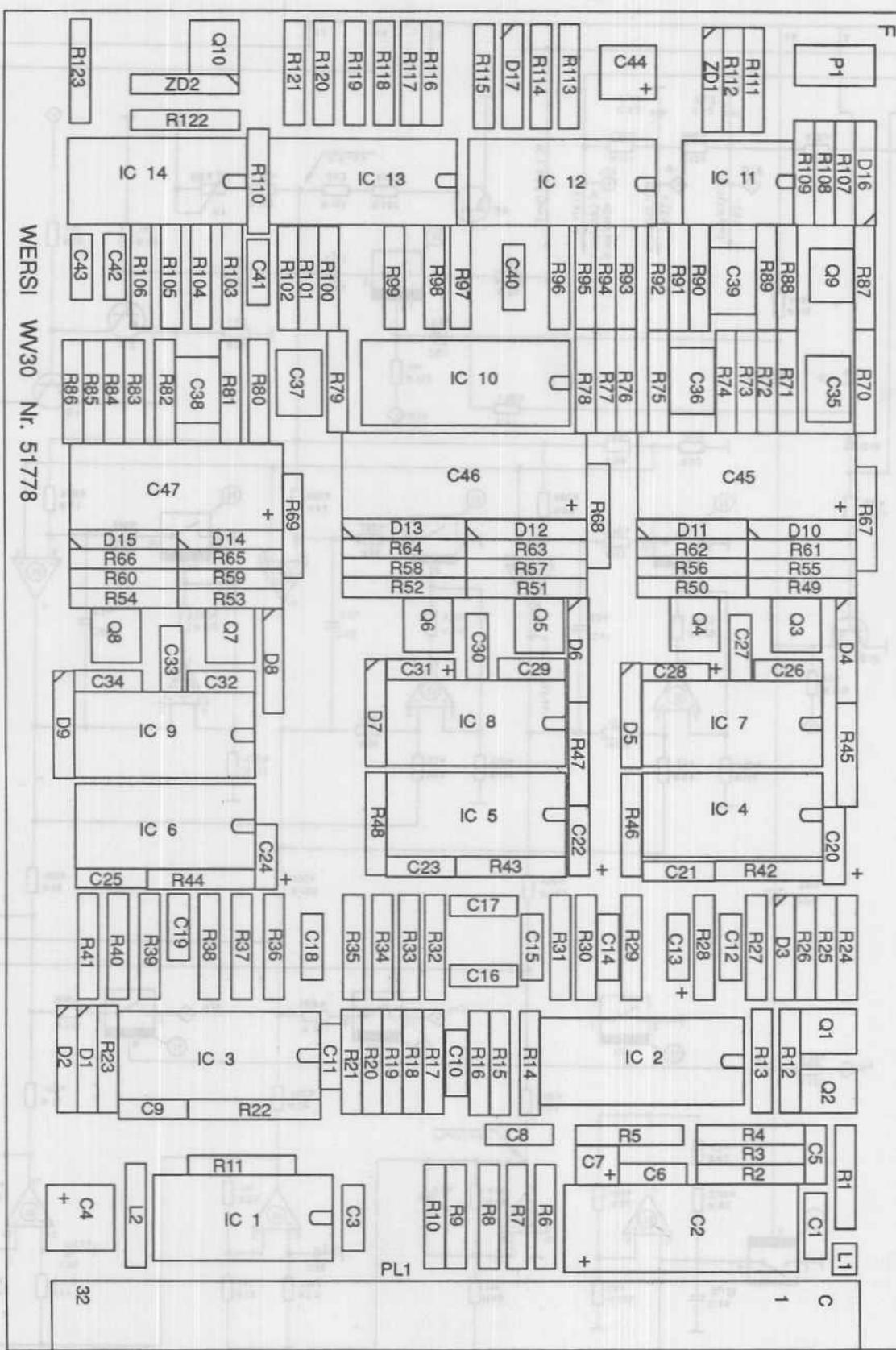
„Streichher“-Effekt: LFO1 laut mit 0,6 Hz und erzeugt drei ebenfalls um 120°ずれ込んだ LFO1 laut mit 6 Hz und erzeugt drei Spannungen. Einmarkettenspeicher (BD1...3), die VCOs selbst werden durch zwei LFOs (VCO1...3). Die VCOs gehorchen einem variablen Taktfrequenzgenerator (BD1...3). Zu jedem Blockschaltbild: BD1...3). Einmarkettenspeicher gehorchen einem variablen Taktfrequenzgenerator (BD1...3). Die VCOs selbst werden durch zwei LFOs (VCO1...3). Die VCOs sind moduliert.

LFO2 laut mit 6 Hz und erzeugt drei Spannungen um 120°.

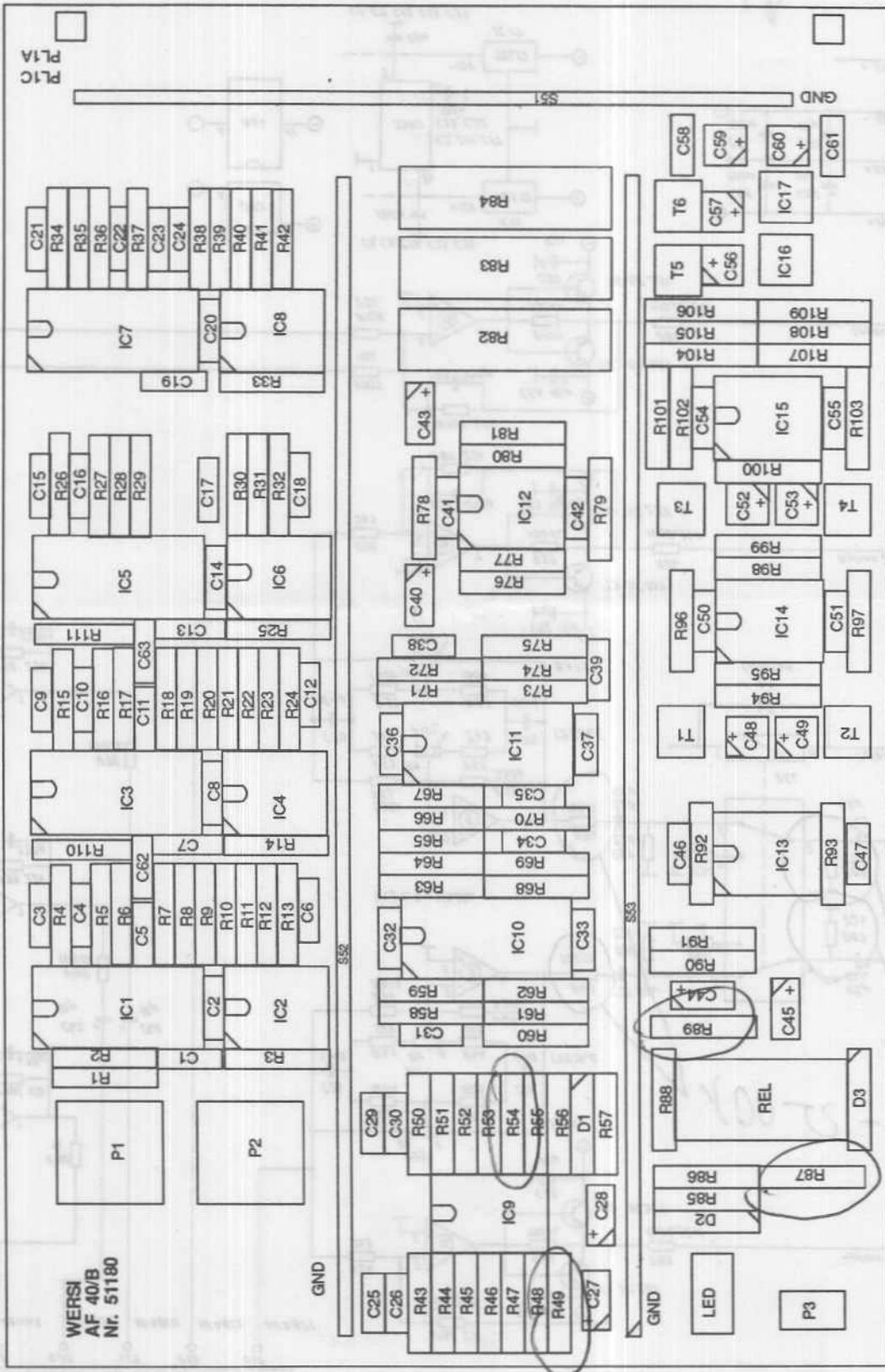
„Dreieckspeicher“-Effekt: LFO2 laut mit 0,6 Hz und erzeugt drei Spannungen um 120°.

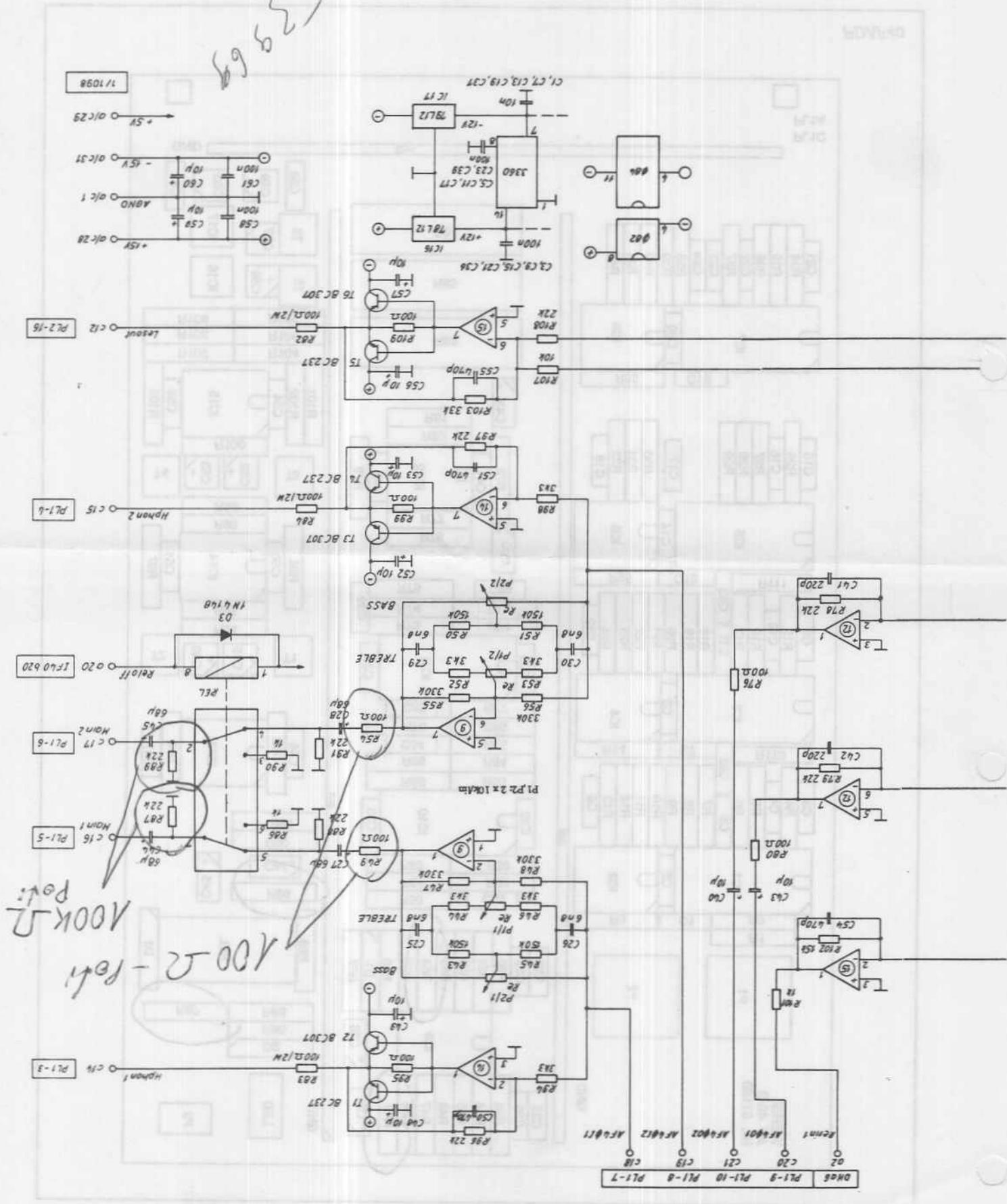
verschobene Sinusspannungen.

PDWV30

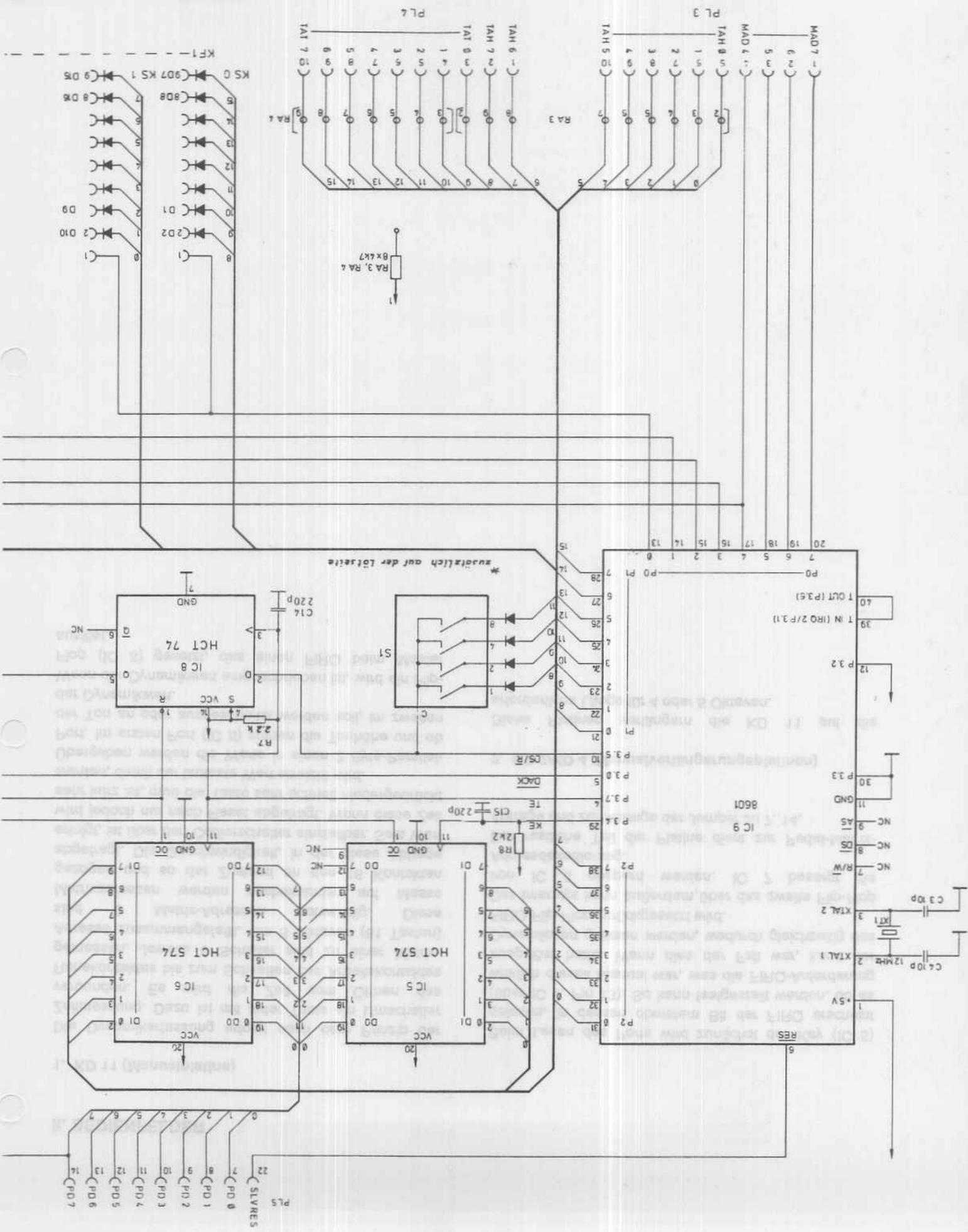


PDAF40





21796a



1. KD 11 (Manualplatine)

Bei der Dynamikplatine wird ein Port nach dem Prinzip der Zeitmessung. Dazu ist mit jeder Taste ein Umschalter verbunden. Es wird die Zeit vom Offnen des Ruhkontaktes bis zum Schließen des Arbeitskontakte ausgenutzt. Wenn dies der Fall war, was die FIRQ-Anforderung wirklich dieses Manual war, kann die FIRQ-Flop zurückgesetzt werden, wodurch gleichzeitig das Dynamikwert gelöscht wurde. Wenn dies der Fall war, kann der Interrupt kann außerdem über das zweite Flip-Flop von IC 8 gespart werden. IC 7 besorgt die Adressdekodierung.

Der restliche Teil der Platine dient zur Pedal-Matrix-Abfrage und zur Abfrage der Jumper auf T.14.

2. KD 2/KD 4 (Manuavlerlängenregelsplatine)

Diese Platine verlängert die KD 11 auf die erforderliche Länge für 4 oder 5 Octaven.

Die Dynamikfassung erfordert nach dem Prinzip der Zeitmessung. Dazu ist mit jeder Taste ein Umschalter verbunden. Es wird die Zeit vom Offnen des Ruhkontaktes bis zum Schließen des Arbeitskontakte ausgenutzt. Wenn dies der Fall war, was die FIRQ-Anforderung wirklich dieses Manual war, kann die FIRQ-Flop zurückgesetzt werden, wodurch gleichzeitig das Dynamikwert gelöscht wurde. Wenn dies der Fall war, kann der Interrupt kann außerdem über das zweite Flip-Flop (IC 8) gesetzt, das einen FIRQ beim Master auslost.

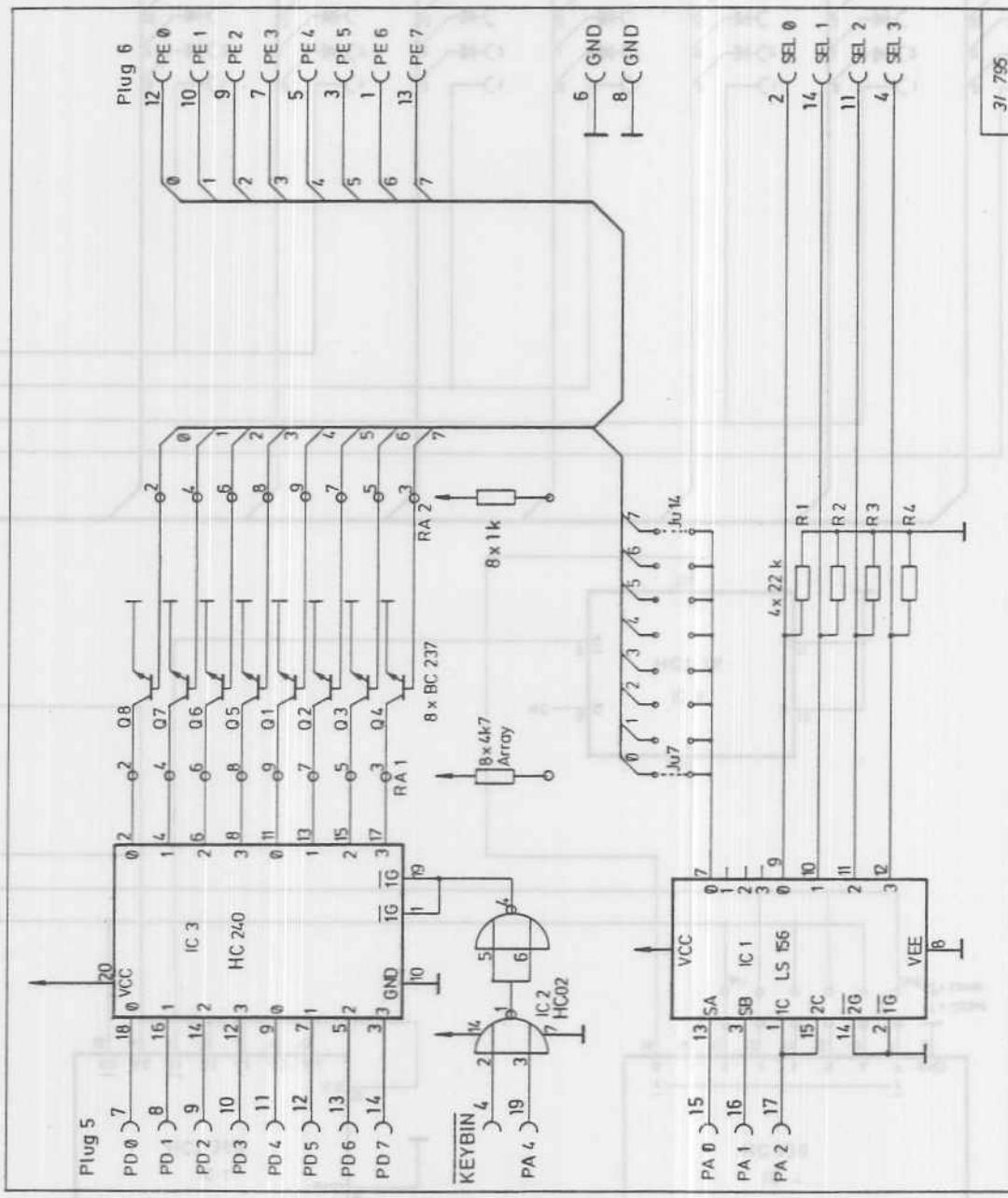
Wenn der Dynamikwert eingeschrieben ist, wird ein Flip-Flop (IC 5) gestellt, das einen Port (IC 5) steuert die Tonhöhe und ob der Ton an oder ausgeschaltet werden soll, im Zwischenzeitraum werden die Werte in einen 2 Byte-Parallelport. Im ersten Port (IC 5) steht die Tonhöhe und ob der Dynamikwert.

Übergeben werden die Werte in einen 2 Byte-Parallelport, um ersten Port (IC 5) steuert die Tonhöhe und ob der Ton an oder ausgeschaltet werden soll, im Zwischenzeitraum werden, damit der lauteste Wert erreicht wird.

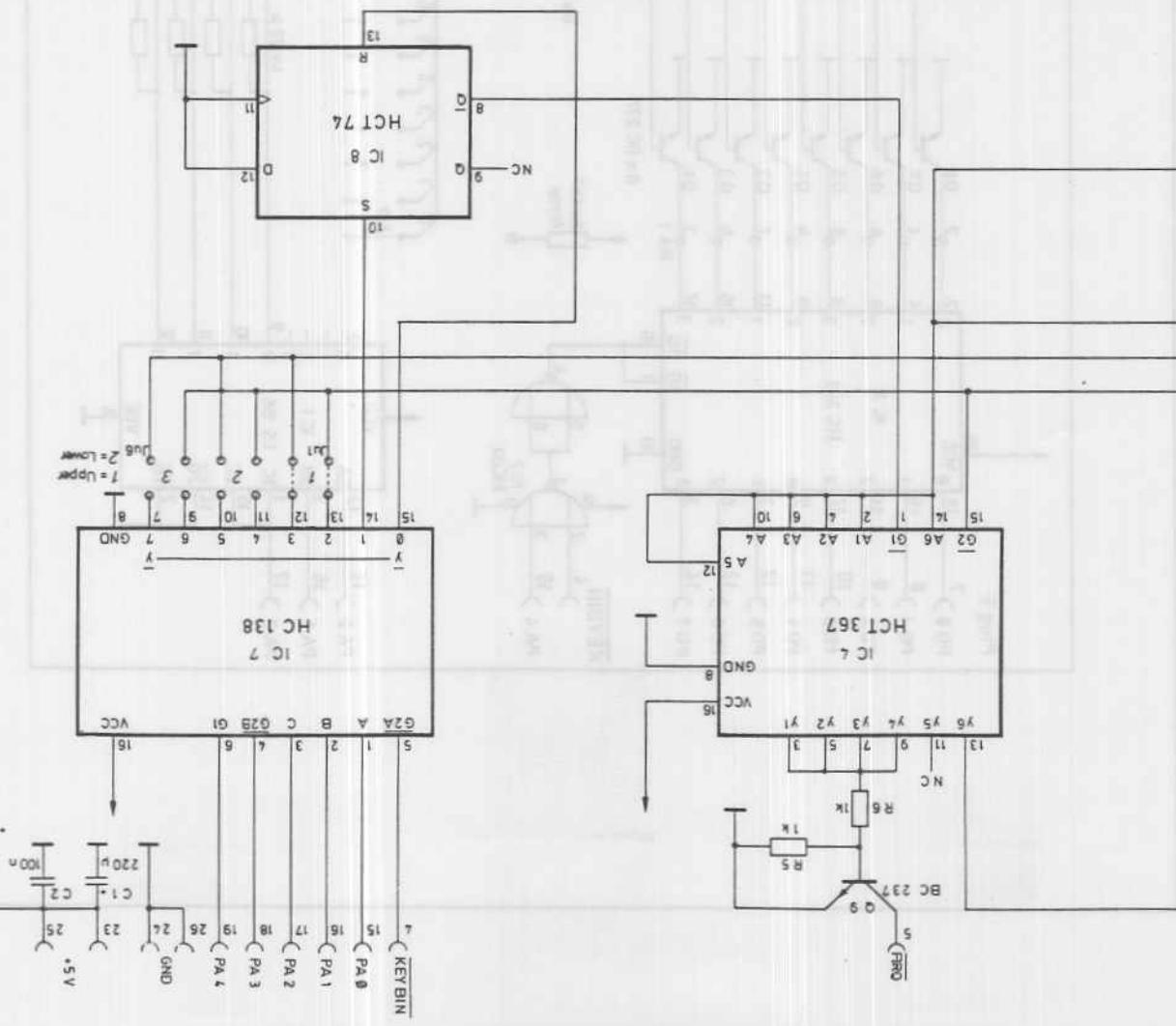
Übergeben werden die Werte in einen 2 Byte-Parallelport, um ersten Port (IC 5) steuert die Tonhöhe und ob der Ton an oder ausgeschaltet werden soll, im Zwischenzeitraum werden, damit der lauteste Wert erreicht wird.

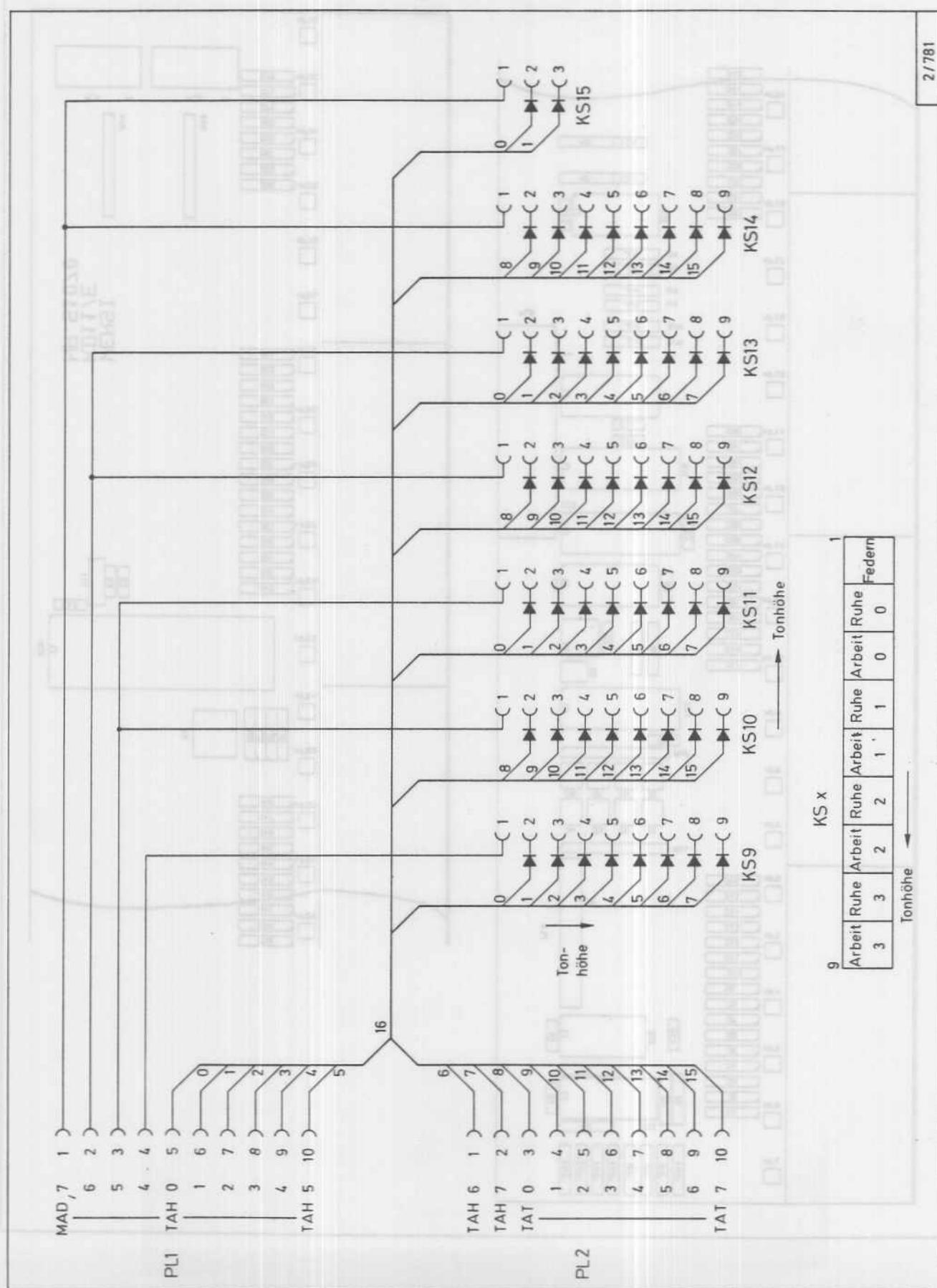
Übergeben werden die Werte in einen 2 Byte-Parallelport, um ersten Port (IC 5) steuert die Tonhöhe und ob der Ton an oder ausgeschaltet werden soll, im Zwischenzeitraum werden, damit der lauteste Wert erreicht wird.

II. BEDEINENFELDER

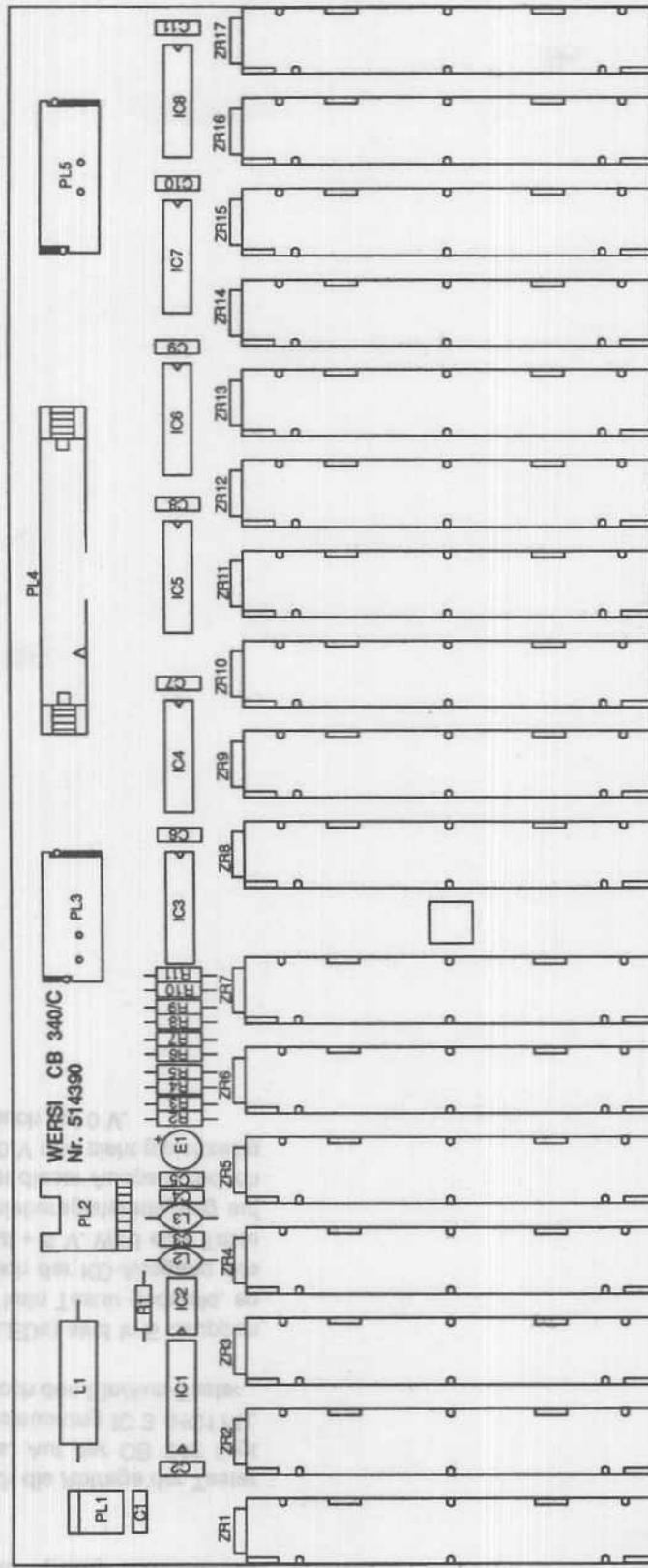


21796 b

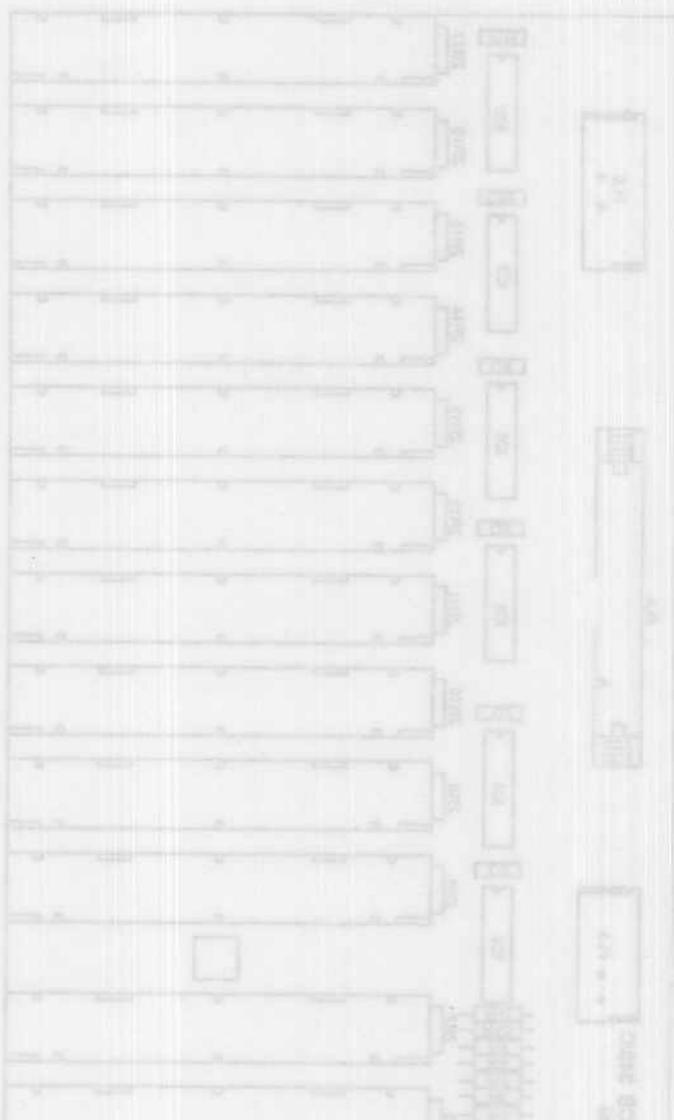




PDCB340



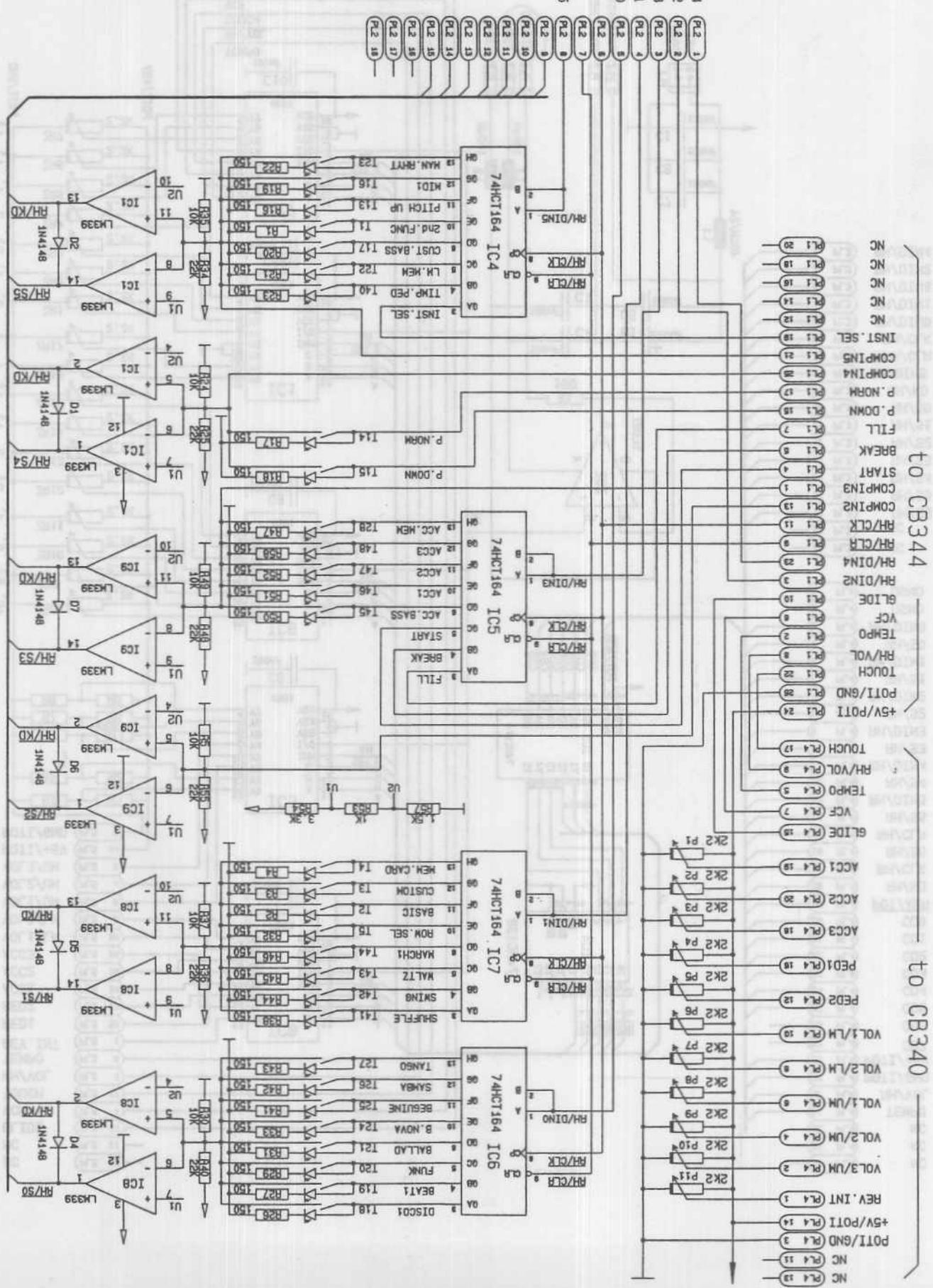
00000009



Die Taster (und dazugehörige LEDs) sind in 5 Gruppen zu je 24 Taster angeordnet. Ist kein Taster gedrückt, so sind sowohl der SENSE- als auch der KD-Ausgang des jeweiligen Komparators auf + 5 V. Wird eine Taste betätigt, dann zugehöriger Schieberegisterausgang auf 0 V liegen, so geht KD auf 0 V. Ist dieser Ausgang jedoch auf + 5 V, so geht SENSE auf 0 V und zieht gleichzeitig über die Diode die KD-Leitung auch auf 0 V.

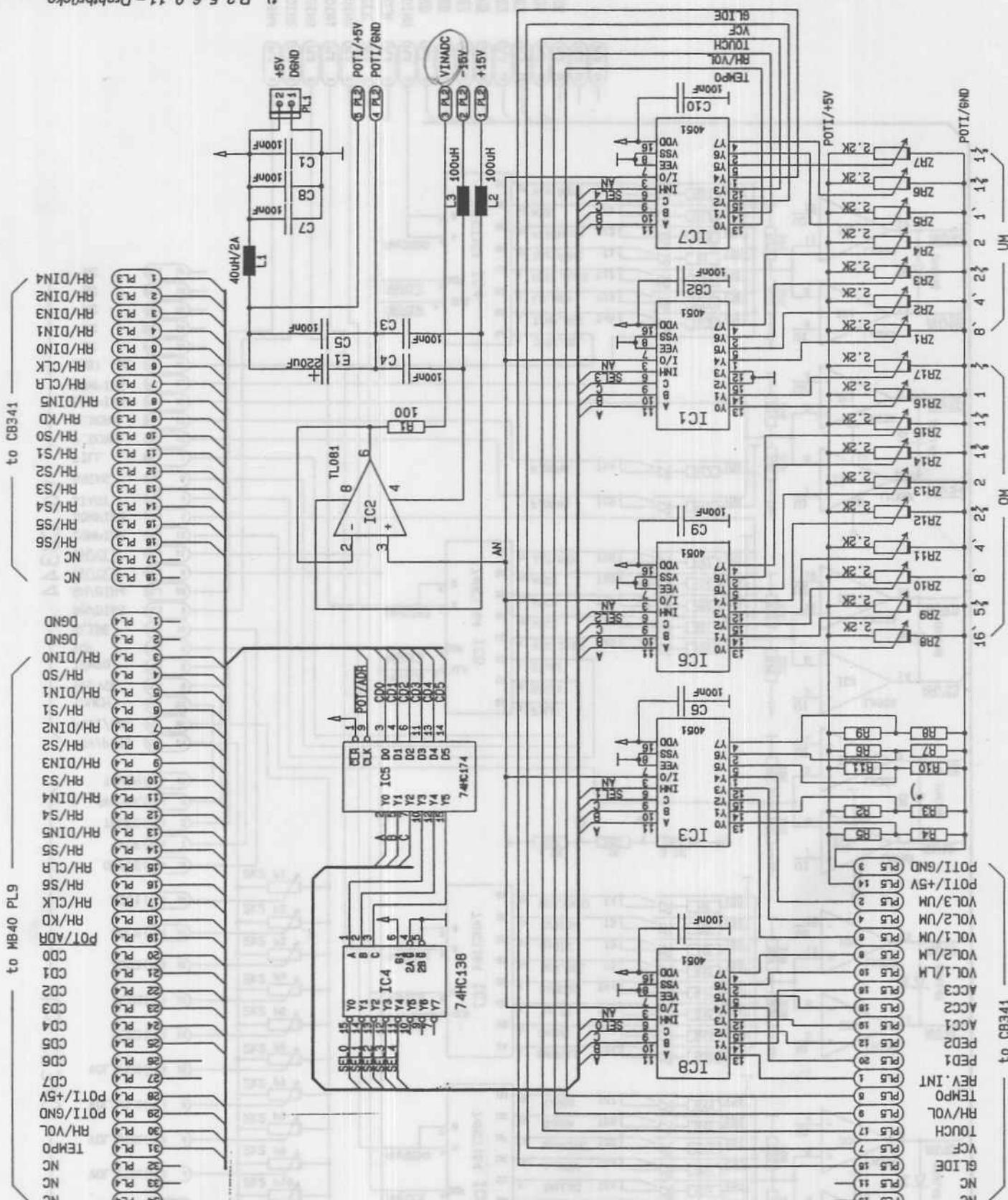
Auf diesen Platinen befinden sich die Abfrage der Taster und die Ansteuerung der LEDs. Auf der CB 342 liegt noch das LCD-Display samt Ansteuerung IC 3 (HC174), und auf der CB 343 finden wir noch den Ein/Aus-Taster.

3. CB 341, CB 342, CB 343 (Hauptbedienfelder links, Mitte, rechts)

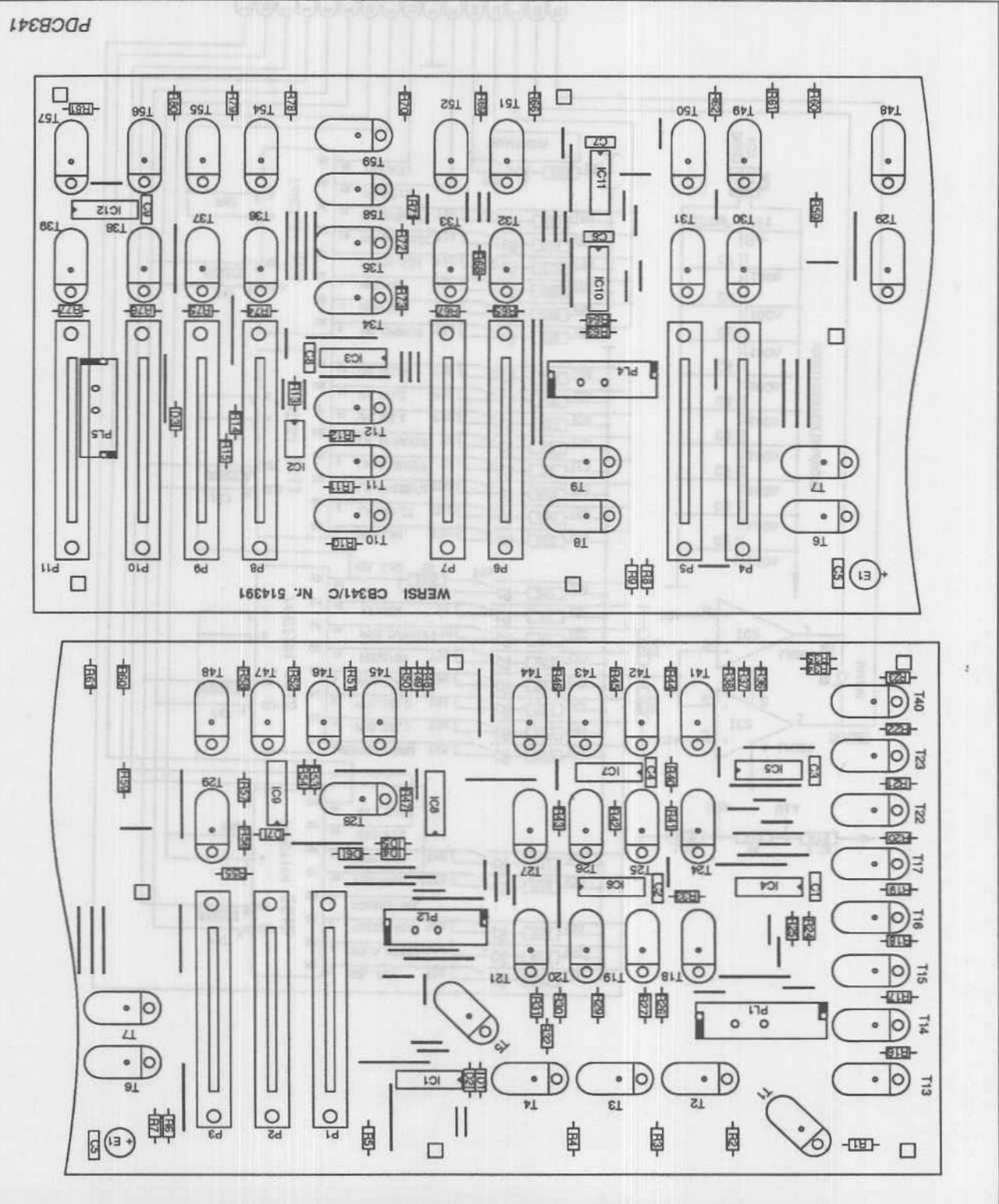


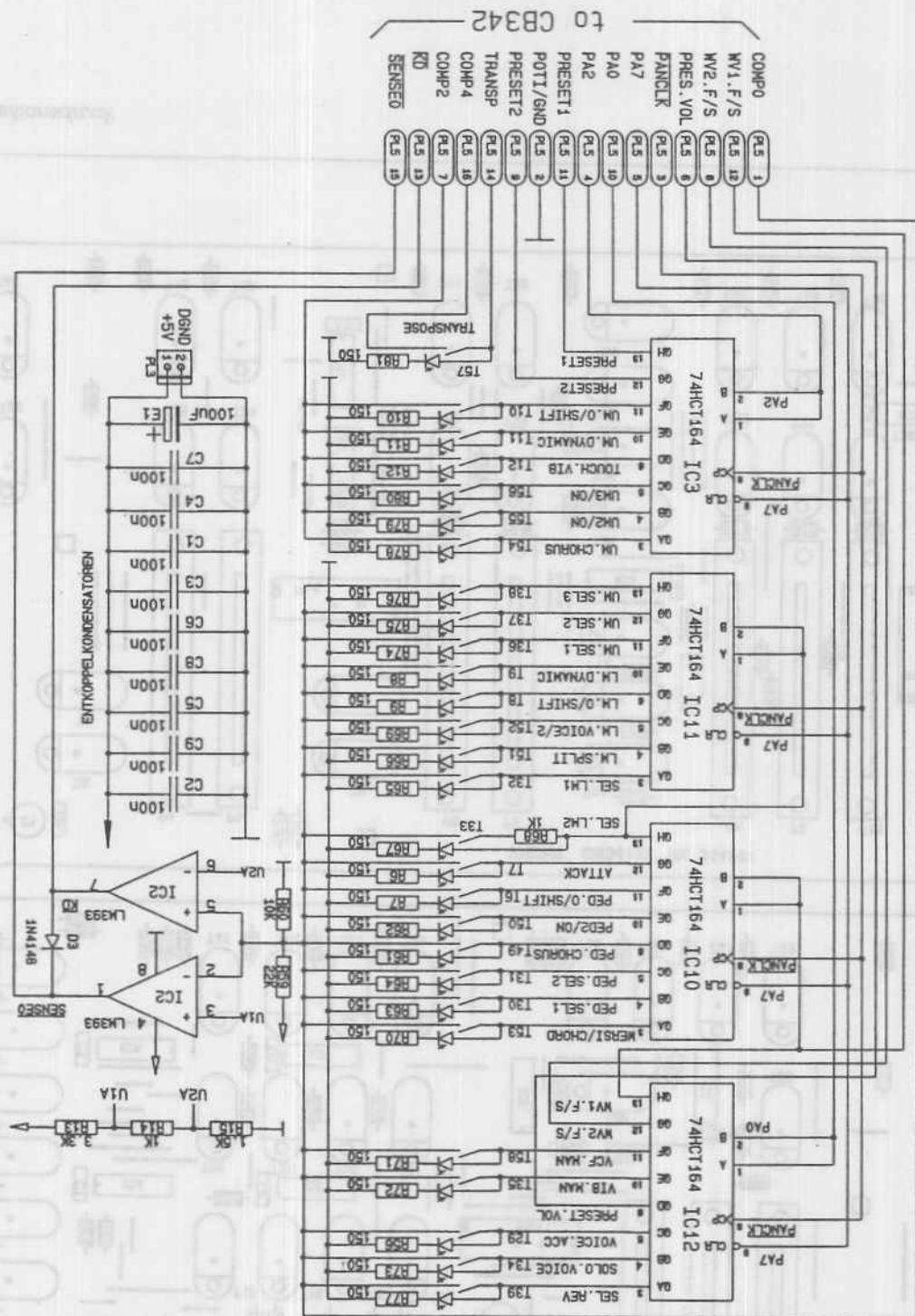
CB 340, Schaltbild

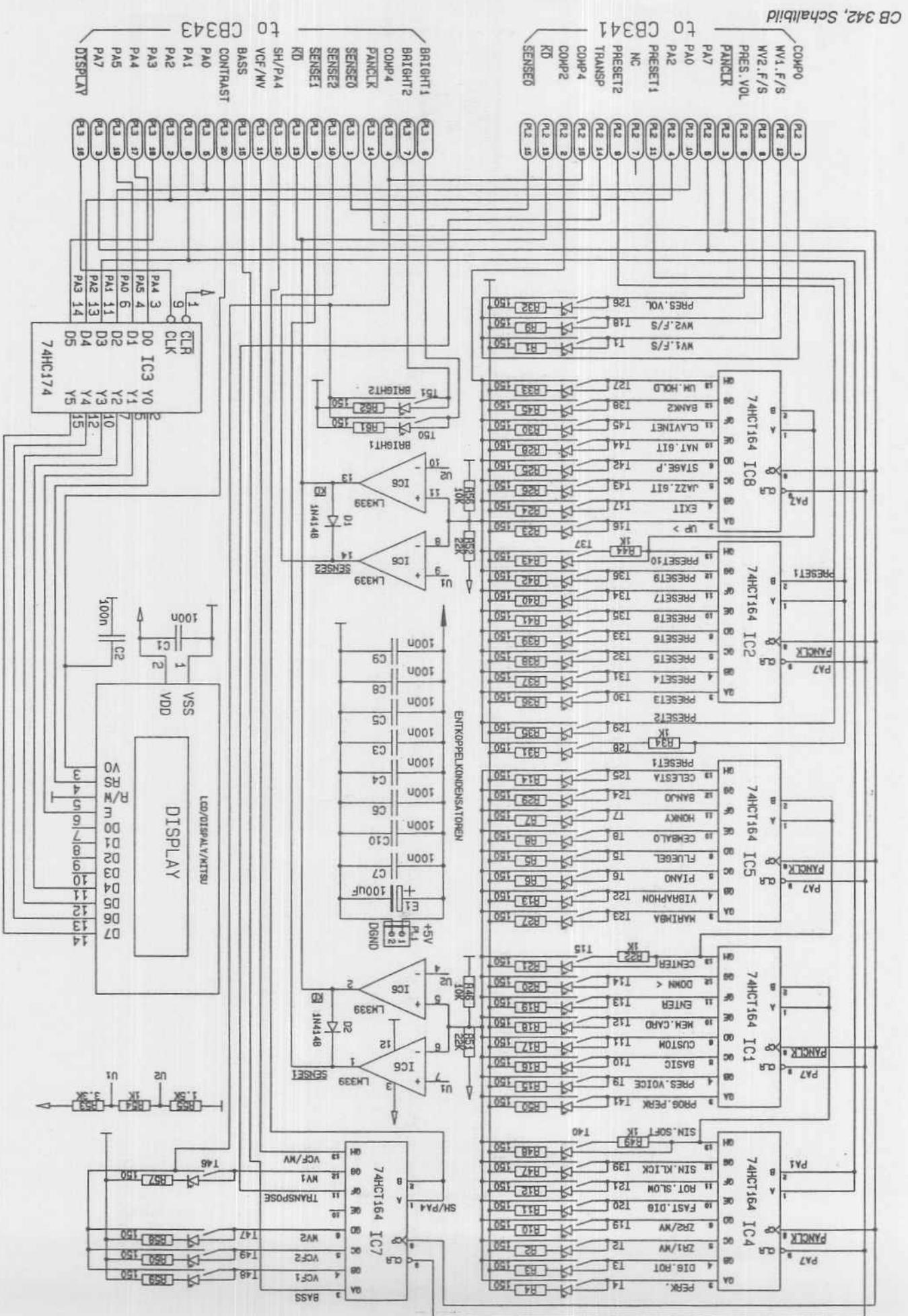
R 3, 4, 7, 8, 10 = Entfallen
R 2, 5, 6, 9, 11 = Drahtbrücke

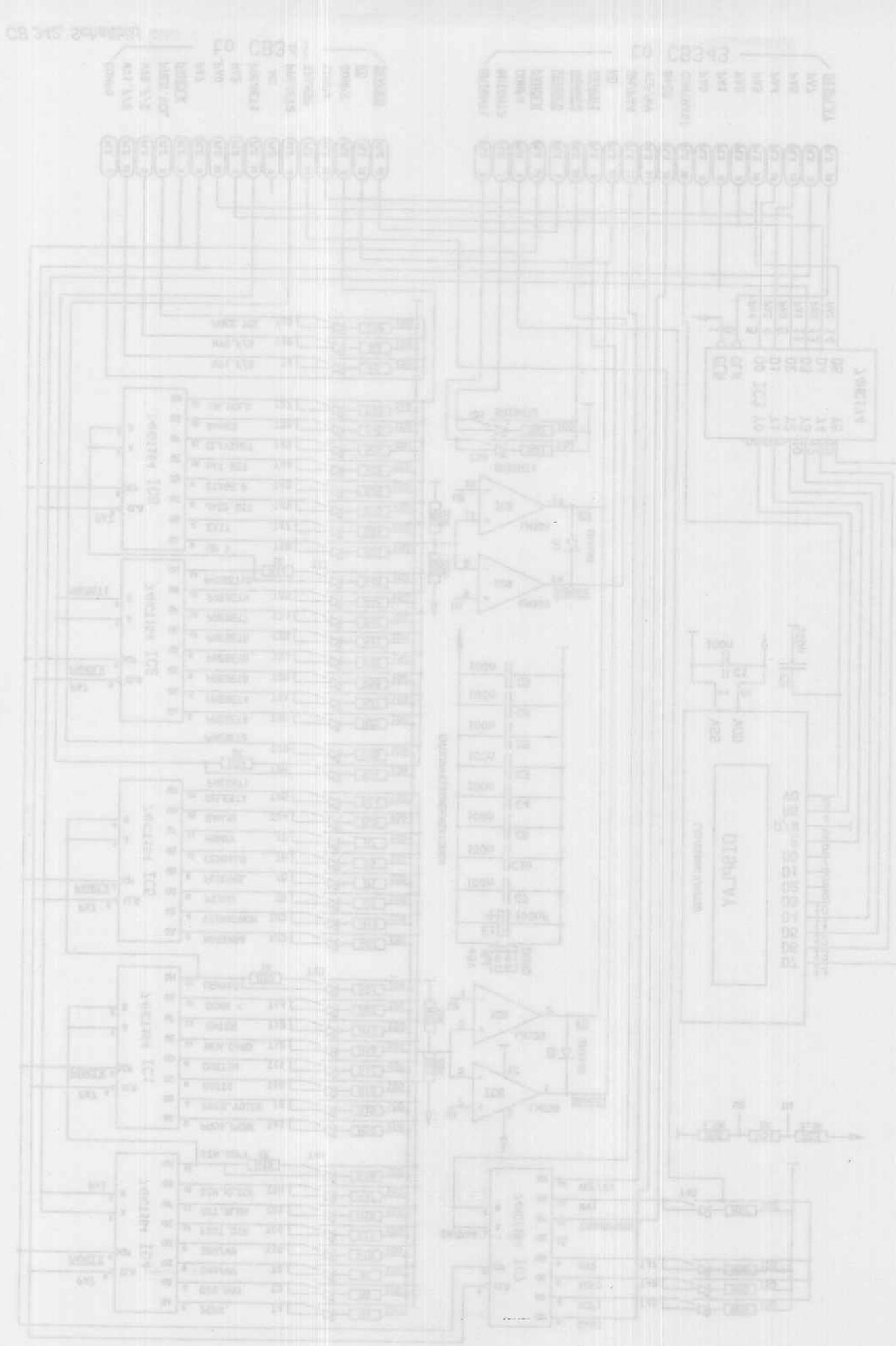


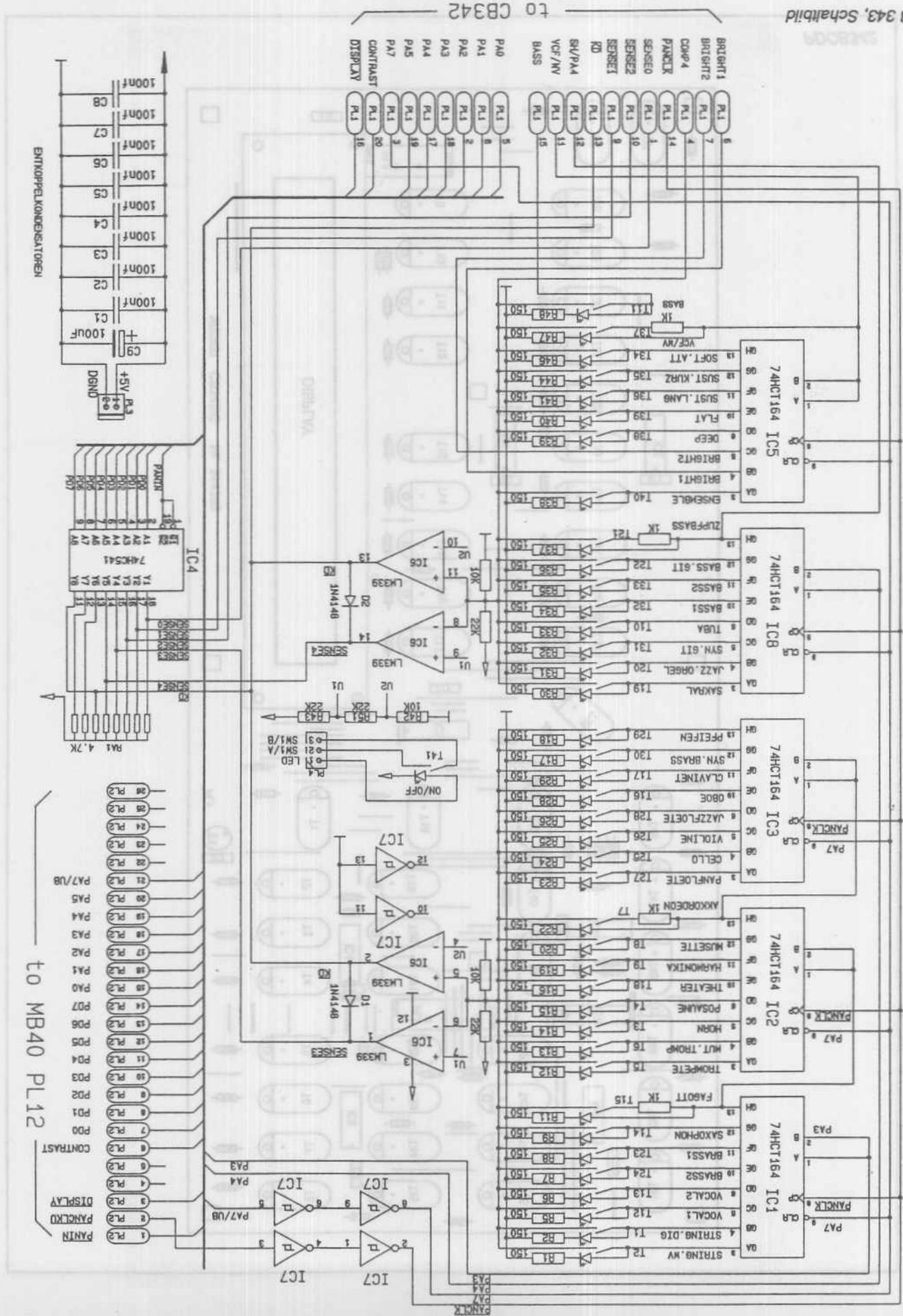
CB 341, Positionsdruck



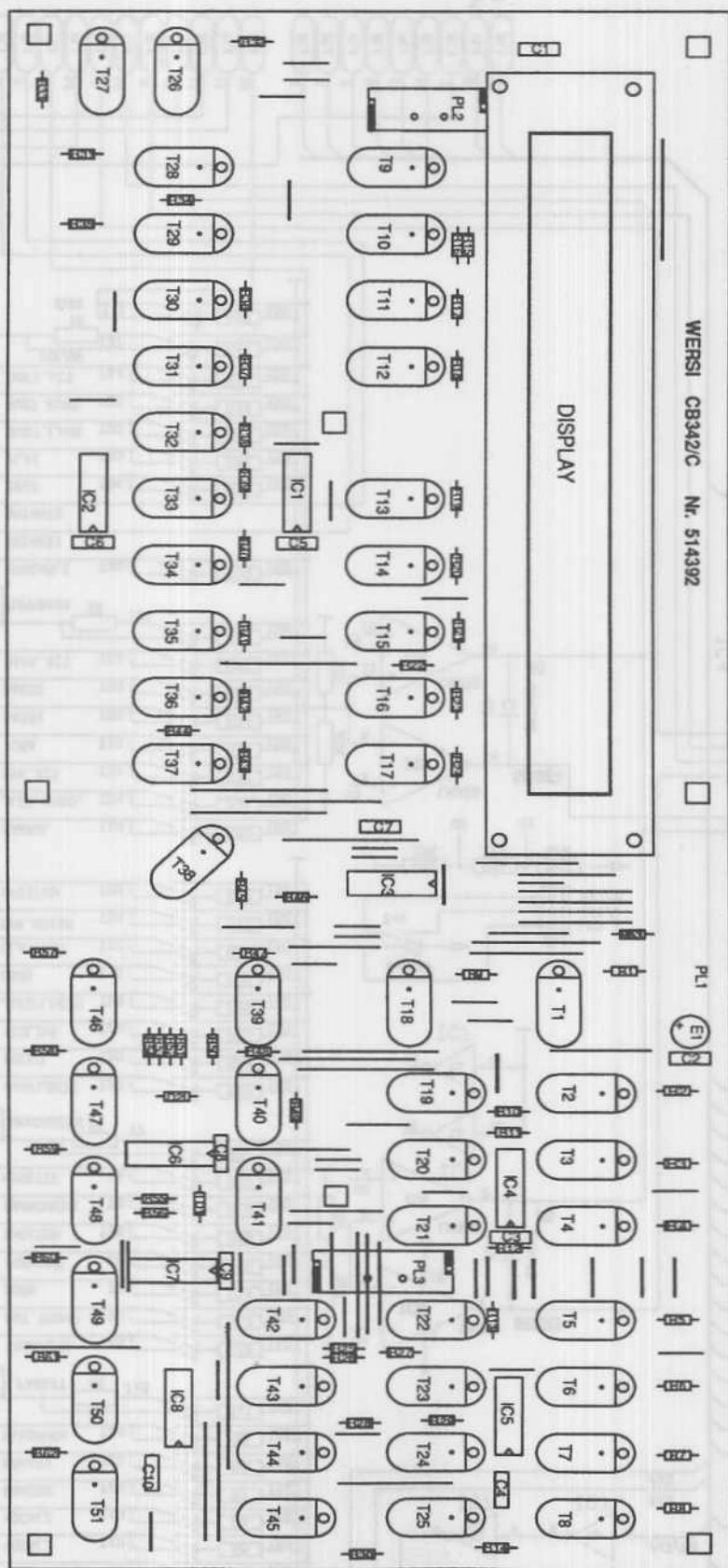


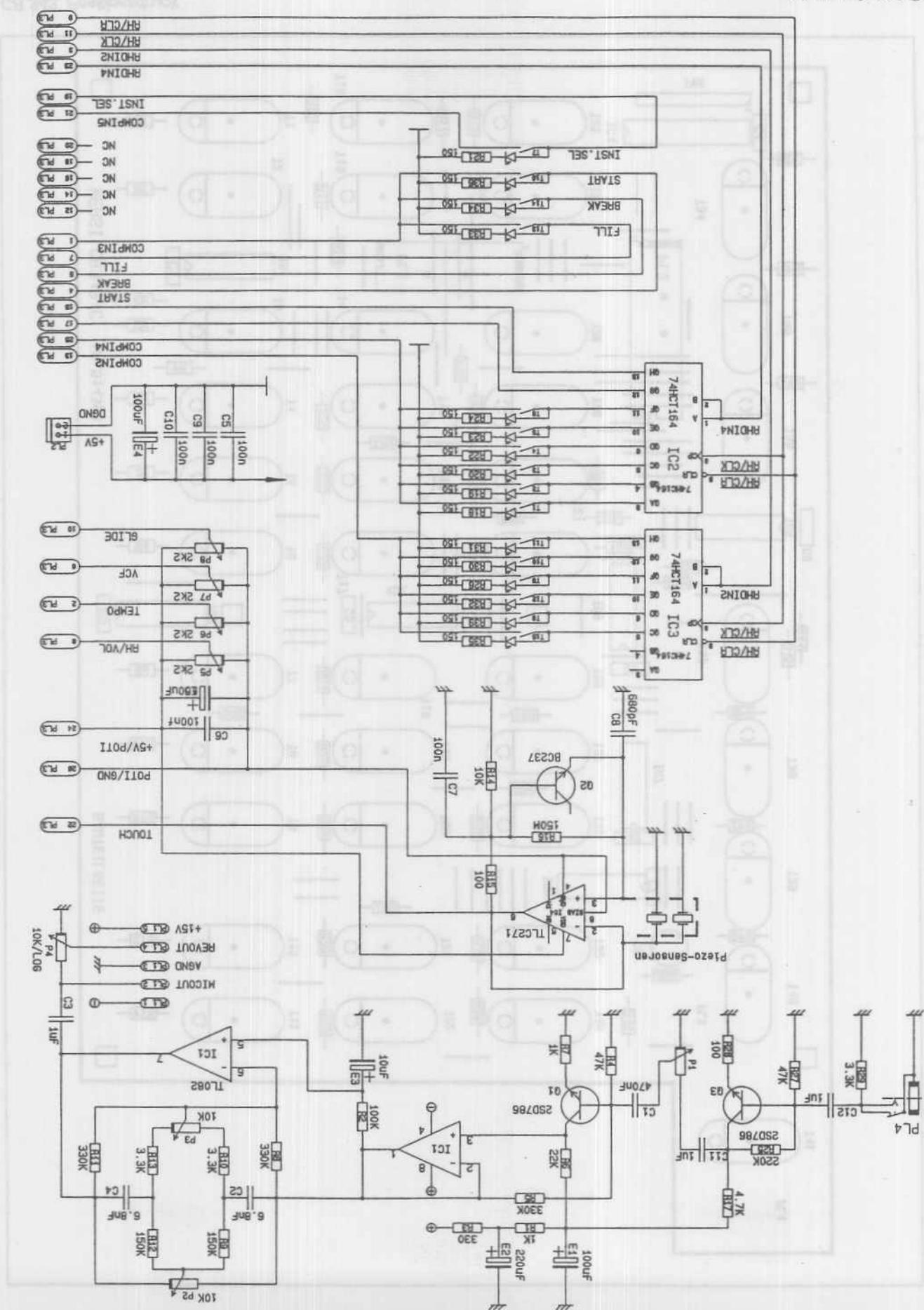


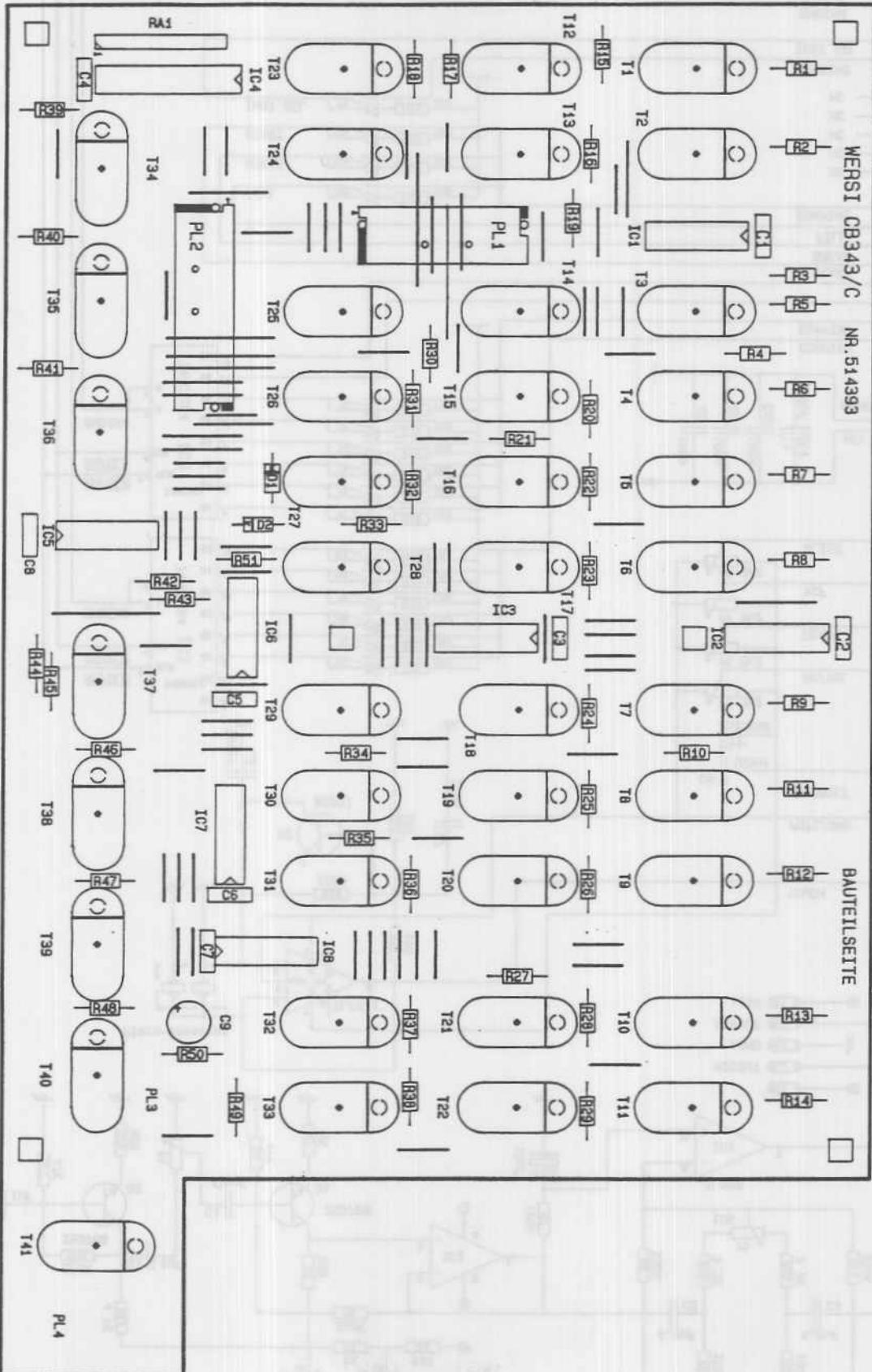




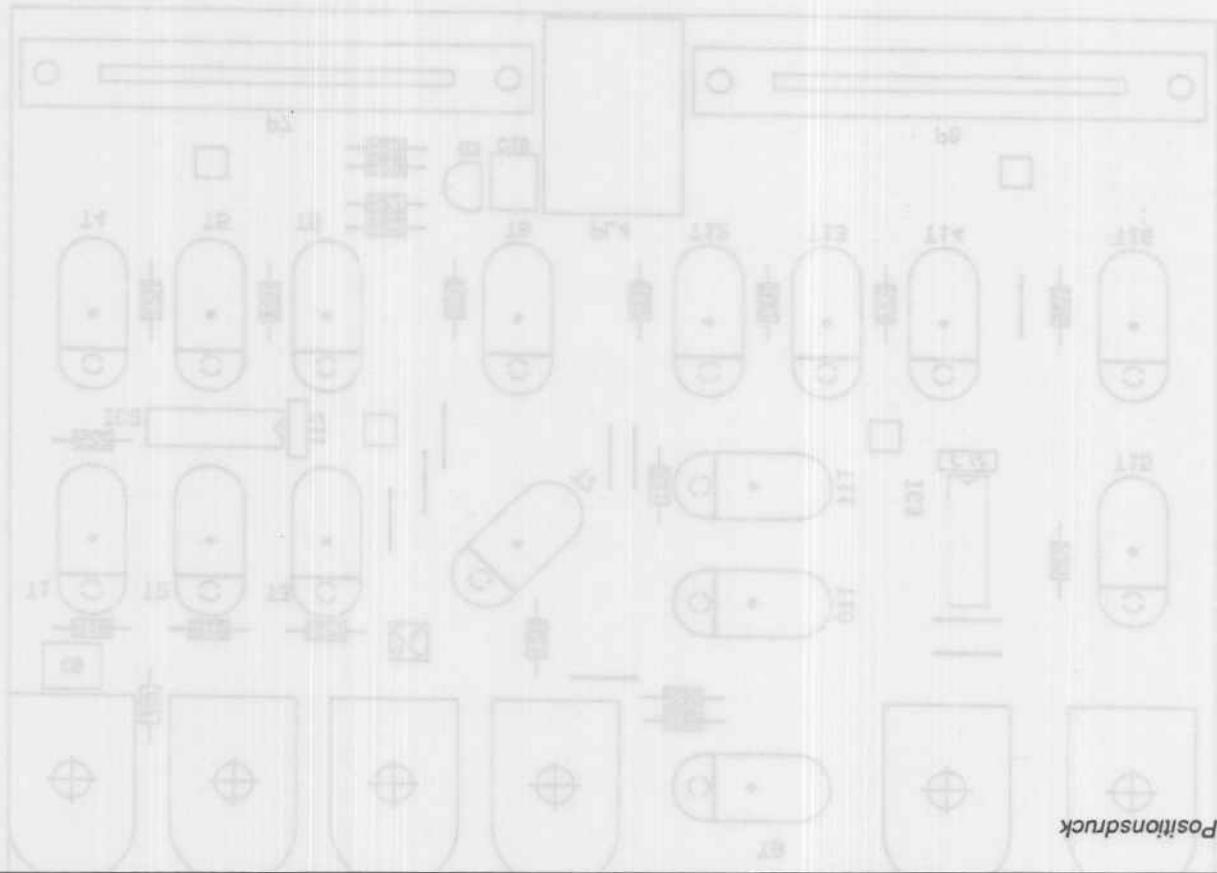
PDCB342



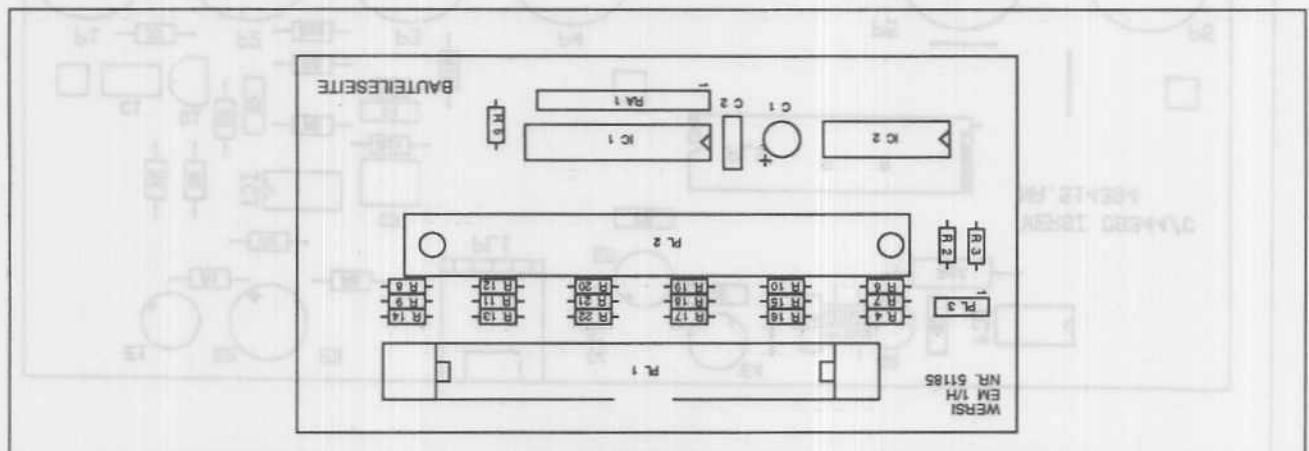




Rohrleitungsschema, Seite 50

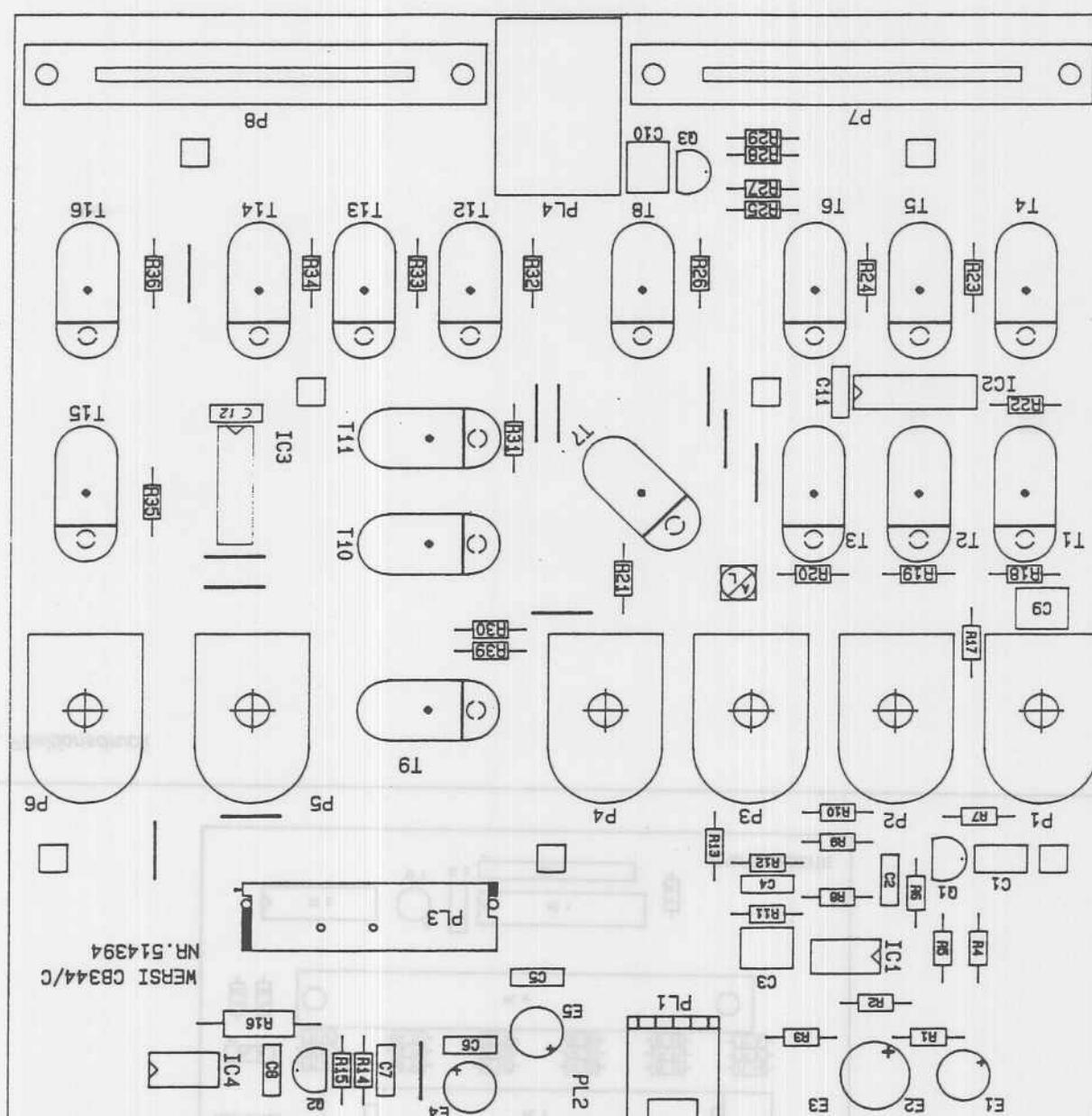


EM 1, Positionssteuerung



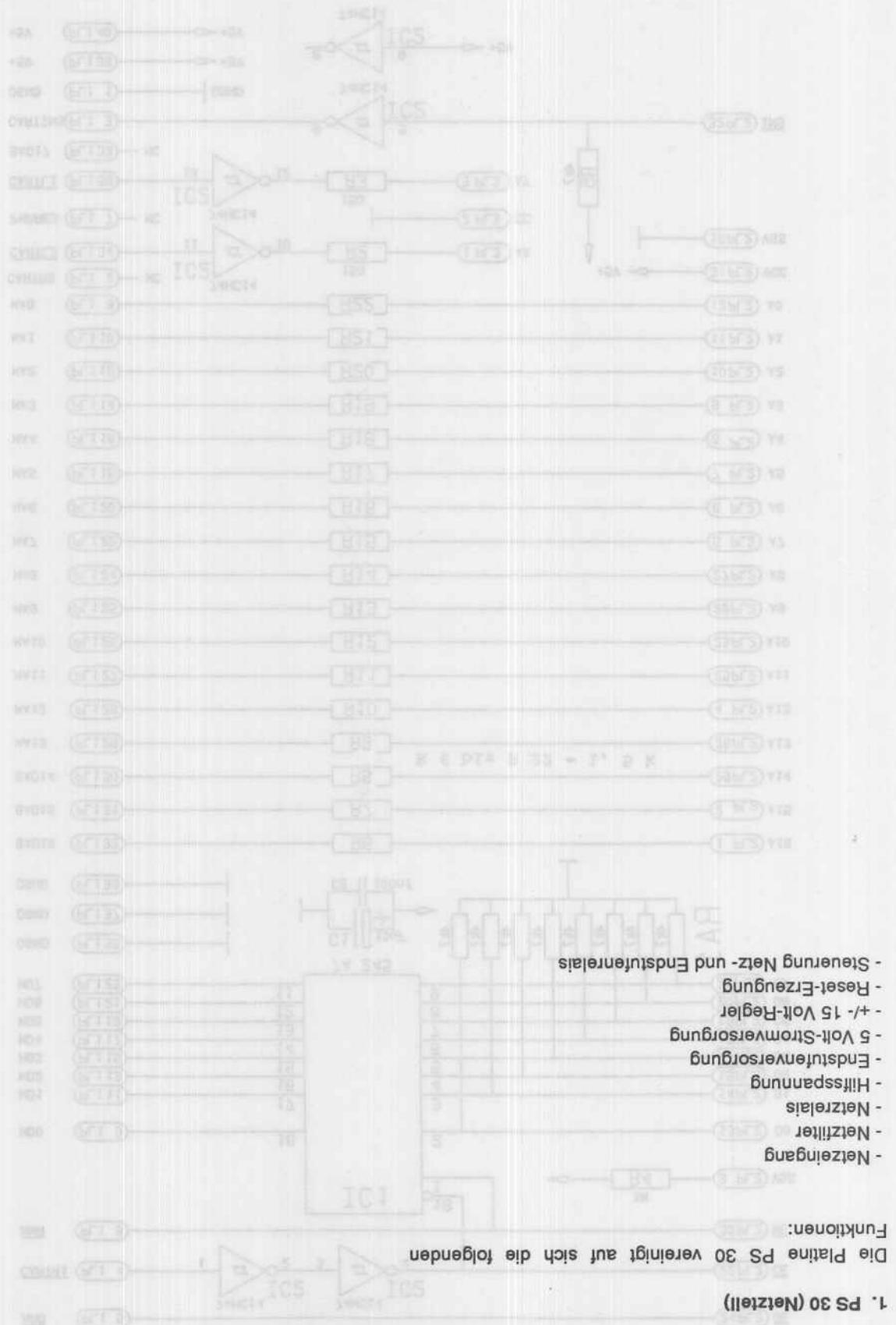
Diese Platine dient als Schnittstelle zur externen Memory-Card. Der Datenbusstreiber (IC 1, HC 245) schaltet die Daten der Memory-Card auf den Master-Datenbus sowie ein Zugriff auf sie ermögigt.

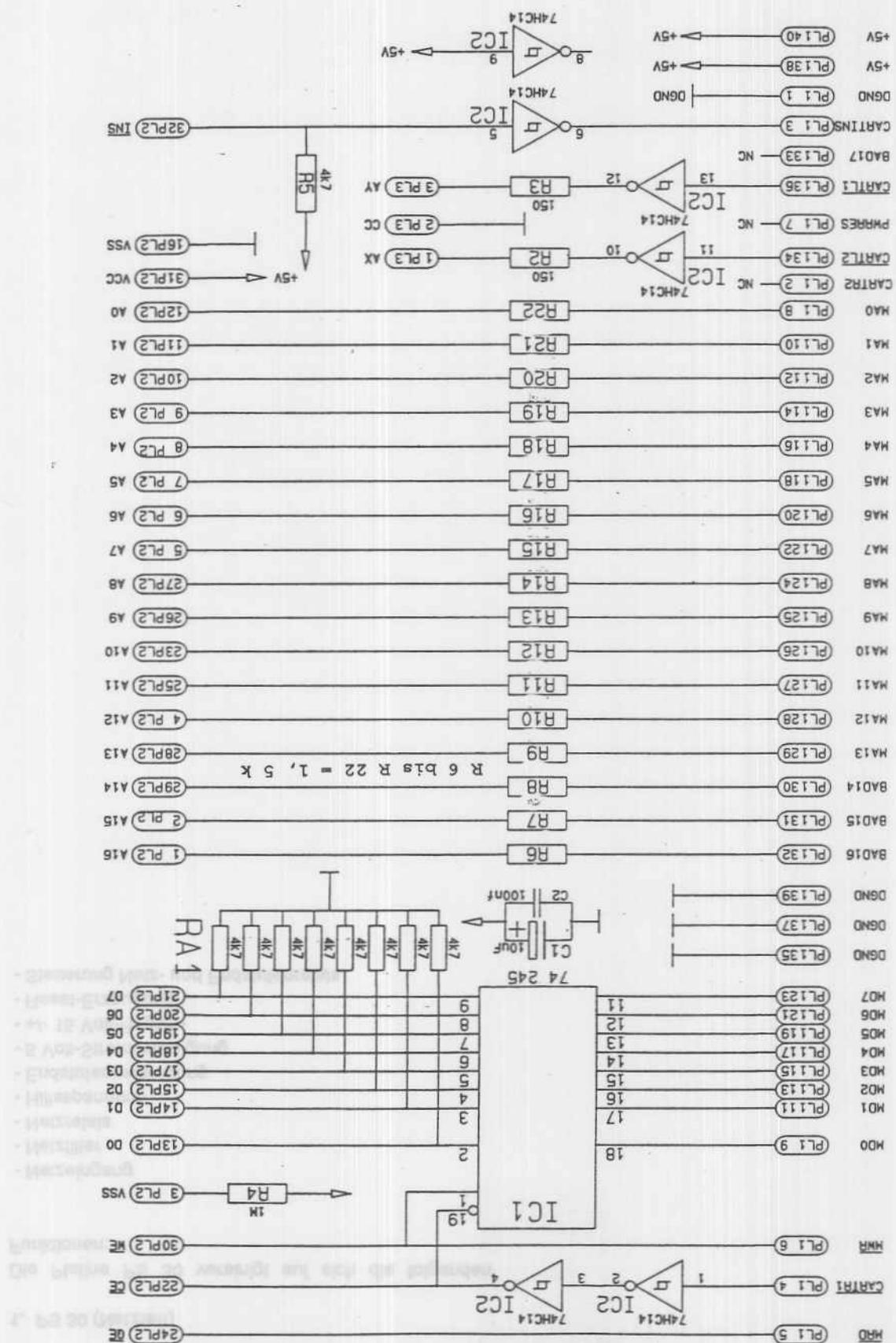
4. EM 1 (Extreme Memory)

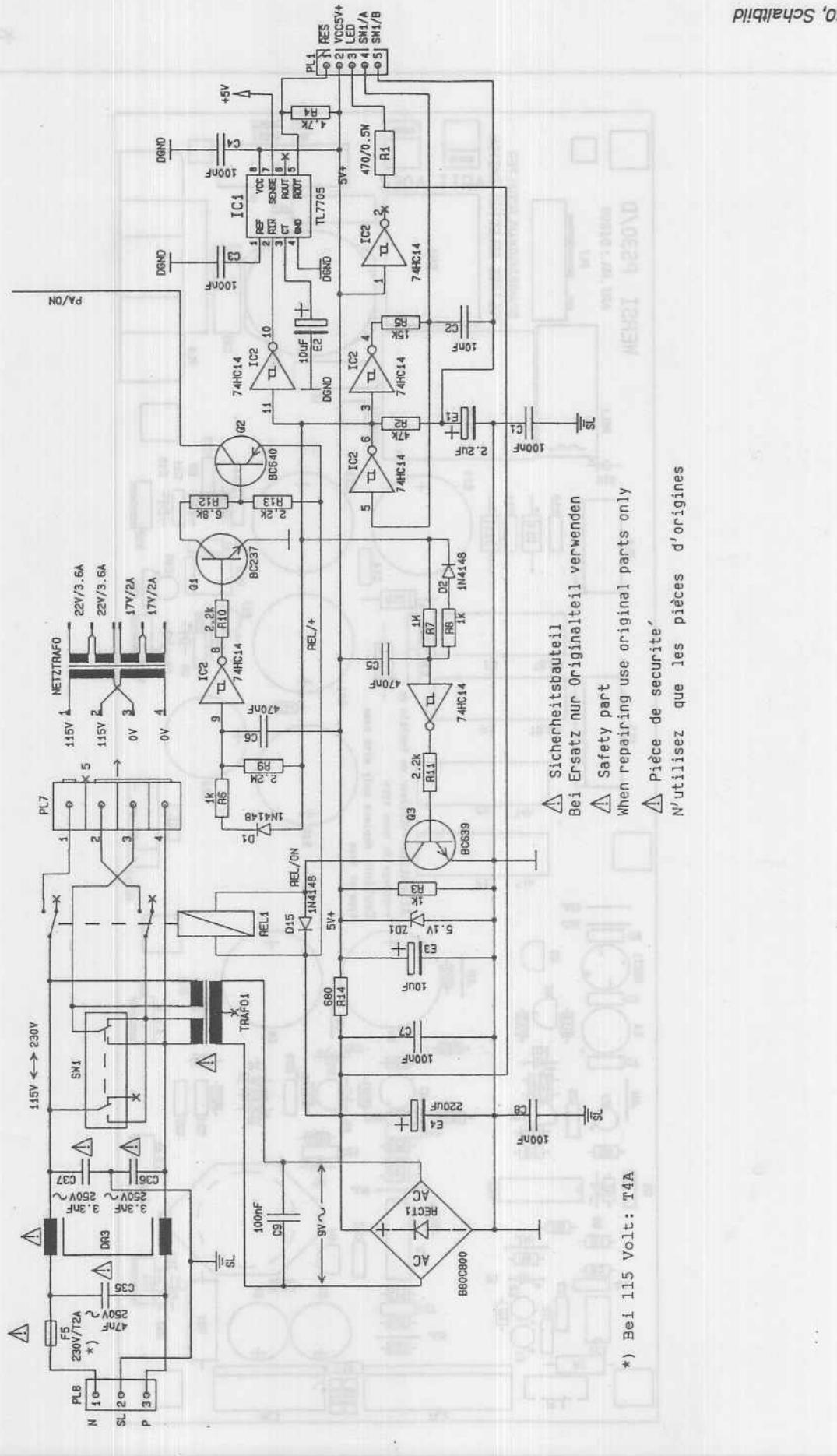


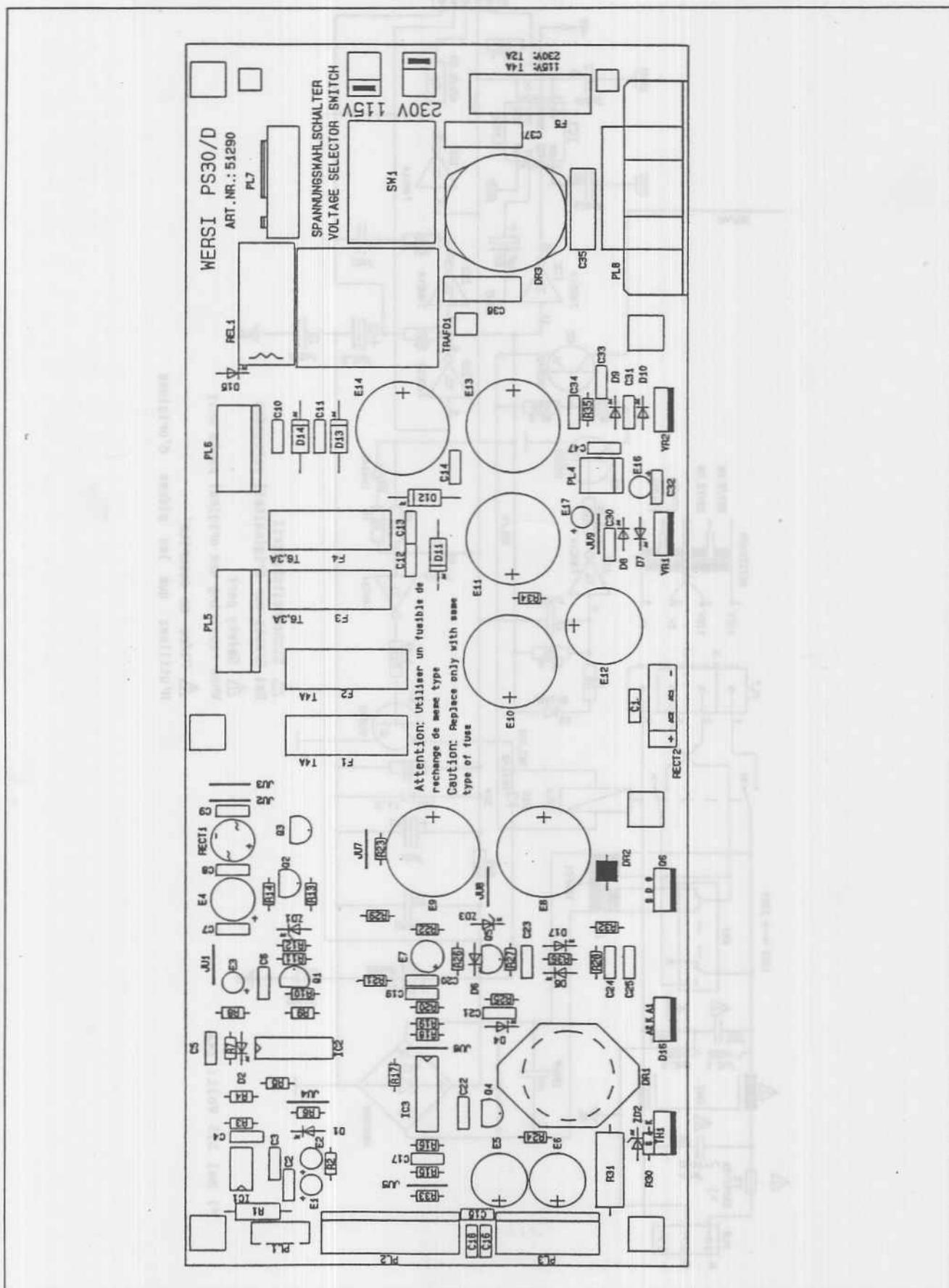
Mercedes-Benz G-Klasse (W463) - 1990
Basis: 12V
Anmerkung: Die Schaltung ist für die Betriebsspannung von 12V ausgelegt. Der Spannungsregler ist nicht vorgesehen.
Die Schaltung ist für den Betrieb mit einem 12V-Gleichstromnetz konzipiert. Der Spannungsregler ist nicht vorgesehen.

EVA 1' VDE

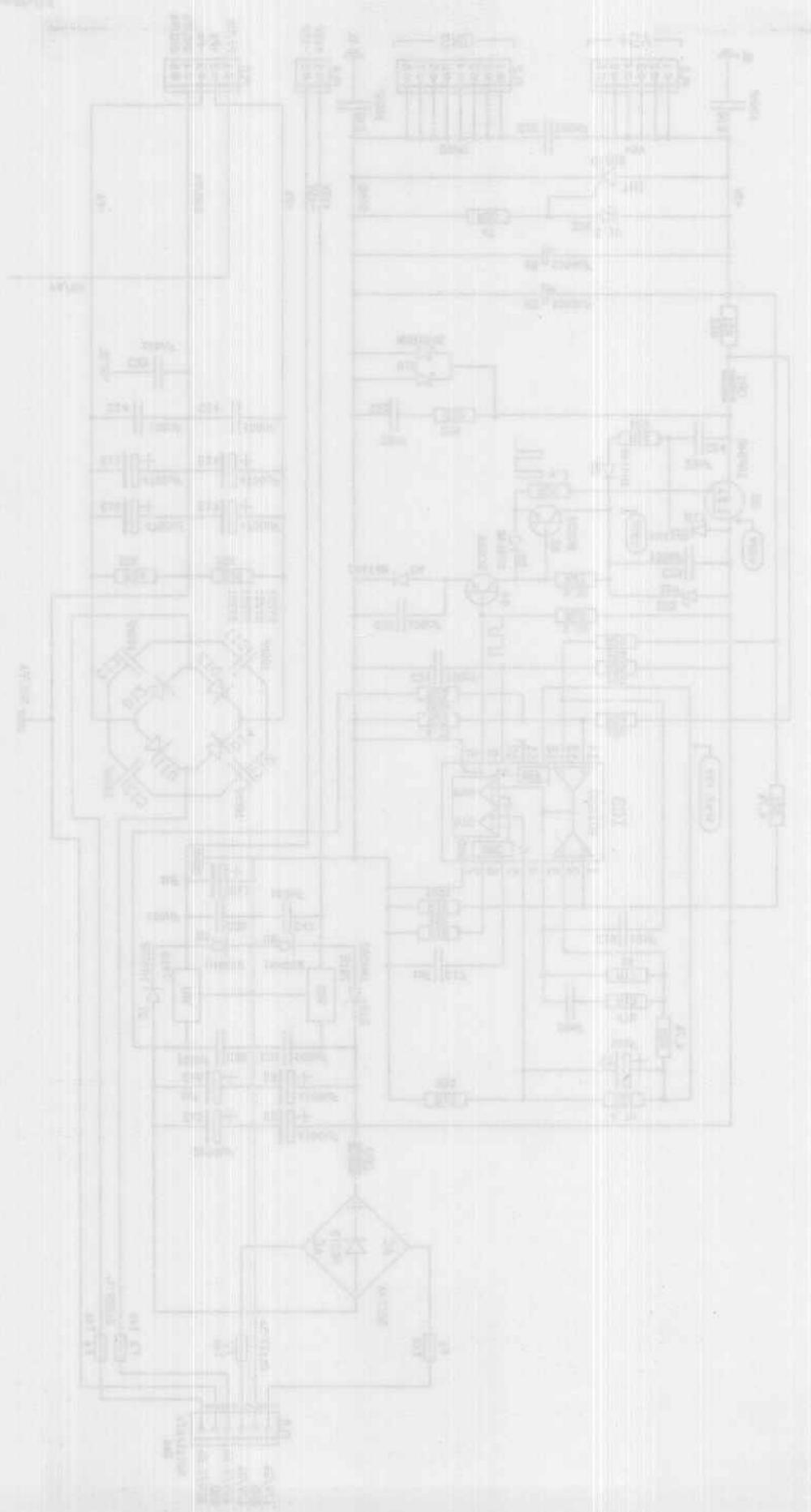


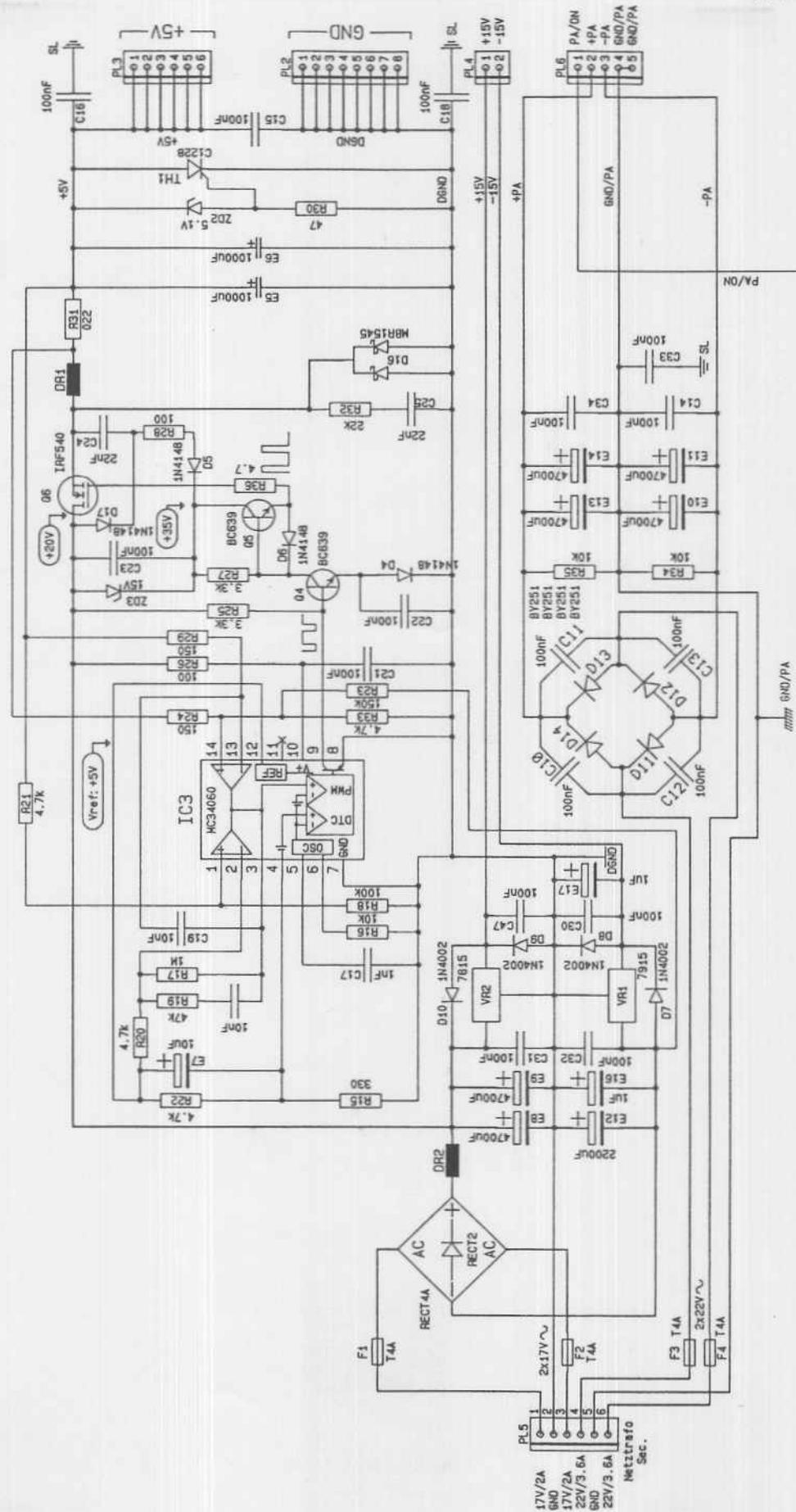




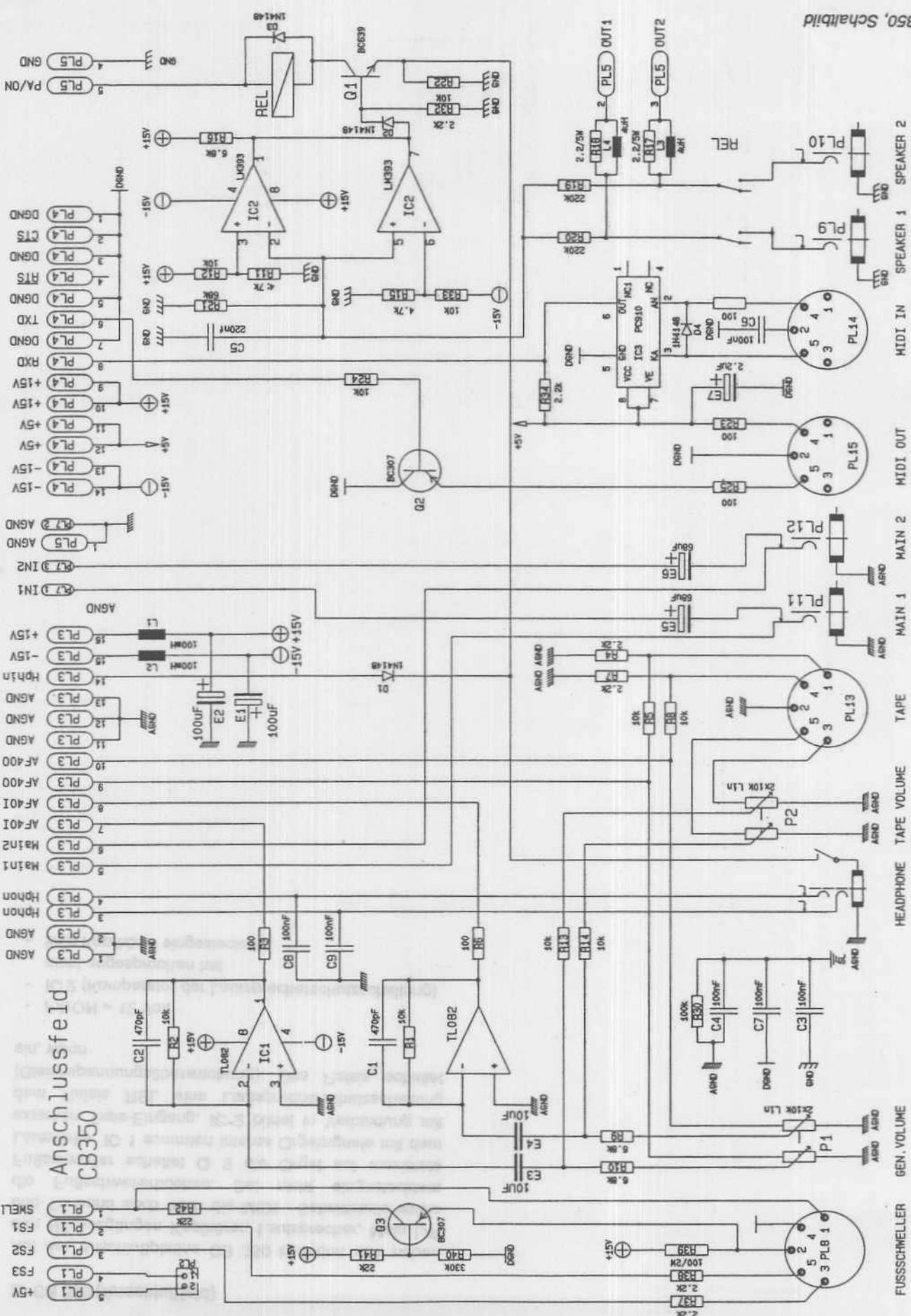


DRAFTS 2009

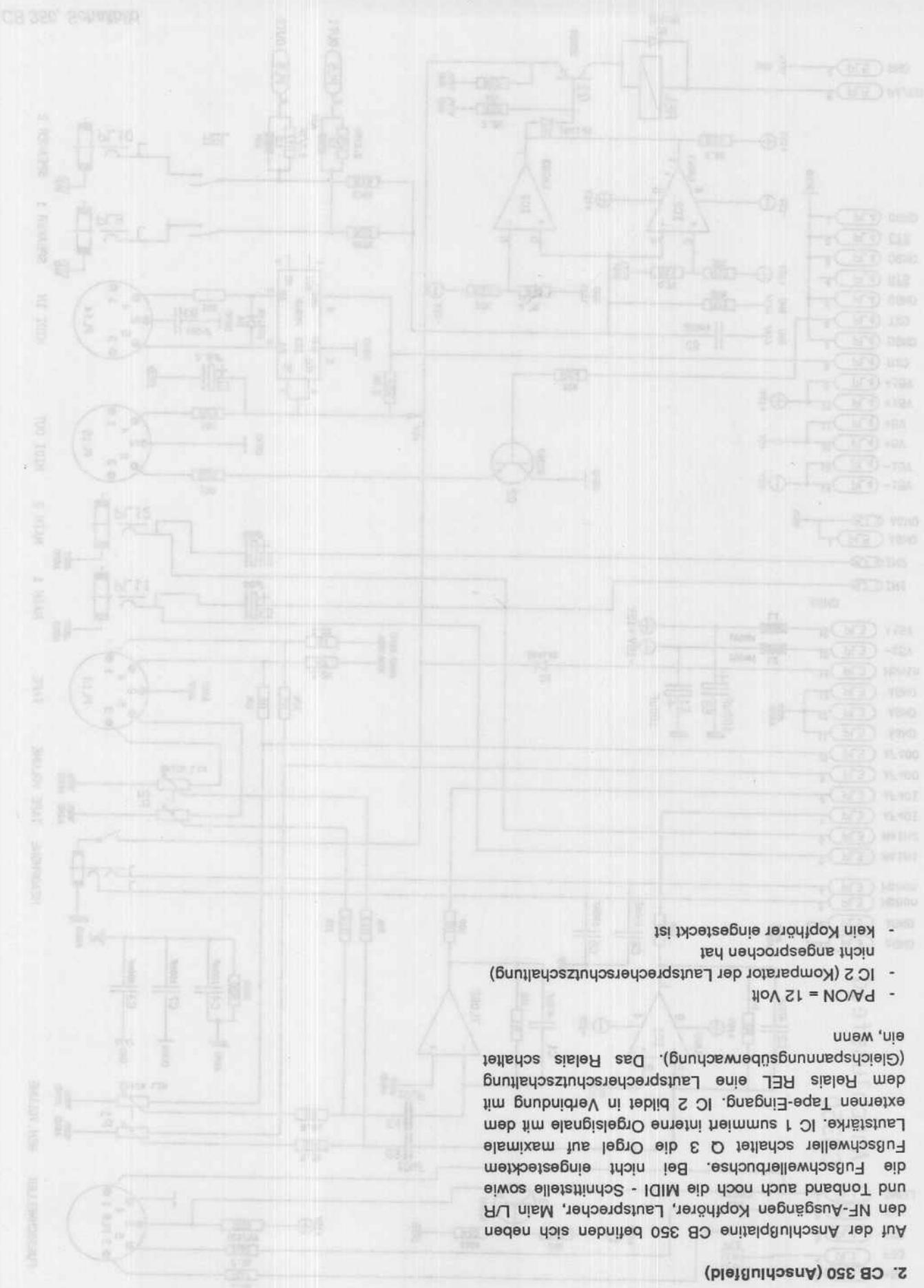




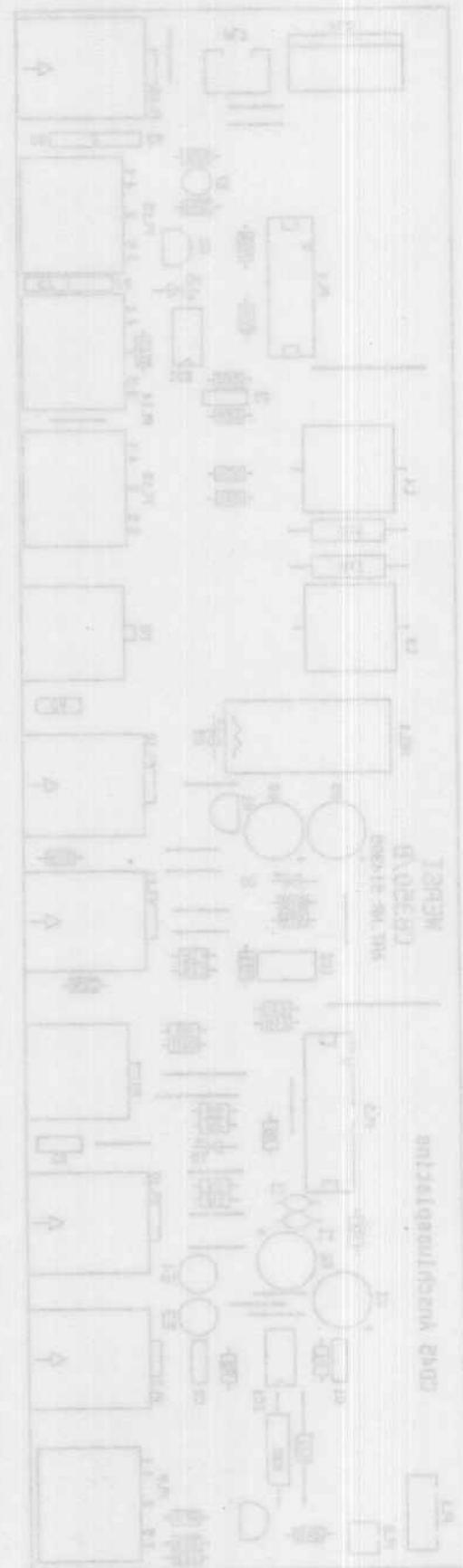
Anschlussfeld CB350

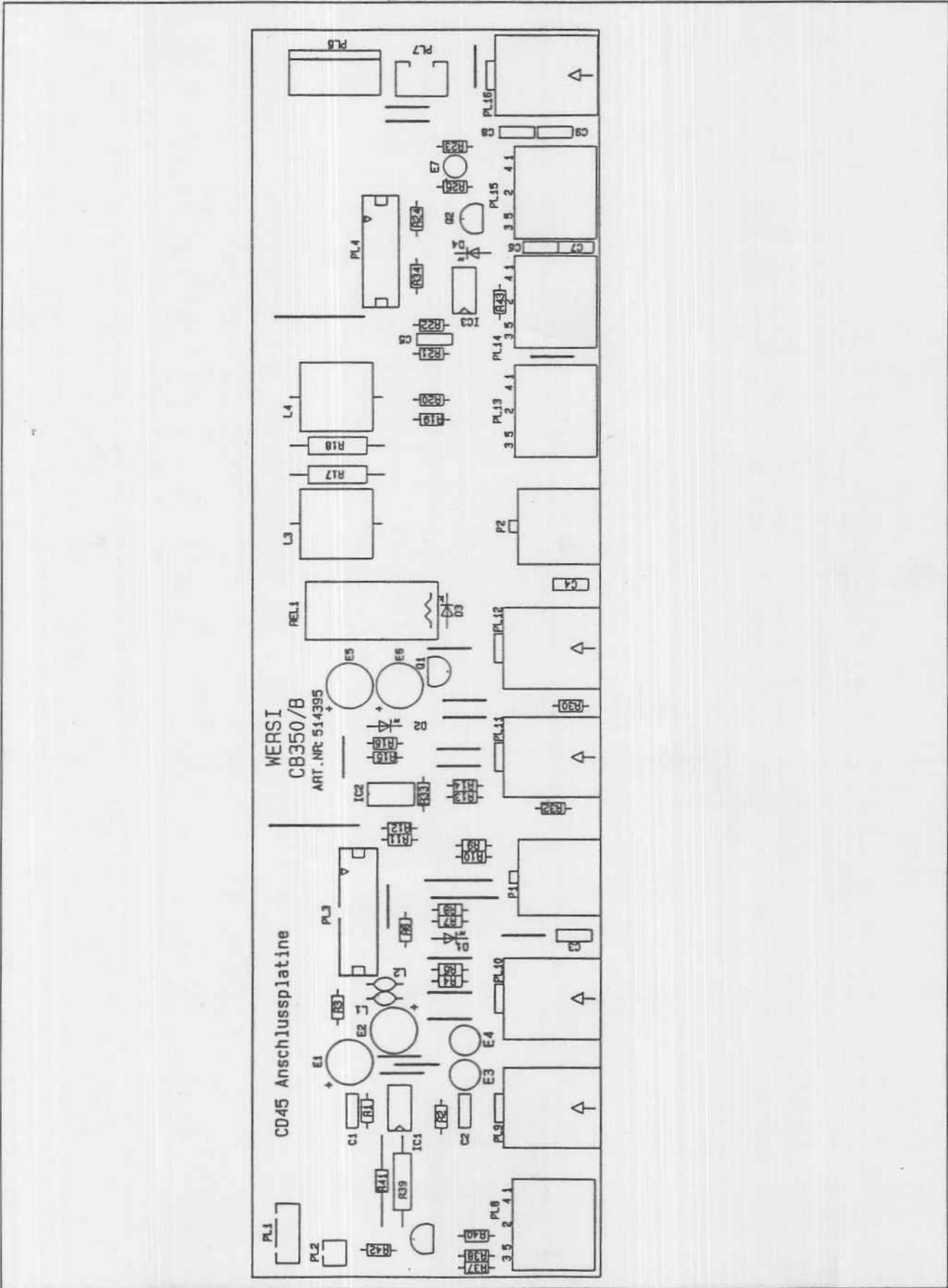


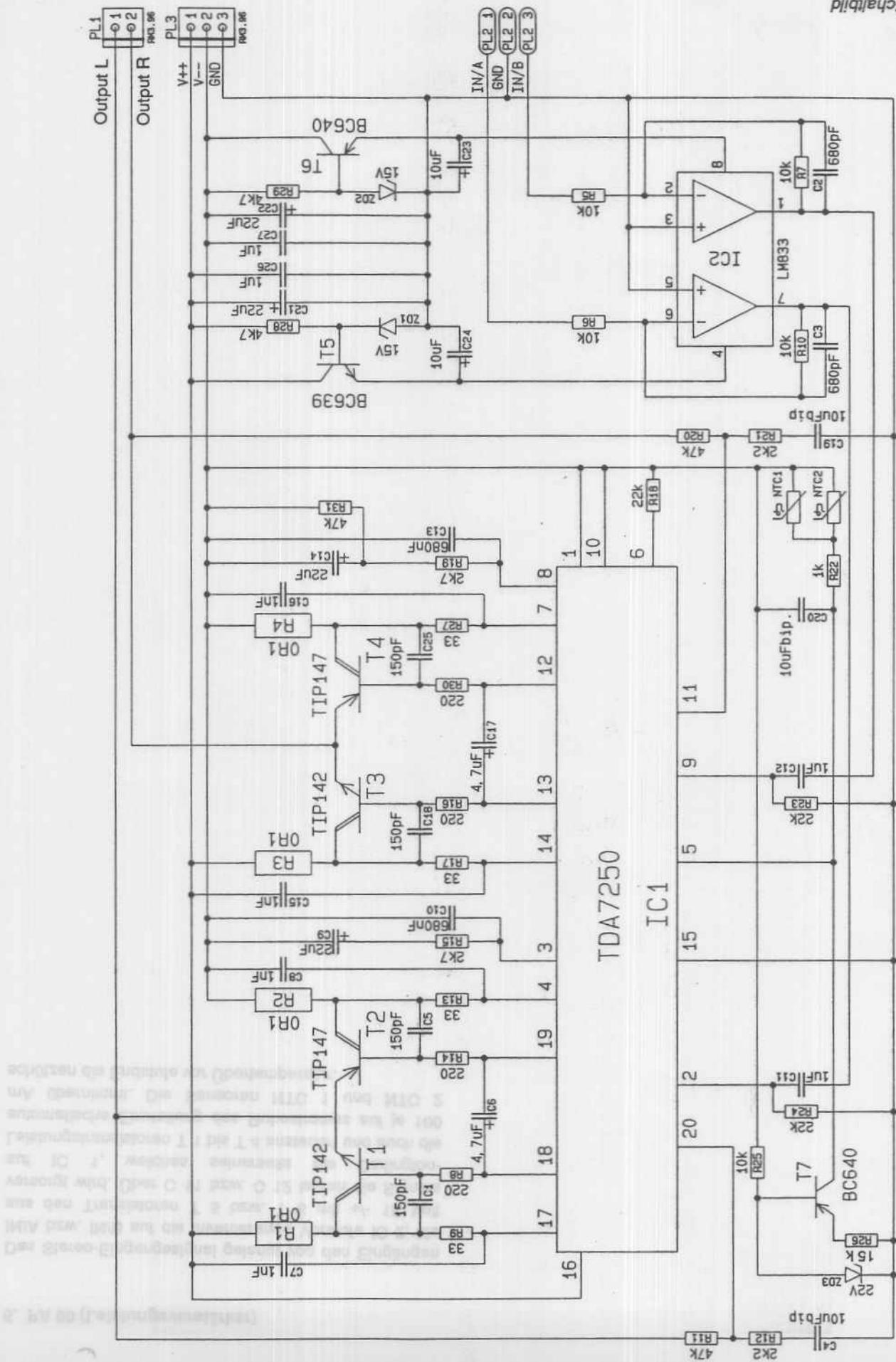
CB 350, Schaltbild

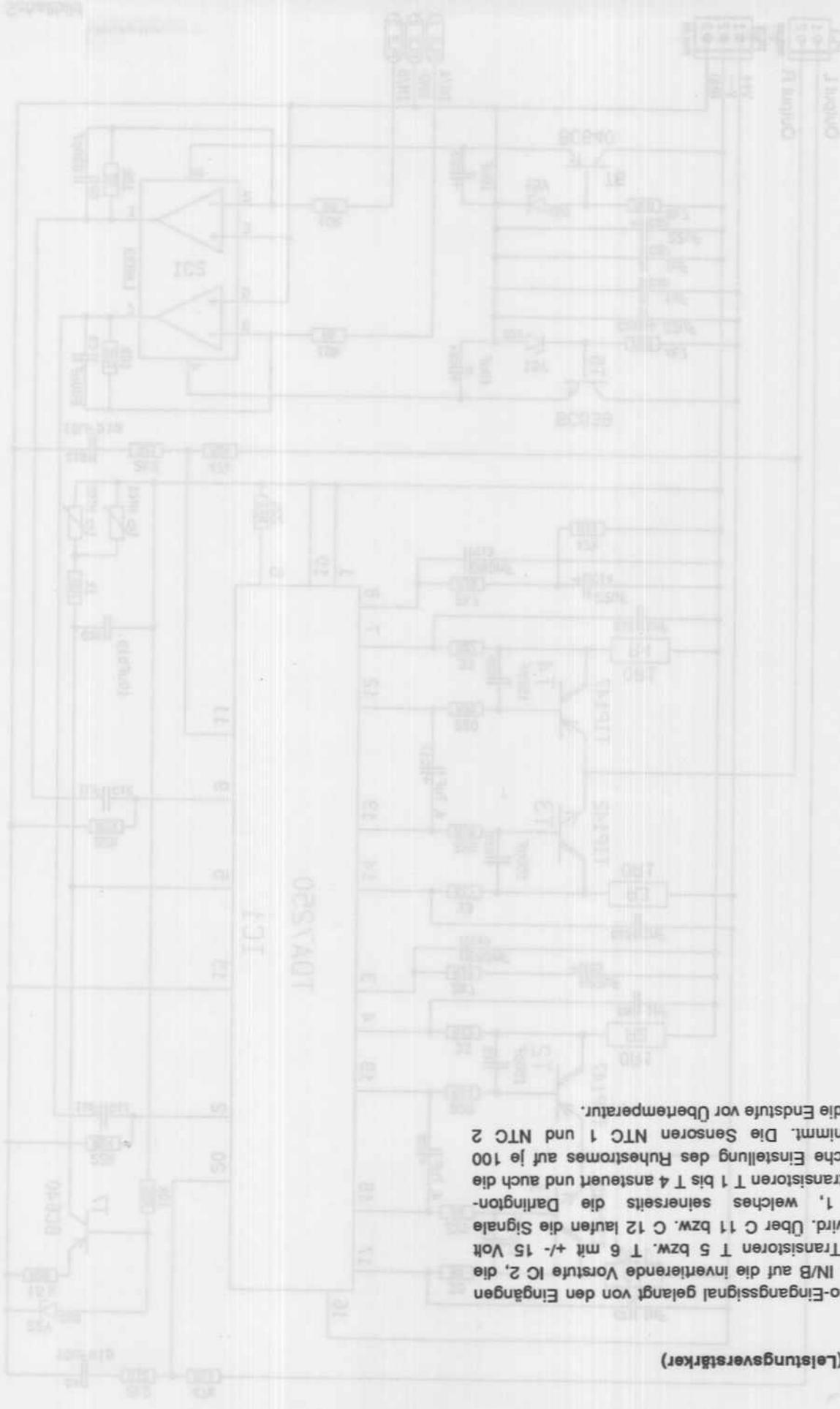


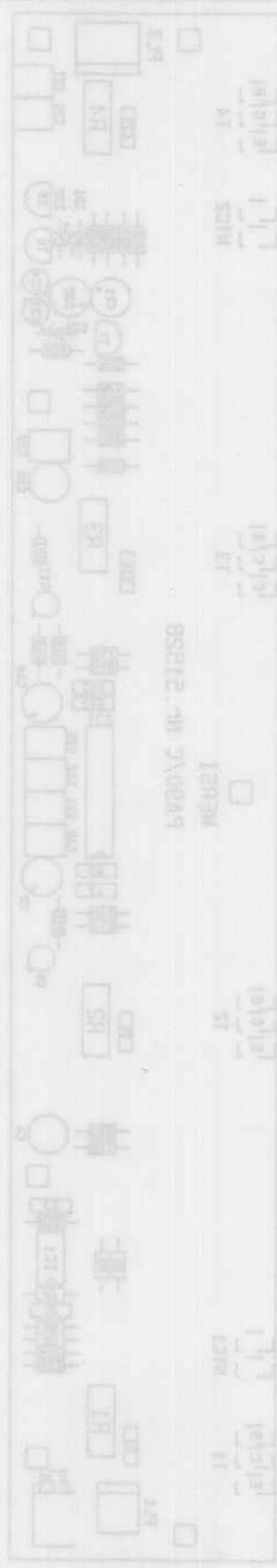
C 0200 COMMERCIAL 020

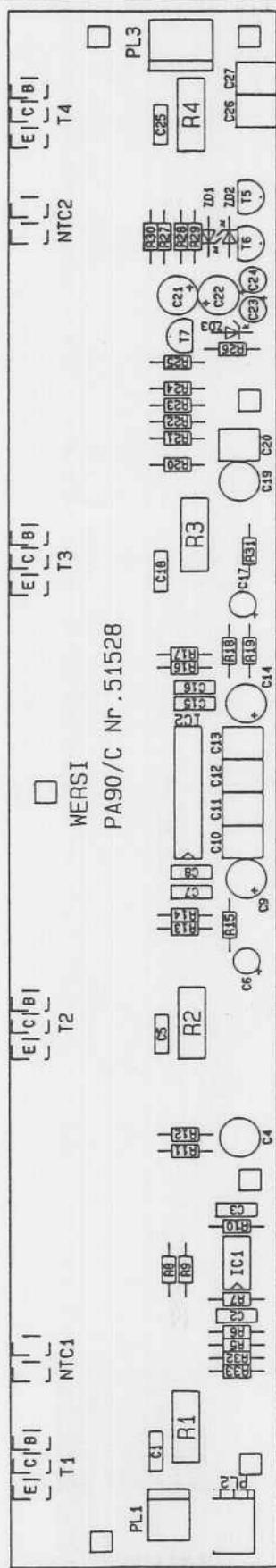






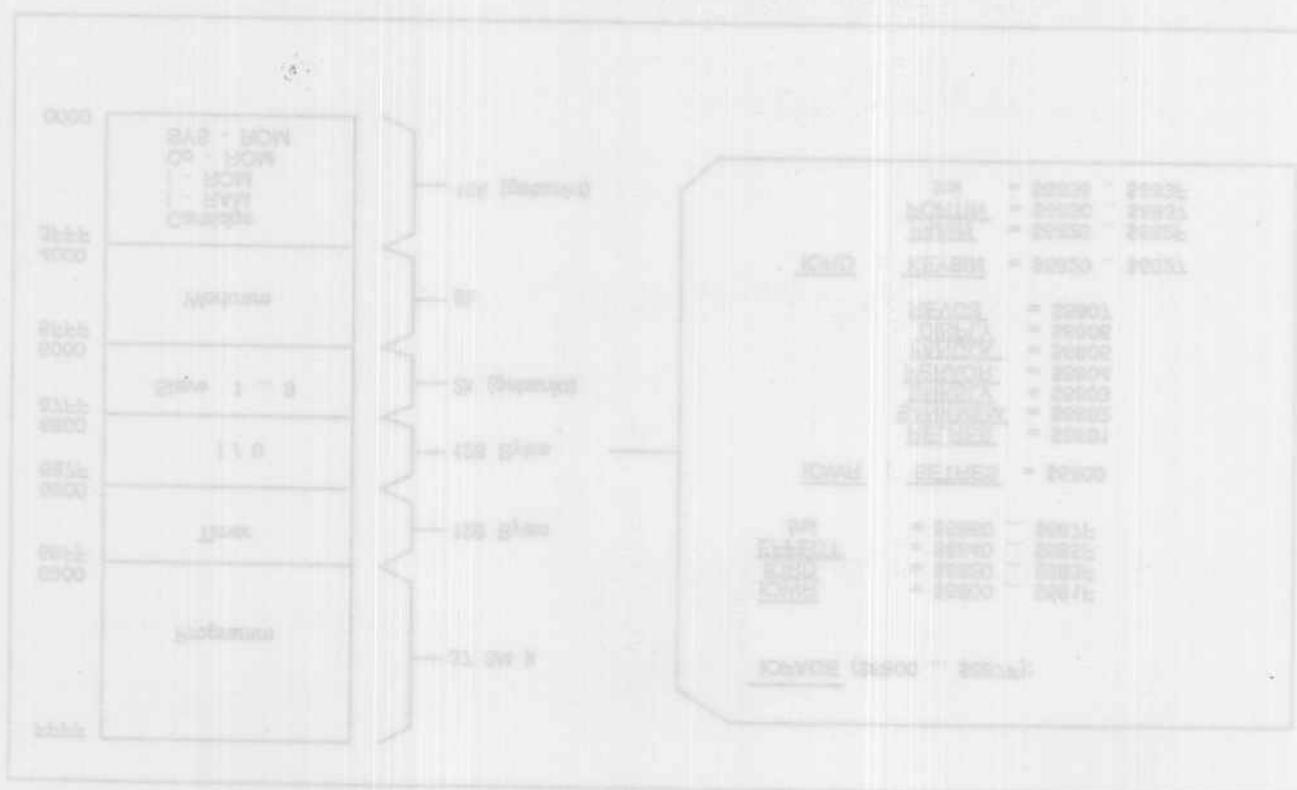
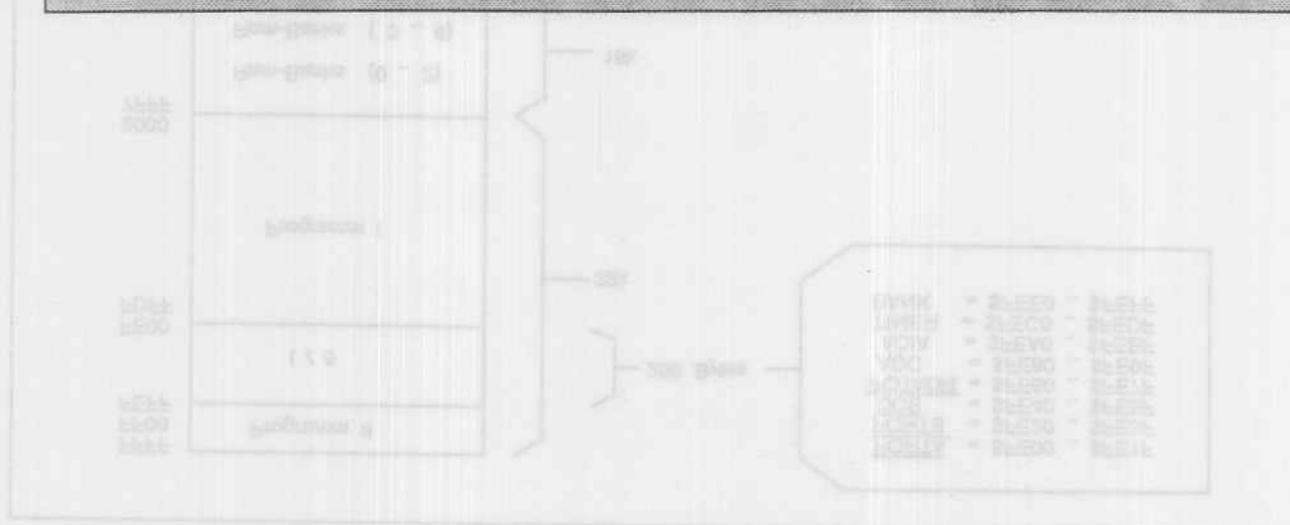




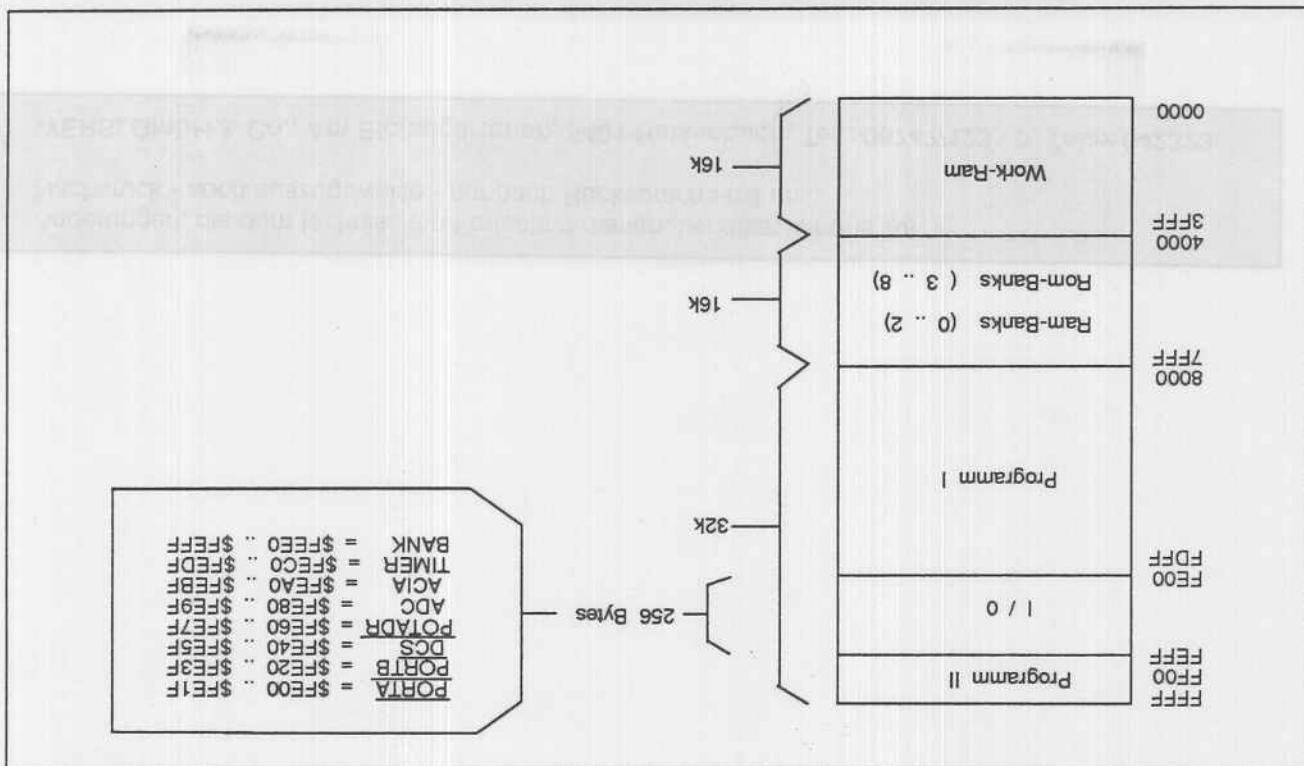


WERSI GmbH & Co., Am Eichelgärtchen, 5401 Halsenbach, Tel.: 06747/123-0, Telex 042323

Nachdruck - auch auszugsweise - nur nach Rückspurche mit uns.
Andernungen, die dem technischen Fortschritt dienen, behalten wir uns vor.



Memory-Map CO 1:



Memory-Map MST 8:

